

## 1 適用範囲

## Scope

この規格は、FMM-24S/Rについて適用する。

The present specifications shall apply to a FMM-24S/R.

## 2 概要

## Outline

|                     |   |   |
|---------------------|---|---|
| 種<br>Type           | 別 | 拡散型ダイオード<br>Silicon Diode                     |
| 構<br>Structure      | 造 | 樹脂封止型<br>Resin Molded                         |
| 主 用<br>Applications | 途 | 商用周波数整流<br>Commercial Frequency Rectification |

## 3 不燃化度

## Flammability

規格 UL94V-0 相当品

UL94V-0(Equivalent)

Not Recommended for New Designs

## 4 絶対最大定格

Absolute maximum ratings

| No. | 項目<br>Item                                   | 記号<br>Symbol | 単位<br>Unit | 定 格<br>Rating | 条 件<br>Conditions                          |
|-----|--|--------------|------------|---------------|--|
| 1   | ピーク非繰返し逆電圧<br>Transient Peak Reverse Voltage | $V_{RSM}$    | V          | 450           |  |
| 2   | ピーク繰返し逆電圧<br>Peak Reverse Voltage            | $V_{RM}$     | V          | 400           |  |
| 3   | 平均順電流<br>Average Forward Current             | $I_{F(AV)}$  | A          | 10            | 減定格 7 項参照<br>Refer to Derating of 7        |
| 4   | サージ順電流<br>Peak Surge Forward Current         | $I_{FSM}$    | A          | 100           | 10msec. 正弦半波単発<br>Half sine wave, one shot |
| 5   | $I^2t$ 限界値<br>$I^2t$ Limiting Value          | $I^2t$       | $A^2s$     | 50            | 1msec $t$ 10msec                           |
| 6   | 接合部温度<br>Junction Temperature                | $T_j$        |            | -40 ~ +150    |  |
| 7   | 保存温度<br>Storage Temperature                  | $T_{stg}$    |            | -40 ~ +150    |  |

No.1,2,4,5 は一素子当たりの定格を示す。

No.1,2,4&amp;5 show ratings per one chip.

## 5 電気的特性(特に指定の無い場合は、25 とする。)

Electrical characteristics ( $T_a=25$  , unless otherwise specified)

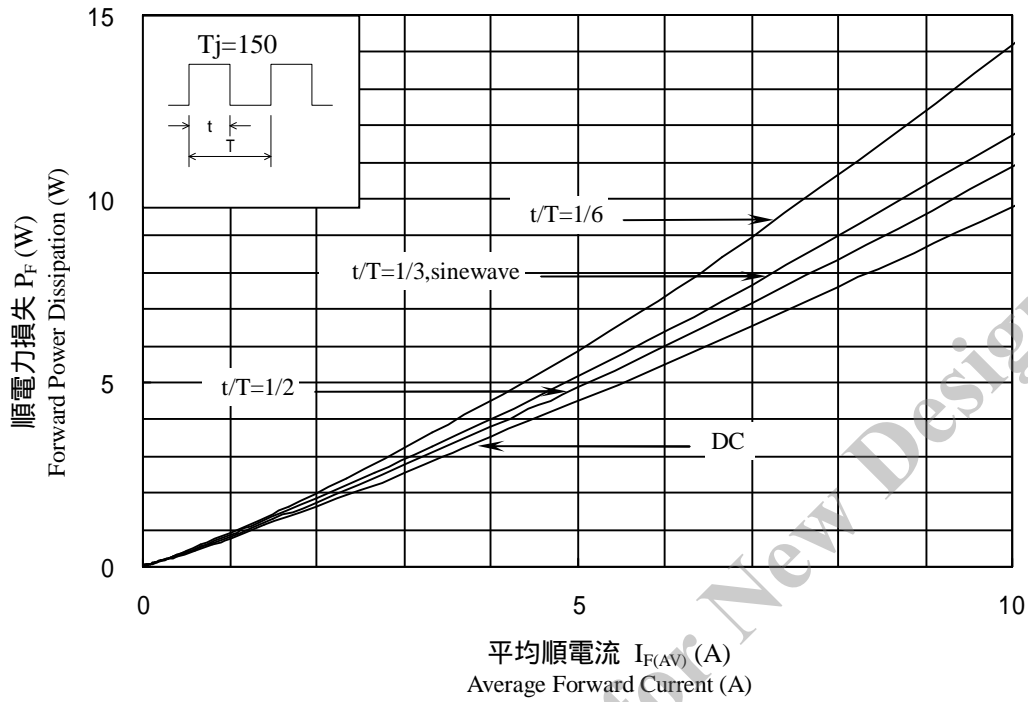
| No. | 項目<br>Item   | 記号<br>Symbol  | 単位<br>Unit | 特 性<br>Value | 条 件<br>Conditions                             |
|-----|--|---------------|------------|--------------|---|
| 1   | 順方向降下電圧<br>Forward Voltage Drop                                | $V_F$         | V          | 1.1 max.     | $I_F=5.0A$                                    |
| 2   | 逆方向漏れ電流<br>Reverse Leakage Current                             | $I_R$         | $\mu A$    | 10 max.      | $V_R=V_{RM}$                                  |
| 3   | 高温逆方向漏れ電流<br>Reverse Leakage Current Under<br>High Temperature | $H \cdot I_R$ | $\mu A$    | 100 max.     | $V_R=V_{RM}, T_j=150$                         |
| 4   | 熱抵抗<br>Thermal Resistance                                      | $R_{th(j-c)}$ | /W         | 4.0 max.     | 接合部 - 裏面取付け穴周辺部間<br>Between Junction and case |

No.1,2,3 は一素子当たりの特性を示す。

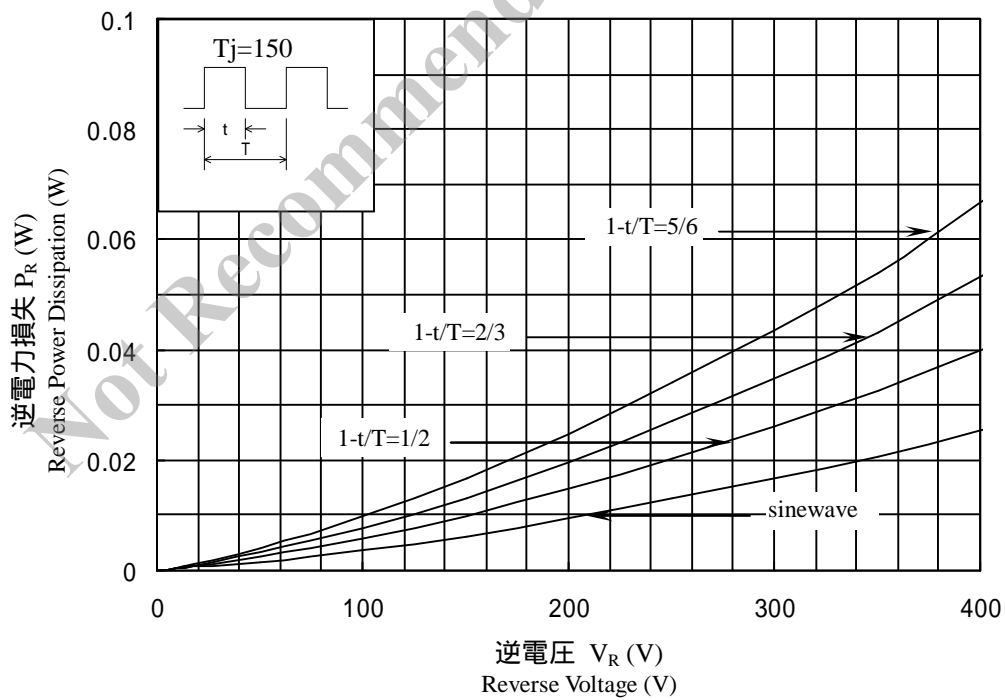
No.1,2&amp;3 show characteristics per one chip.

6 特性  
Characteristics

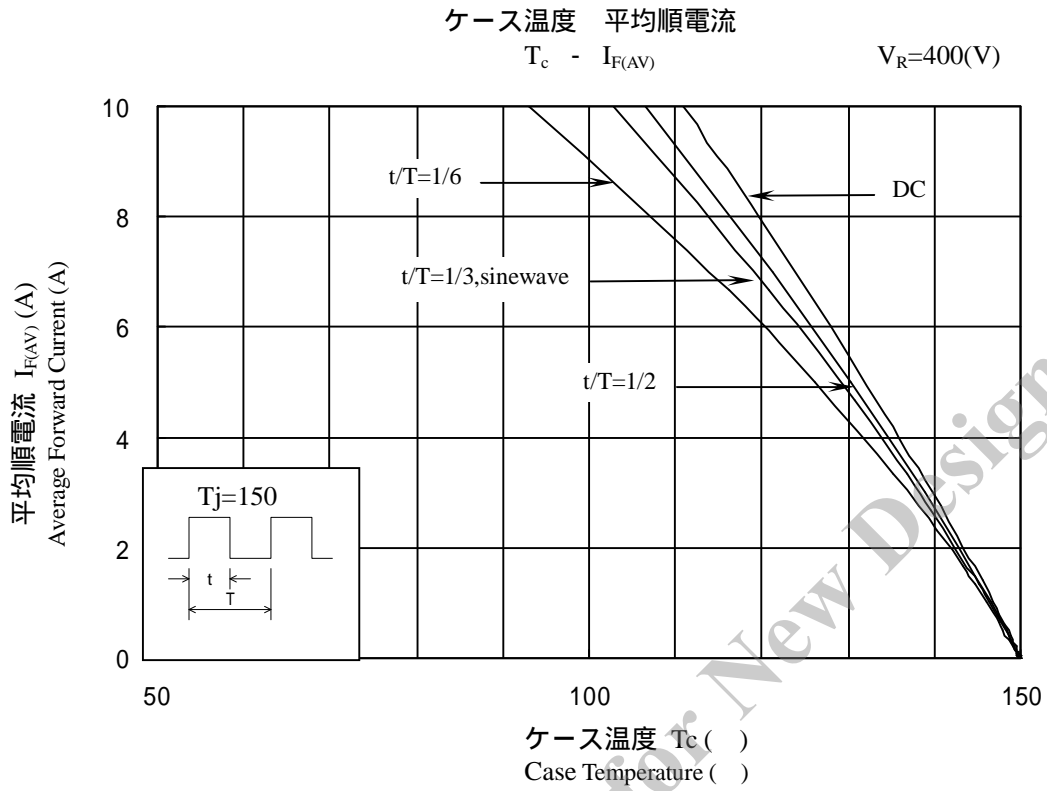
平均順電流 順電力損失  
 $I_{F(AV)}$  -  $P_F$



逆電圧 逆電力損失  
 $V_R$  -  $P_R$



7 減定格  
Derating



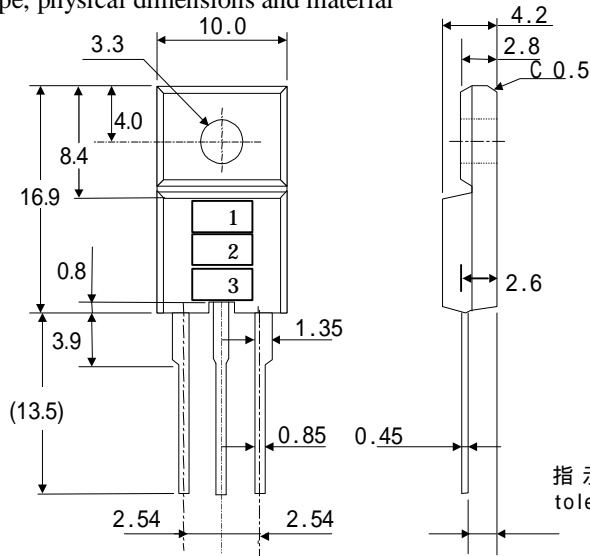
Not Recommended for New Designs

8 外形

Package information

8-1外形、寸法および材質

Package type, physical dimensions and material



指示なき公差 ± 0.2  
tolerance - ±0.2

単位：mm  
Dimensions in mm

8-2外觀

Appearance

本体は、汚れ、傷、亀裂等なく綺麗であること。

The body shall be clean and shall not bear any stain, rust or flaw.

8-3標示

Marking

| 品名<br>Type Name | 標 示<br>Marking     |                   |  |
|-----------------|--------------------|-------------------|--|
|                 | *1 品名<br>Type Name | *2 極性<br>Polarity | *3 ロット番号<br>Lot number   |
| FMM-24S         | FMM24S             |                   | 第1文字：年(西暦年号下一桁)<br>1st letter: Last digit of year<br>第2文字：月 1~9月 1~9<br>2nd letter: Month From 1 to 9 for Jan. to Sep.,<br>10月 O、11月 N、12月 D<br>O for Oct., N for Nov., D for Dec. |
| FMM-24R         | FMM24R             |                   | 第3,4文字：日<br>3rd & 4th letter: Day<br>例：5512 (2005年5月12日製造)<br>ex. 4423 (May. 12 2005)  |