

アプリケーション ノート

チョツパ型スイッチングレギュレータIC

SI-8000FDL シリーズ

Not Recommended for New Designs

第2版 2013年11月

サンケン電気株式会社

— — — 目次 — — —

1. 概要		
1-1 特長	-----	3
1-2 主な用途	-----	3
1-3 種別	-----	3
2. 製品仕様		
2-1 外形図	-----	4
2-2 定格	-----	5
2-3 回路図	-----	6
3. SI-8000FDL シリーズの動作説明		
3-1 PWM 出力電圧制御	-----	7
3-2 過電流・過熱保護	-----	8
4. 使用に際しての注意事項		
4-1 外付部品選定上の注意	-----	9~13
4-2 パターン設計上の注意	-----	14~15
4-3 動作波形の確認	-----	16
4-4 電源の安定性	-----	17~20
4-5 熱設計	-----	21
5. 応用		
5-1 出力 ON・OFF 制御	-----	21
5-3 スパイクノイズの低減	-----	22
5-4 逆バイアス保護	-----	22
6. 代表特性例	-----	23~25
7. 用語解説	-----	26

1. 概要

SI-8001FDL は、降圧スイッチングレギュレータに必要な各種の機能と保護機能を備えたチョッパ型スイッチングレギュレータ IC です。6 点の外付け部品で高効率のスイッチングレギュレータを構成することが出来ます。

● 1-1 特長

- ・ 小型大出力電流 3.5 A
T0263-5 クラスの外形で、出力電流が最大 3.5 A です。
- ・ 高効率 83% ($V_{IN}=15V/I_0=2A$)
高効率の為発熱が小さく、放熱器も小型にする事が出来ます。
- ・ 外付け部品 6 点
入出力コンデンサ、ダイオード、コイル、 V_{out} 設定用の抵抗のみでレギュレータを構成出来ます。
- ・ 出力電圧、位相補正内部調整済
面倒な外付け部品による出力電圧、位相補正の調整は不要です。
- ・ タイミングコンデンサ内蔵型基準発振
発振周波数設定用の外付けコンデンサは不要です。
- ・ 過電流、過熱保護内蔵
垂下型過電流保護及び過熱保護回路を内蔵しています。（自動復帰型）
- ・ オンオフ機能（出力 ON/OFF 可能）
外部より電圧入力を行い出力の ON/OFF 制御が可能です。
Low 時オンの ActiveLow（Open 時はオン）
- ・ 絶縁板不要
フルモールド型ですので放熱器への取り付けに際し絶縁板が不要です。

● 1-2 主な用途

- ・ オンボードローカル電源
- ・ レギュレータ 2 次側出力電圧安定化
- ・ OA 機器用電源
- ・ テレコム用電源

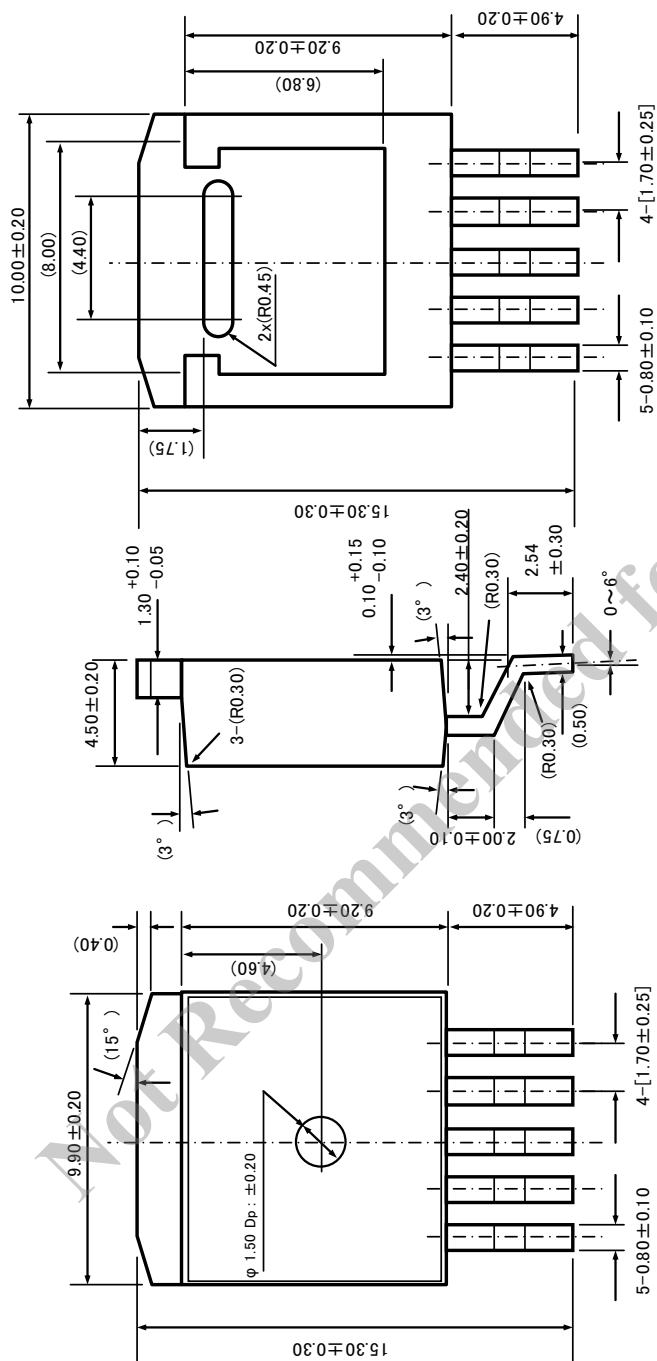
● 1-3 種別

- ・ 種別：半導体集積回路（モノリシック IC）
- ・ 構造：樹脂封止型（トランスファーマールド）

2. 製品仕様

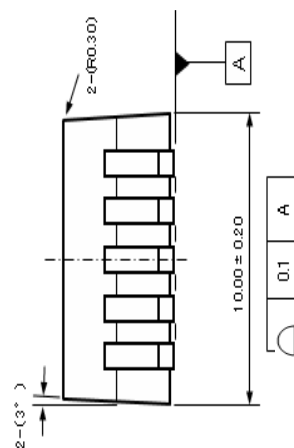
単位：mm

● 2-1 SI-8001FDL (面実装：T0263-5) 外形図



- 注記
- 1) 寸法はモールドバリを含まない。
 - 2) ()内は参考寸法を示す。
 - 3) []内はリードフオーミング後寸法
 - 4) 裏面段差: 0.8mmMAX
 - 5) 単位: mm

- 端子配列
PIN assignments
1. IN
 2. SW
 3. GND
 4. ADJ
 5. SS



製品質量：約 1.48 g

Products Weight : Approx.1.48g

● 2 - 2 定格

絶対最大定格

項目	記号	定格値	単位
入力電圧	V _{IN}	43 * ₁	V
許容損失	P _d	3 * ₂	W
接合部温度	T _{jmax}	150 * ₁	°C
保存温度	T _{stg}	-40~+150	°C

*1 過熱保護を搭載しており T_j>130°Cで動作する場合があります。

*2 カラエポ® 片面基板 40×40 mm (銅箔エリア 100%時)

推奨動作条件

項目	記号	SI-8001FDL	単位
直流入力電圧	V _{IN}	V _o +3v~40* ₃	V
出力電流	I _o	0~3.5 * ₄	A
動作時接合温度	T _{jop}	-30~+125	°C

*3 V_{IN}=4.5v もしくは V_{out}+3v のどちらか高い値とする

*4 但し、T_{jmax} を超えない範囲で使用する必要があります。

電気的特性

電気的特性 (Ta=25°C、V_o=5V 設定時 R₁=4.2kΩ,R₂=0.8kΩ)

項目 Parameter	記号 Symbol	規格値 Limits			単位 Unit	測定条件 Test conditions
		MIN	TYP	MAX		
設定基準電圧 Reference voltage	V _{ADJ}	0.784	0.800	0.816	V	V _{IN} =15V, I _o =0.2A
基準電圧温度係数 Reference voltage temperature coefficient	$\Delta V_{ADJ}/\Delta T$		±0.1		mV/°C	V _{IN} =15V I _o =0.2A, T _c =0~100°C
効率 *6 Efficiency *6	η		83		%	V _{IN} =15V, I _o =2A
動作周波数 Operating frequency	f _o	270	300	330	kHz	V _{IN} =15V, I _o =2A
ラインレギュレーション Line regulation	V _{Line}			80	mV	V _{IN} =10~30V, I _o =2A
ロードレギュレーション Load regulation	V _{Load}			50	mV	V _{IN} =15V, I _o =0.2~3.5A
過電流保護開始電流 Overcurrent deflection	I _s	3.6			A	V _{IN} =15V
静止時回路電流 1 Quiescent current 1	I _q		6		mA	V _{IN} =15V, I _o =0A
オンオフ 端子 *7 ON/OFF terminal *7	ON/OFF 制御電圧(出力オン) V _c pin control voltage(ON)			0.8	V	
	ON/OFF 制御電圧(出力オフ) V _c pin control voltage(OFF)		2.0		V	
	ON/OFF 制御電流(出力オン) Control current at ON	I _{c,ON}		6	100	μA
静止時回路電流 2 Quiescent current 2	I _{q(off)}		30	200	μA	V _{IN} =15V V _c =2V

*5 電気的特性とは、測定回路図(P.6 参照)に示す回路において、上表各項目に示してある測定条件で IC を動作させた場合に保証される特性値規格であります。

*5 Electrical characteristics indicate specific limits, which are guaranteed when IC is operated under the test conditions shown above in the circuit diagram (refer to P.6).

*6 効率は次式により算出されます。

$$\eta (\%) = \frac{V_o \cdot I_o}{V_{IN} \cdot I_{IN}} \times 100$$

*6 Efficiency is calculated by the following equation.

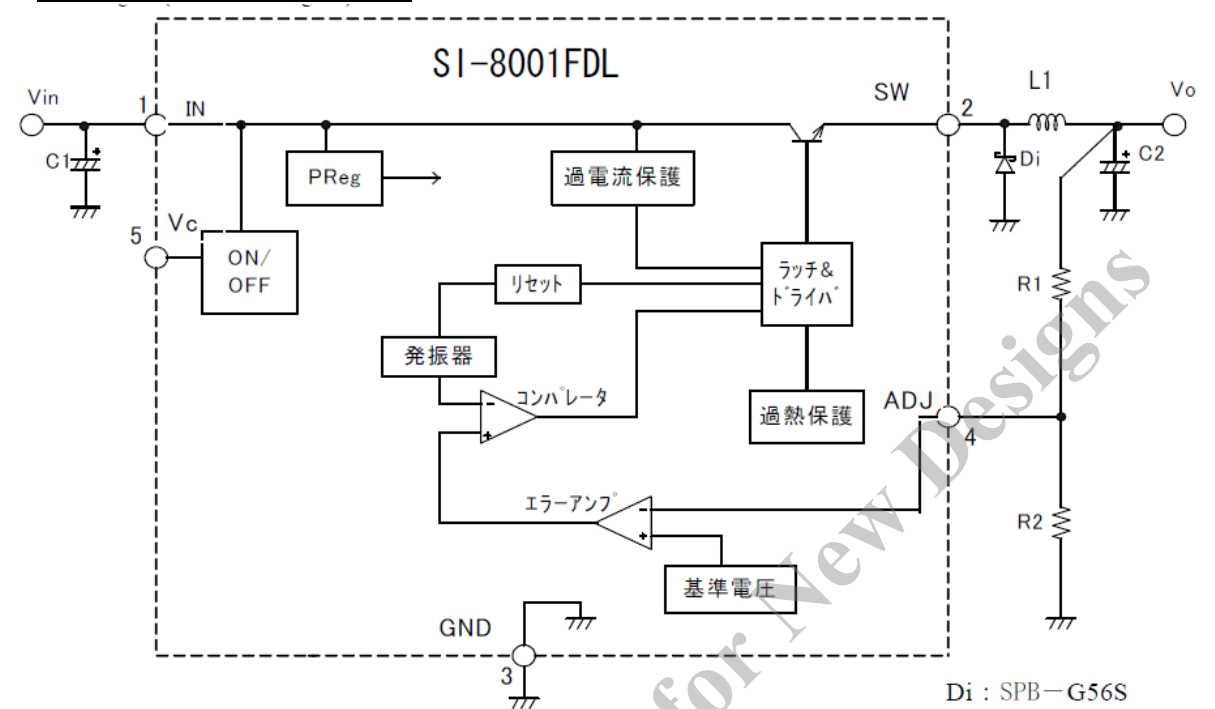
*7 出力制御端子 V_c は、OPEN では出力は ON します。各入力レベルは LS-TTL 相当です。

従って、LS-TTL による直接ドライブも可能です。

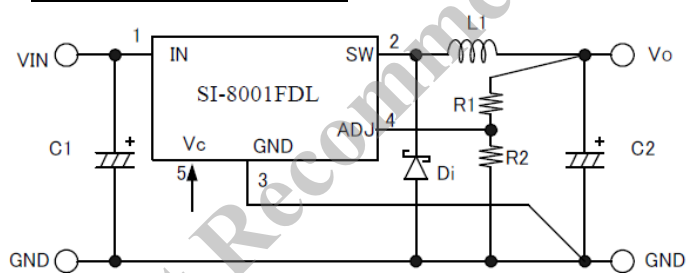
*7 If V_c terminal is OPEN, output will be ON state. As input level is equivalent to LS-TTL direct drive by LS-TTL is possible.

● 2-3 回路図

2-3-① 内部等価回路図



2-3-② 標準接続図



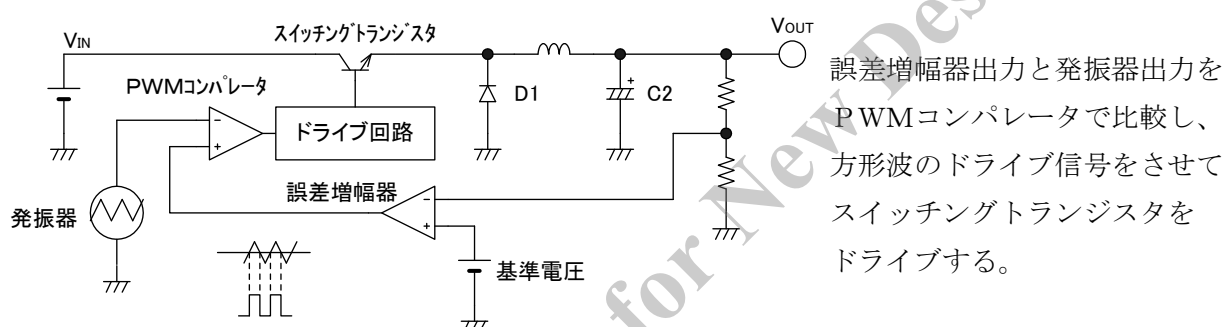
- C1 : 470 μ F
- C2 : 680 μ F
- L1 : 47 μ H
- Di : SPB-G56S(サンケン製)

3. SI-8001FDL の動作説明

● 3-1 PWM出力電圧制御

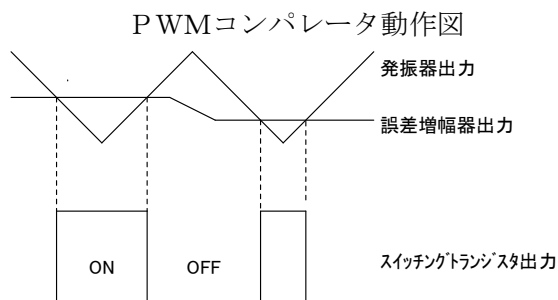
SI-8000FDL シリーズは、PWM方式にて出力電圧を制御しており、PWMコンパレータ、発振器、誤差増幅器、基準電圧、出力トランジスタドライブ回路、等を内蔵しております。PWMコンパレータの入力には発振器からの三角波出力(≒300kHz)と誤差増幅器の出力が与えられます。PWMコンパレータは発振器出力と誤差増幅器出力を比較し、発振器出力に対し誤差増幅器出力が上回った時間にスイッチングトランジスタがオンになるよう制御しています。

PWM制御チョッパ型レギュレータ基本構成



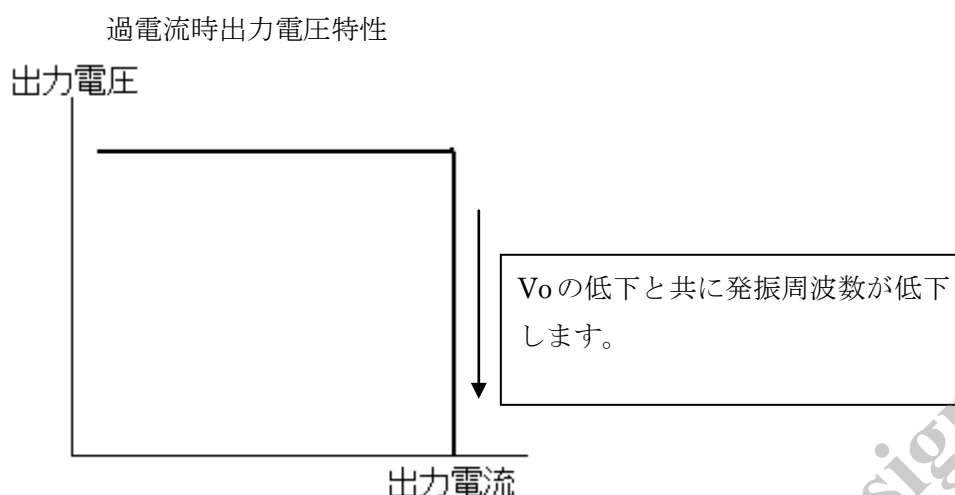
仮に出力電圧が上昇しようとした場合、誤差増幅器は反転型のため誤差増幅器の出力は低下します。誤差増幅器出力が低下しますと発振器の三角波レベルを下回る時間が増加しスイッチングトランジスタのON時間を短縮させる事により出力電圧を一定に保ちます。このようにスイッチングの周波数は固定したままで、スイッチングトランジスタのオン時間を変化させる事により出力電圧を制御しています。

(V_{in} が高い程スイッチングトランジスタのON時間は短くなります。)

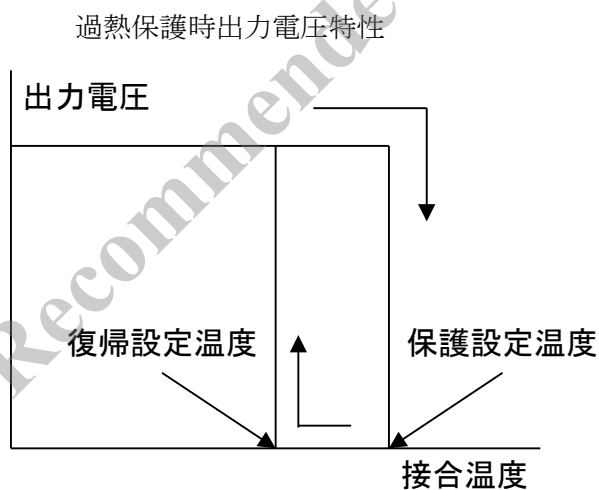


スイッチングトランジスタの方形波出力は、チョークコイルとコンデンサによるLCローパスフィルターにより平滑され、安定化された直流電圧として負荷へ供給される事になります。

● 3 - 2 過電流・過熱保護



SI-8000FDL シリーズは、垂下型過電流保護回路を内蔵しています。過電流保護回路はスイッチングトランジスタのピーク電流を検出し、ピーク電流が設定値を超えると強制的にトランジスタのON時間を短縮させて出力電圧を低下させ電流を制限しています。更に出力電圧が低下しますとスイッチング周波数を約 25KHz までリニアに落とす事で低出力電圧時の電流増加を防止しています。過電流状態を解除すると出力電圧は自動的に復帰します。



過熱保護回路は、I Cの半導体接合温度を検出し、接合温度が設定値(約 150°C)を超えると出力トランジスタを停止させ、出力をOFFとします。接合温度が過熱保護設定値より 15°C程度低下しますと自動的に復帰します。

※ (過熱保護特性) 注意事項

瞬時短絡等の発熱に対し I Cを保護する回路であり、長時間短絡等、発熱が継続する状態での信頼性を含めた動作を保証するものではありません。

4. 使用に際しての注意事項

● 4-1 外付部品選定上の注意

4-1-① チョークコイルL1

チョークコイルL1は、チョップパ型スイッチングレギュレータの中心的役割を果たしています。レギュレータの安定動作維持のため、飽和状態での動作や、自己発熱による高温動作等の危険な状態は回避しなくてはなりません。チョークコイル選定のポイントとしては以下の事項が挙げられます

a) スwitchングレギュレータ用である事

ノイズフィルタ用のコイルは、損失が大きく発熱が大となりますのでご使用を避けて下さい。

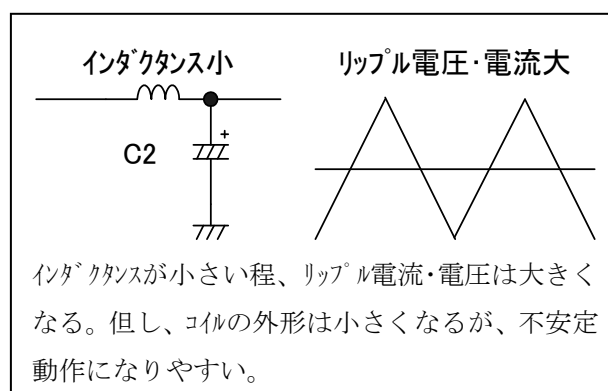
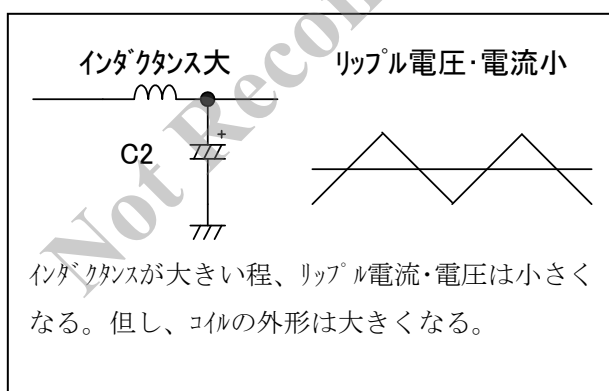
b) インダクタンス値が適正である事

チョークコイルのインダクタンスは、大きい程コイルを流れるリップル電流が減少し出力リップル電圧が小さくなりますが、コイルの外形は大形になります。逆に小さなインダクタンスとすると、スイッチングトランジスタやダイオードを流れるピーク電流が増大して損失が増加し、リップル電圧も大きくなり安定動作確保の上で好ましくありません。出力電圧のリップル電圧が大きくなりすぎますと安定動作しなくなり波形飛びや、ジッターが発生する場合があります。

出力電圧のリップル電圧は設定出力電圧に対し目安として 1%以下になる事を推奨しています。

出力電圧のリップル電圧は ΔIL と出力コンデンサのESR（等価直列抵抗）の積で決まりますので出力コンデンサのESRが大きすぎても問題が発生しますので、出力コンデンサの選定とあわせて考慮する必要があります。

V_{out} リップル = $\Delta IL \times$ 出力コンデンサの ESR



仕様書に示すインダクタンス値は、安定動作に適した目安の値であります。 (1) 式によって適当なインダクタンス値を求めることもできます。但し V_{out} リップルの値もあわせて満足する値にする必要がありますので注意ください。

ここで、 ΔIL はチョークコイルのリプル電流値を示し、大略下記の目安に従ってインダクタンス下限を設定します。

- ・ 使用出力電流が SI-8000FDL の最大定格 (3.5A) に近い場合：出力電流 $\times 0.1$ 倍程度
- ・ 使用出力電流が大略 2A 以下の場合：出力電流 $\times 0.3 \sim 0.4$ 倍

$$L1 = \frac{(VIN - VOUT) \cdot VOUT}{\Delta IL \cdot VIN \cdot f} \quad \text{--- (1)}$$

例えば $VIN=25V$, $VOUT=5V$, $\Delta IL=0.5A$, 周波数=300KHz とすると、

$$L1 = \frac{(25-5) \times 5}{0.5 \times 25 \times 300 \times 10^3} \doteq 26.7\mu H$$

となりますので、インダクタンスが約 27 μH のコイルを選択すればよい事になります。但し、算出されたインダクタンス値によってはスイッチングトランジスタのピーク電流が増大します。その結果、過電流検出にピーク電流検出方式を採用している為、過電流検出ポイントが低下する場合がありますので、ご注意ください。

c) 定格電流を満足する事

チョークコイルの定格電流は、使用する最大負荷電流より大きくなくてはなりません。負荷電流がコイルの定格電流を越えると、インダクタンスが激減し、ついには飽和状態となります。この状態では、高周波インピーダンスが低下し、過大な電流が流れますのでご注意ください。

d) ノイズが少ない事

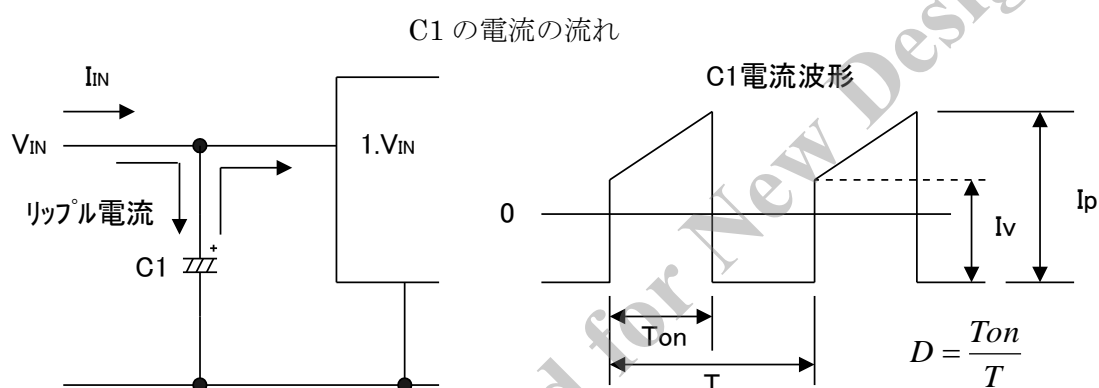
ドラム型のような開磁路型コアは、磁束がコイルの外側を通過するため周辺回路へノイズによる障害を与える事があります。なるべくトロイダル型や EI 型、EE 型のような閉磁路型コアのコイルをご使用下さい。

4-1-② 入力コンデンサC1

入力コンデンサは、入力回路のバイパスコンデンサとして動作し、スイッチング時の急峻な電流をレギュレータに供給しており、入力側の電圧降下を補償しています。従って極力レギュレータICの近くに取り付ける必要があります。また、AC整流回路の平滑コンデンサが入力回路にある場合でも、SI-8000FDLの近くにレイアウトされていなければ入力コンデンサは平滑コンデンサと兼用とする事が出来ません。

C1選定のポイントとして次の事が挙げられます。

- a) 耐圧を満足する事
- b) 許容リップル電流値を満足する事



入力コンデンサのリップル電流は負荷電流の増加に伴って増大する。

これら耐圧や許容リップル電流値を、オーバーしたりディレーティング無しで使用した場合、コンデンサ自身の寿命が低下（パンク、容量の減少、等価インピーダンス増大、等）するばかりでなく、レギュレータの異常発振を誘発する危険があります。従って、十分なマージンをとった選択が必要です。尚、入力コンデンサに流れるリップル電流実効値 I_{rms} は下記の（2）式で求められます。

$$I_{rms} \approx 1.2 \times \frac{V_o}{V_{in}} \times I_o \quad \text{--- (2)}$$

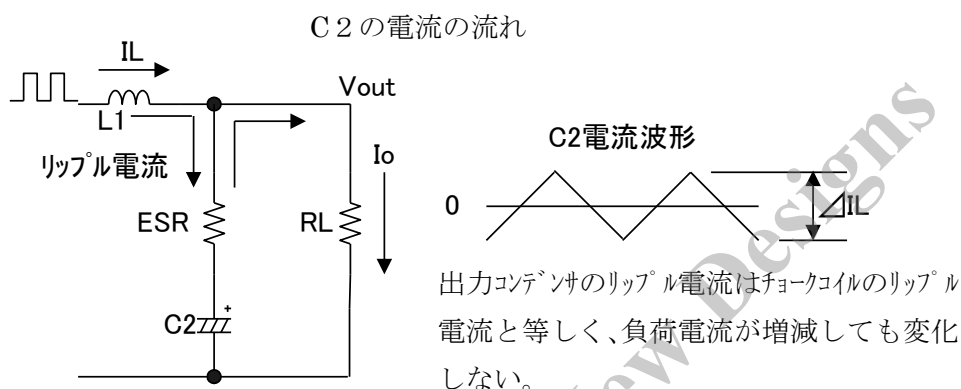
例えば $V_{in}=20V$, $I_o=3A$, $V_o=5V$ とすると、

$$I_{rms} \approx 1.2 \times \frac{5}{20} \times 3 = 0.9A$$

となりますので、許容リップル電流が、0.9Aより大きいコンデンサを選ぶ必要があります。

4-1-③ 出力コンデンサC2

出力コンデンサC2は、チョークコイルL1と共にLCローパスフィルターを構成し、スイッチング出力の平滑コンデンサとして機能しています。出力コンデンサにはチョークコイル電流の脈流部 ΔIL と等しい電流が充放電されています。従って入力コンデンサと同様に、耐圧及び許容リップル電流値を十分なマージンを取った上で満足する必要があります。



出力コンデンサのリップル電流実効値は、下記の(3)式で求められます。

$$I_{rms} = \frac{\Delta IL}{2\sqrt{3}} \quad \text{--- (3)}$$

例えば ΔIL を0.5Aとしますと、

$$I_{rms} = \frac{0.5}{2\sqrt{3}} \approx 0.14A$$

となり、許容リップル電流が0.14A以上のコンデンサが必要になります。

又、レギュレータの出力リップル電圧 V_{rip} は、チョークコイル電流の脈流部 ΔIL (=C2充放電電流)と出力コンデンサC2の等価直列抵抗ESRの積によって定まります。

$$V_{rip} = \Delta IL \cdot C2ESR \quad \text{--- (4)}$$

従って出力リップル電圧を小さくするには、等価直列抵抗ESRの低いコンデンサを選ぶ必要があります。一般的に電解コンデンサにおいては同一シリーズの製品ならば、同一耐圧で容量が大きい程、又は同一容量で耐圧が高い程(≒外形が大きくなる程)ESRは低くなります。

ここで $\Delta IL=0.5A$ $V_{rip}=40mV$ としますと、

$$C2esr = 40 \div 0.5 = 80m\Omega$$

となり、ESRが $80m\Omega$ 以下のコンデンサを選べば良い事になります。またESRは温度によって変化し一般に低温になると増加しますので、使用温度におけるESRを確認する必要があります。尚ESR値はコンデンサ固有のものでコンデンサメーカーにお問い合わせ下さい。

しかし出力コンデンサの ESR が極端に小さくなりますと（約 10～30mΩ 以下）、レギュレータの帰還ループ内の位相余裕が不足し、動作が不安定になる恐れがあります。この為、出力コンデンサにタンタルコンデンサや積層セラミックコンデンサを単体で用いる事は適当ではありません。但し、低温 (<0 °C) で使用される場合には、電解コンデンサと並列にタンタルコンデンサや積層セラミックコンデンサを接続すると出力リップル電圧の低減に有効です。

4-1-④ フライホイールダイオード・D1

フライホイールダイオード D1 は、スイッチングオフ時にチョークコイルに貯えられたエネルギーを放出させる為の物です。フライホイールダイオードには必ずショットキーバリアダイオードを使用して下さい。一般の整流用ダイオードやファーストリカバリダイオード等を使用した場合、リカバリ及びオン電圧による逆電圧印可により IC を破壊する恐れがあります。

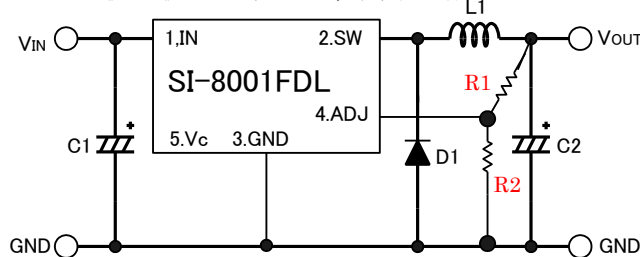
又 SI-8000FD シリーズの SW 端子 (2 番端子) から出力された電圧は入力電圧とほぼ同等である為、フライホイールダイオードの逆方向耐圧が入力電圧以上あるものをご使用下さい。フライホイール Di にはフェライトビーズは入れないでください。

Not Recommended for New Designs

● 4-2 パターン設計上の注意

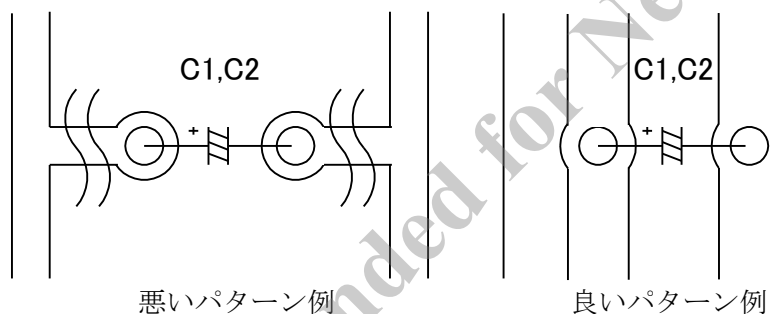
4-2-① 大電流ライン

接続図中の太線部分には大電流が流れますので、出来る限り太く短いパターンとして下さい。



4-2-② 入出力コンデンサ

入力コンデンサC1と、出力コンデンサC2は、出来る限りICに近づけて下さい。入力側にAC整流回路の平滑コンデンサがある場合には、入力コンデンサと兼用にする事が可能ですが、距離が離れている場合には、平滑用とは別に入力コンデンサを接続する事が必要です。また入出力コンデンサのリード線には、大電流が高速で充放電されるので、リード線の長さは最短として下さい。コンデンサ部分のパターン引き回しにも同様の配慮が必要です。



4-2-③ ADJ 端子 (出力電圧設定について)

ADJ 端子は出力電圧を制御する為のフィードバック検出端子です。出来る限り出力コンデンサC2に近い所に接続して下さい。遠い場合、レギュレーションの低下、スイッチングリップルの増大により異常発振の原因となる事がありますのでご注意ください。

R1及びR2を接続する事で出力電圧の設定が可能です。

I_{ADJ}が約1mAになるように設定ください。

(I_{ADJ}は下限0.8mAで考え、上限は特に制限はありませんが、消費電流が増える方向なので効率低下になりますのでご注意ください。)

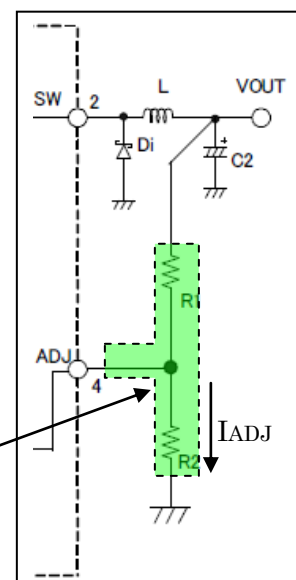
R1、R2、出力電圧は次式で求められます。

$$I_{ADJ} = V_{ADJ} / R2 \quad *V_{ADJ} = 0.8V \pm 2\%$$

$$R1 = (V_o - V_{ADJ}) / I_{ADJ} \quad R2 = V_{ADJ} / I_{ADJ}$$

$$V_{out} = R1 \times (V_{ADJ} / R2) + V_{ADJ}$$

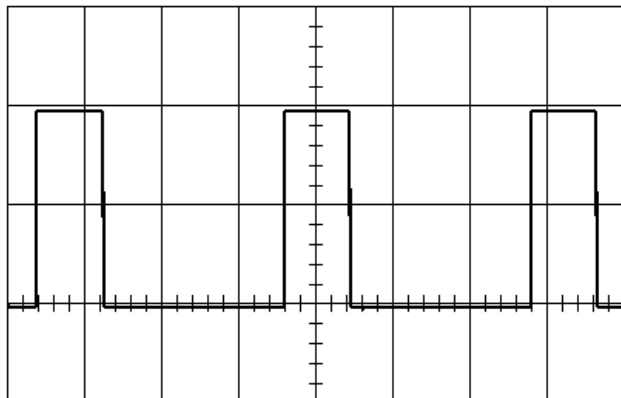
安定動作する為にスイッチングノイズの影響を受けない様、電圧検出ラインはコンパクトにまとめたレイアウト設計が重要です。



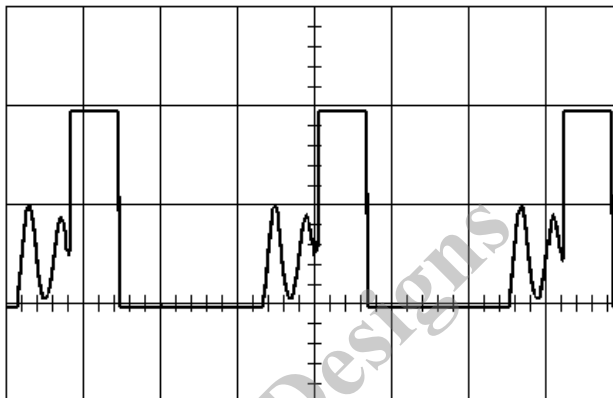
● 4-3 動作波形の確認

スイッチング動作が正常であるかどうかは SI-8000FDL の 2-3 端子間波形 (SW-GND 間波形) にて確認できます。以下に正常動作時及び異常発振時における波形例を示します。

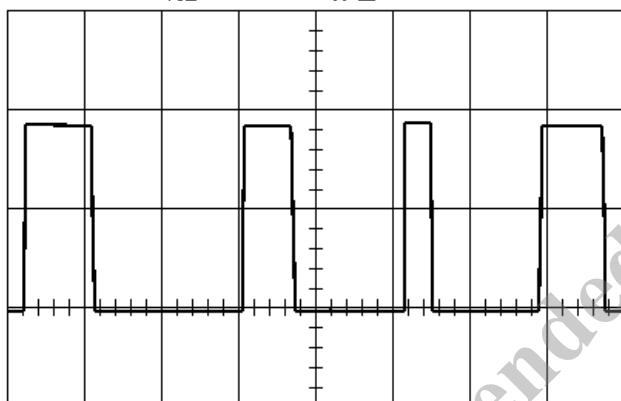
1. 正常動作 (連続領域)



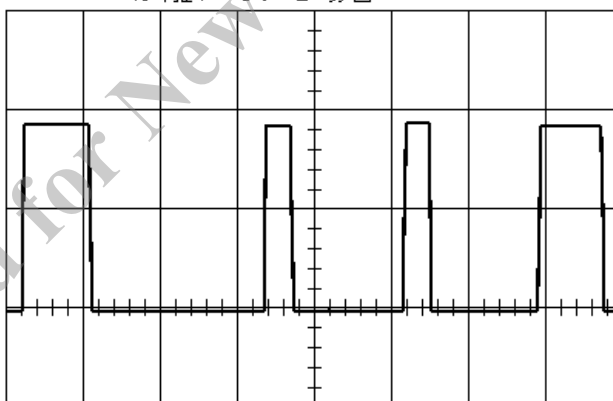
2. 正常動作 (不連続領域)



3. C1 が離れている場合



4. C2 が離れている場合



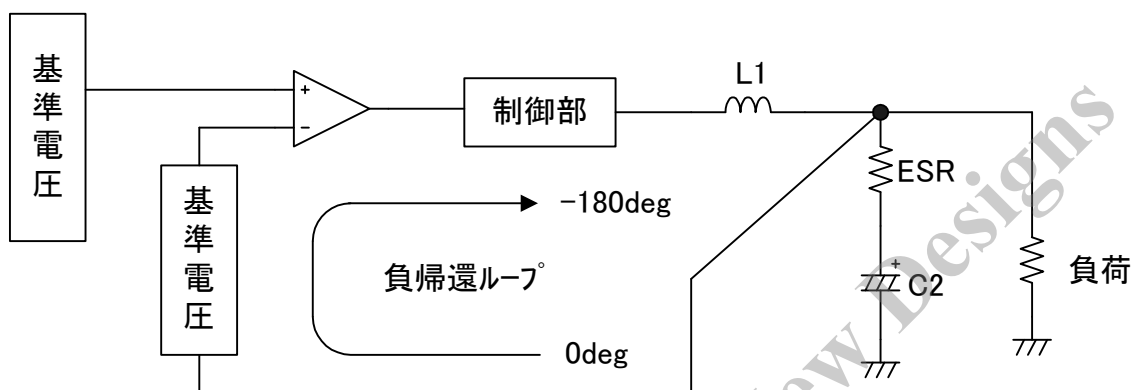
連続領域は、チョークコイルを流れる電流に、三角波に直流成分が重畳している領域であり、不連続領域はチョークコイル電流が少ない為、チョークコイルを流れる電流が断続的になる（ゼロになる期間が発生する）領域です。従って負荷電流が多い場合は連続領域に、少ない場合は不連続領域になります。連続領域ではスイッチング波形は通常の方形波の形状となり（波形 1）、不連続領域ではスイッチング波形に減衰振動が発生しますが（波形 2）、これは正常な動作であり問題はありません。

ところが IC と C1, C2 が離れていると、上の波形（3, 4）にみられるように、スイッチングの ON・OFF 時間が乱れるジッタが発生します。前述の通り、C1, C2 は IC の近くに接続する事が必要です。

● 4-4 電源の安定性

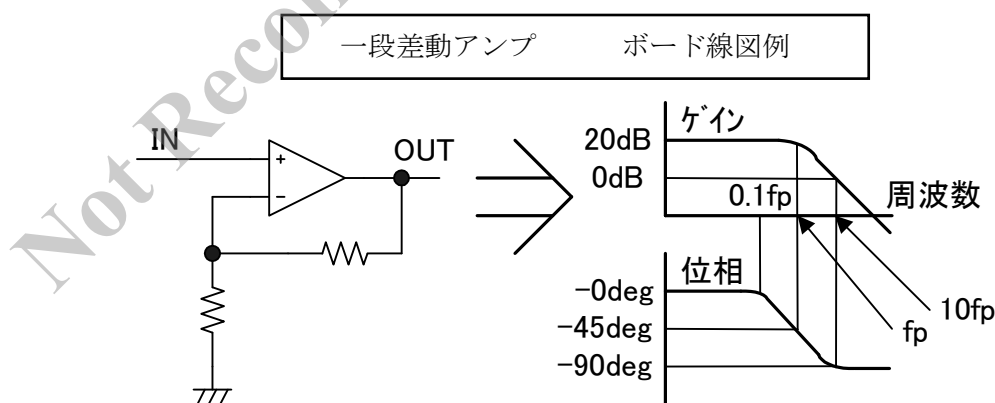
4-4-① 位相余裕

PWM制御チョップ型レギュレータの回路ブロック図を下図に示します。
 これよりPWM制御チョップ型レギュレータは、あらかじめ設定された基準電圧と、出力電圧を常時比較して出力電圧を制御する負帰還増幅器である事が解ります。
 従って出力電圧の変動を誤差増幅器で検出して出力を制御する為の負帰還ループを有しています。



負帰還ループ内の位相は、出力電圧の変動を打ち消す為 180deg ずれています、さらに増幅度 (ゲイン) が 1 以上の状態において位相が 180deg 遅れると、位相のずれは合計で 360deg に達し、安定動作領域を外れて異常発振を起こします。これをバルクハウゼンの発振条件といいます。従って実際の安定化電源ではこの発振条件が成立しないようにしなくてはなりません。

バルクハウゼンの発振条件が成り立つかどうかは、負帰還ループの周波数・ゲイン・位相特性により判定する事が可能です。この周波数・ゲイン・位相特性をボード線図と呼びます。

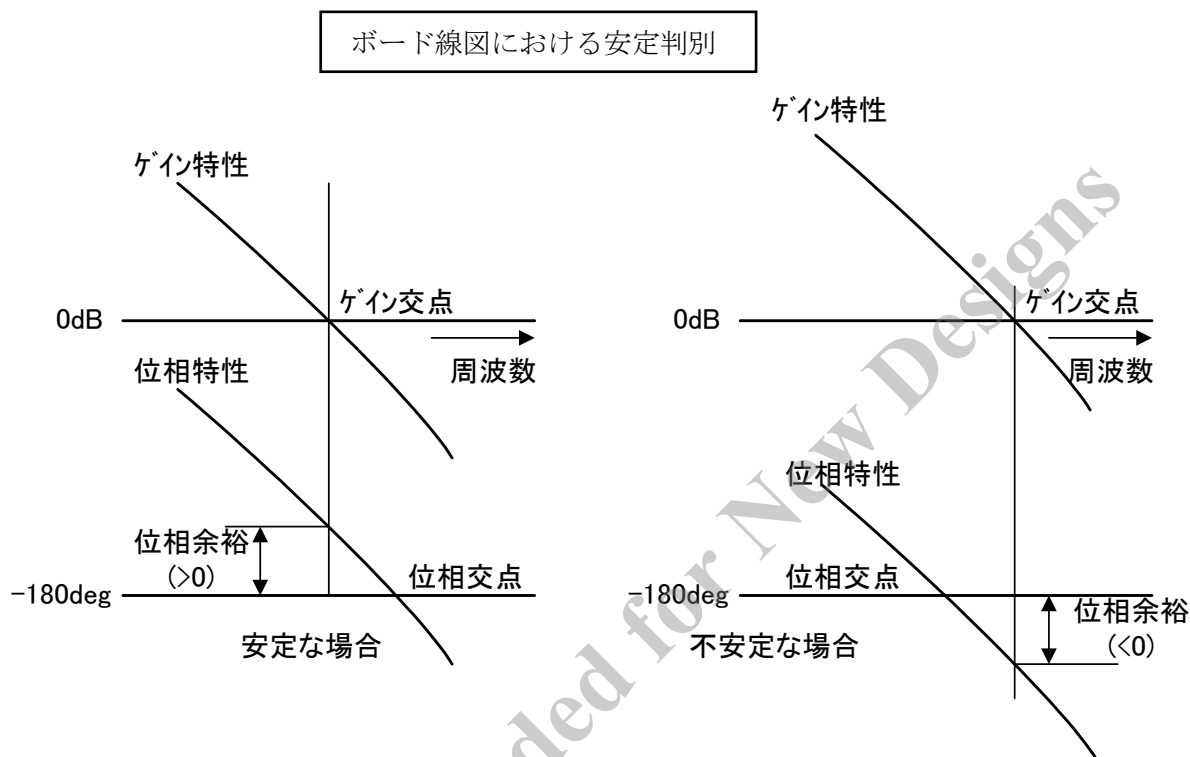


ここでボード線図上において

- { ゲインが 1 (0 dB) になる周波数 : ゲイン交点
- { 帰還ループの位相が -180deg になる周波数 : 位相交点

と呼びます。ゲイン交点の周波数において位相が -180deg に達していなければ発振条件は成立しない事になります。そこで、

ゲイン交点における位相 $-(-180\text{deg}) = \text{ゲイン交点における位相} + 180\text{deg}$
 を位相が -180deg までどれだけ余裕があるかを示す値として用い、これを位相余裕と呼びます。位相余裕が大きい程、入出力条件や温度等の周囲環境が変化しても異常発振を起こしにくくなります。従って安定動作を保つ為には十分な位相余裕を見込んでおく必要があります。



4-4-② レギュレータIC内部の位相特性

チョップパ型レギュレータの位相特性は、レギュレータIC内部の位相特性とLCフィルタの位相特性の合成になります。レギュレータIC内部の位相特性は、一般的には制御部の遅れ時間と出力誤差増幅器の位相特性で定まります。この内、制御部の遅れ時間による位相遅れは、実使用上はほとんど問題になる事はありません。従って出力誤差増幅器の位相特性が重要になります。出力誤差増幅器の位相特性の補正については、レギュレータICの種類により、これをIC内部で調整済みとしているものと、IC外部に抵抗やコンデンサの外付け部品を接続して位相補正を行うものがあります。前者の場合は後述しますLCフィルタの選択のみに留意すれば特に問題はありませんが、後者の場合は製品毎のアプリケーションに従って正しく位相補正を施す必要があります。

4-4-③ LCフィルタの位相特性

チョップパ型レギュレータの位相余裕は、出力平滑用LCフィルタの位相特性に、大きく左右されます。LCフィルタの位相特性は、理論上は二次遅れ要素の特性を示します。

これはコイルのインダクタンス L 1 とコンデンサの容量 C 2 の組み合わせにより特定の周波数で共振を起こし、共振点より高い周波数では、位相が最大 180deg 遅れる事になります。

共振周波数 f_{LC} は

$$f_{LC} = \frac{1}{2\pi\sqrt{LC}} \quad \text{--- (5)}$$

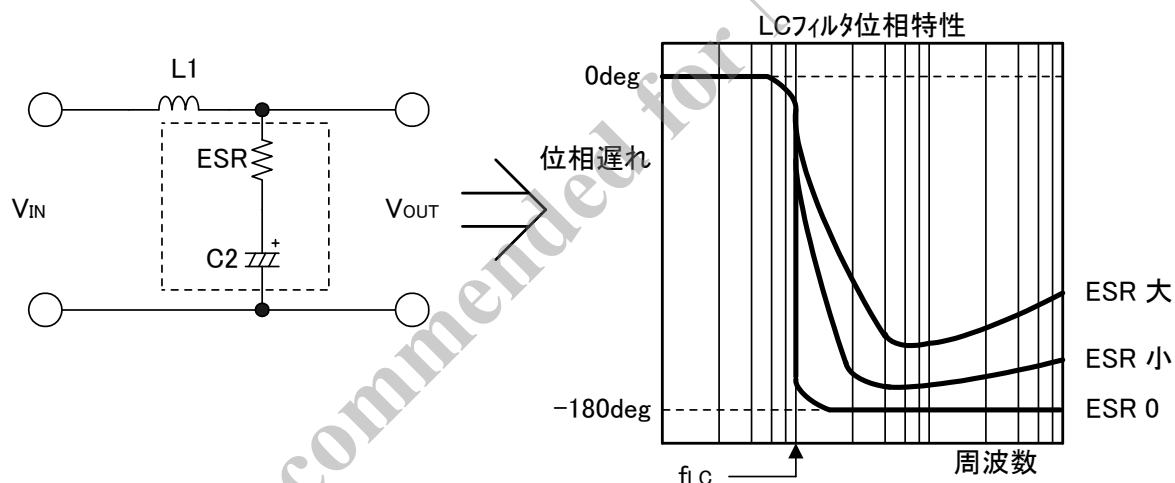
位相特性は

$$\begin{cases} \text{共振周波数 } f_{LC} \text{ より低い周波数の位相特性は： } 0\text{deg} \\ \text{共振周波数 } f_{LC} \text{ より高い周波数の位相特性は： } -180\text{deg} \end{cases}$$

となります。

従って出力平滑用 LC フィルタが理論通りの位相特性を示すとすると、このフィルタの部分だけで位相遅れは -180deg に達し、レギュレータとしての位相余裕は 0deg になってしまいます。

しかし現実の LC フィルタにおいてはコンデンサの等価直列抵抗 (ESR) の影響により、LC フィルタの位相遅れは 180deg より少なくなります。よって、この等価直列抵抗の位相補正効果により、レギュレータとしての位相余裕を確保する事が出来ます。



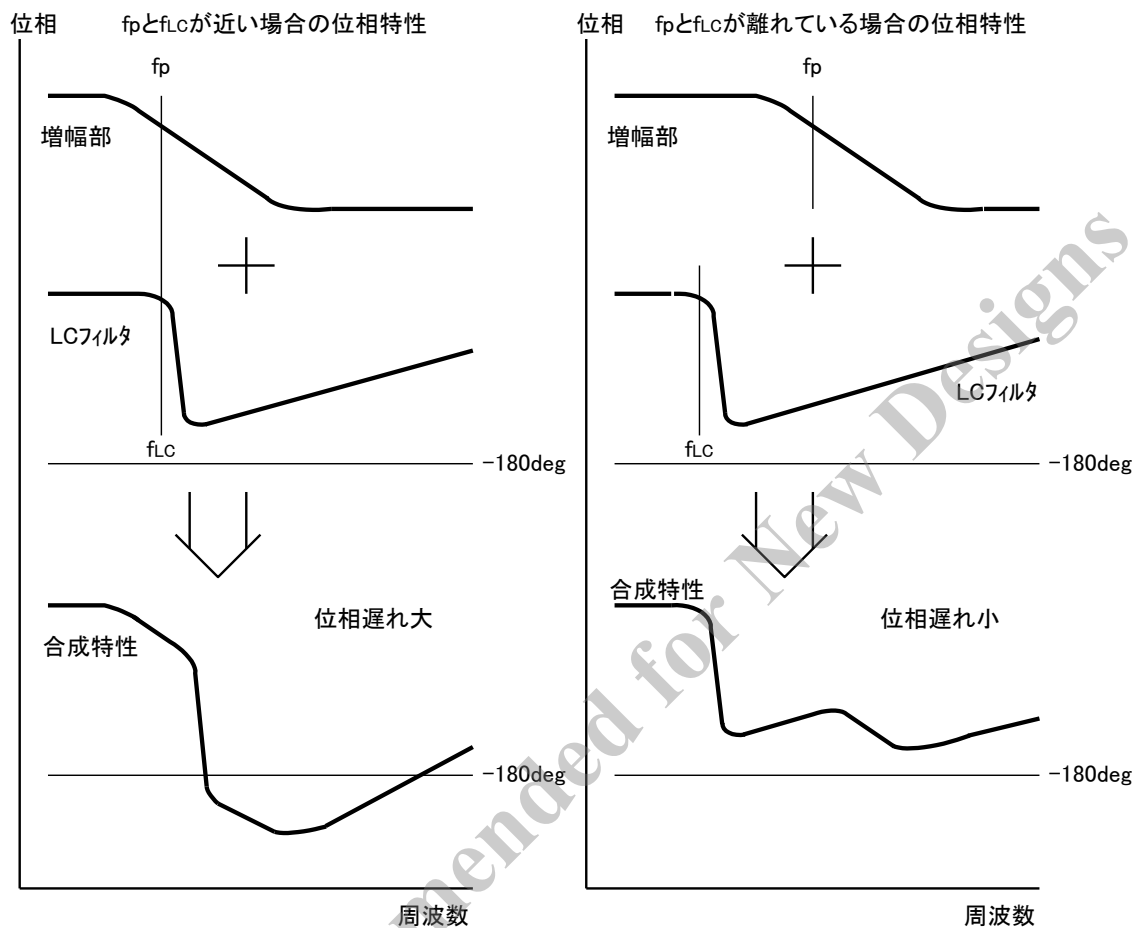
一般的に、出力 LC フィルタにタンタル・コンデンサや積層セラミック・コンデンサのような ESR の非常に小さいコンデンサを用いますと、フィルタ部分の位相遅れが大きくなります。よって位相余裕確保の面からは、出力フィルタには電解コンデンサの使用が適当です。

4-4-④ IC 内部と LC フィルタの位相特性の関連

チョップパ型レギュレータの位相特性は前述のとおり、誤差増幅器と、LC フィルタの位相特性でほとんど決まってしまう。そこで両者の特性の関連が重要になります。

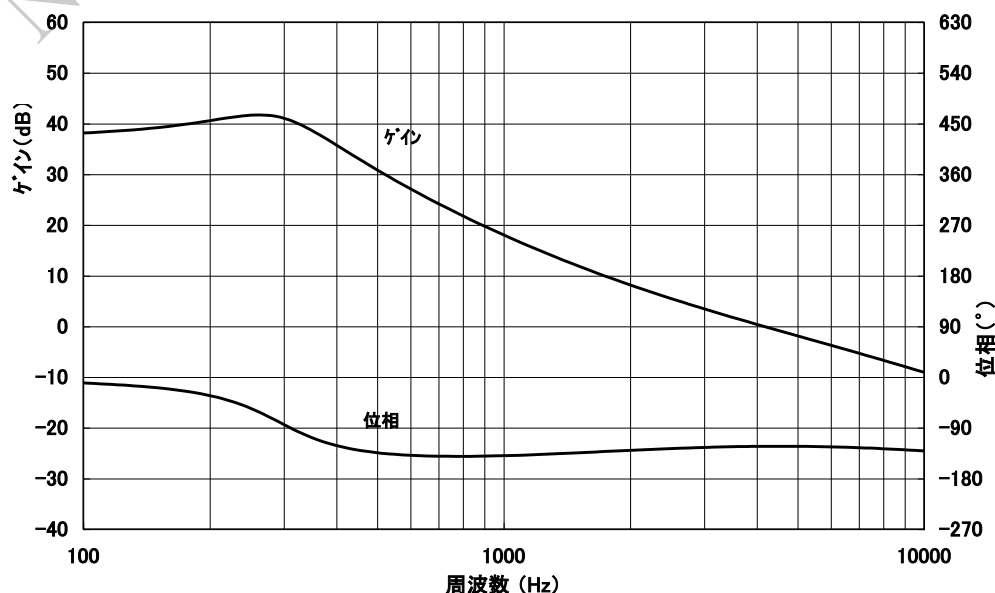
誤差増幅器のゲイン低下開始周波数すなわち第 1 ポール周波数 f_p と、LC フィルタの共振周波数 f_{LC} が接近していると、両者の位相遅れが集中するためレギュレータの位

相余裕が少なくなってしまう。そこで f_p と f_{LC} の適切な分布が重要になります。通常、誤差増幅器の位相遅れは、第 1 ポール周波数 f_p の 0.1 倍の周波数から始まります。そこで位相遅れの集中を避ける為には、LC フィルタの共振周波数 f_{LC} を誤差増幅器第 1 ポール周波数 f_p の 0.1 倍未満としておかななくてはなりません。



一般的にチョップ型レギュレータ IC の f_p 周波数は、数〜十数 KHz 以上に設定されています。そこで各レギュレータ IC のアプリケーションに記載されている LC フィルタの定数において、コイルのインダクタンスやコンデンサの容量を、推奨値より小さくしますと、LC フィルタの共振周波数 f_{LC} が上昇して位相余裕が減少する危険があるので注意が必要です。周囲部品の定数は、各レギュレータ IC のアプリケーションに従い正しくお選びください。

チョッパReg ゲイン、位相特性例



● 4-5 熱設計 (面実装部品 SI-8001FDL)

4-5-① 放熱の計算

面実装タイプの SI-8001FDL の場合、実装基板に残された銅箔へ放熱する事になりますので、銅箔面積や基板の素材、銅箔層数などに大きく左右されます。

SI-8001FDL の裏面ステム部分は 3 番ピン (GND) とインナーフレームでつながっており、裏面ステム部分に直接つながっている GND パターンを大きく取る事で放熱性が向上します。

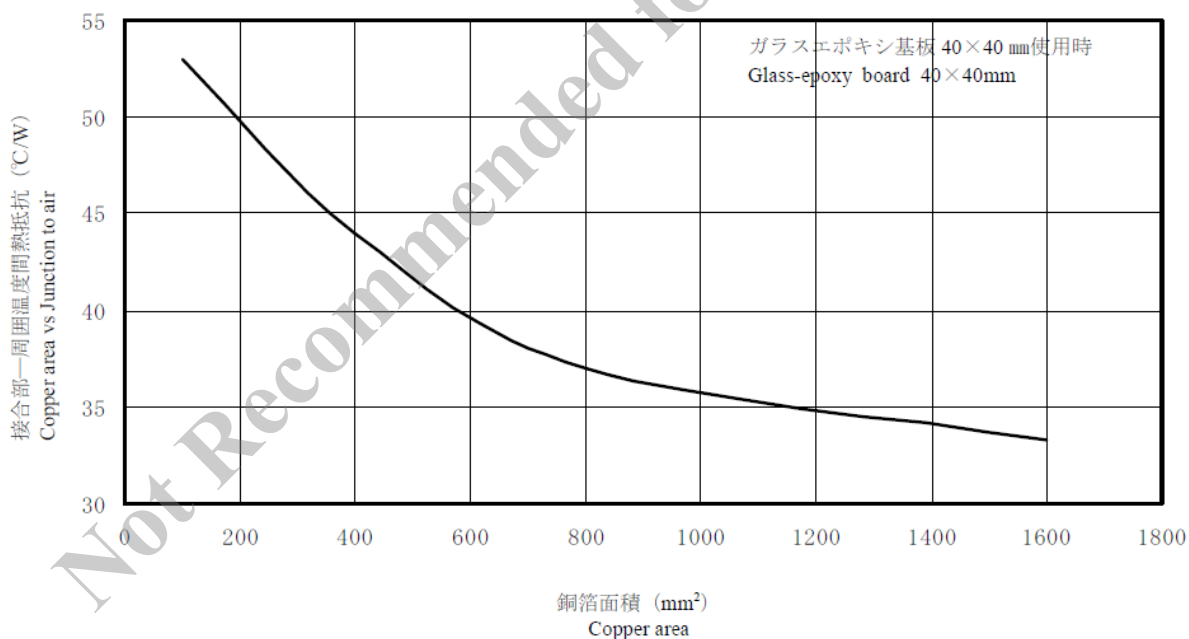
ジャンクション温度を確認する場合は、図に示すステム部分の温度を測定し以下の式で算出する事で確認ができます。

$$T_j = T_c + P_d \times 3^\circ\text{C/W} \quad *T_c : \text{実測ステム温度}$$



参考データ (片面銅箔基板での銅箔面積 vs 熱抵抗データ)

ガラスエポキシ基板上銅箔面積 vs 接合部・周囲温度間熱抵抗 (代表値)
Copper area vs Junction to air (Typical)



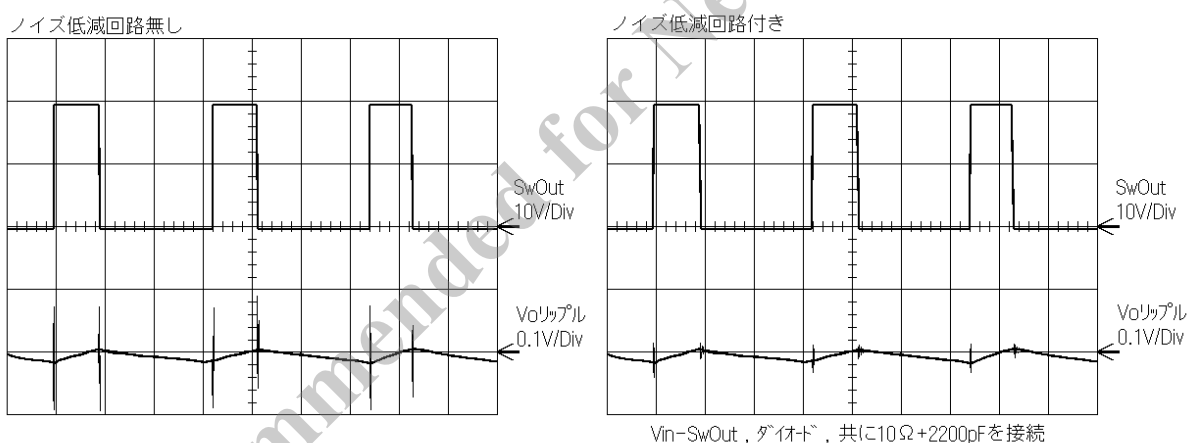
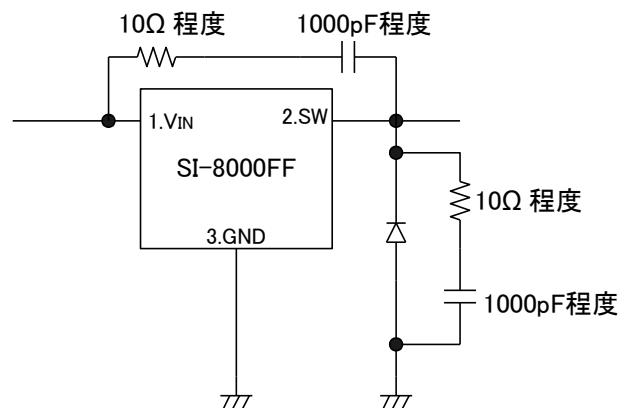
5. 応用

● 5-1 出力の ON・OFF 制御

5 番・V_c 端子に直接電圧印加を行い、出力 ON・OFF 制御が可能です。V_c 端子オープン時はオンになります

● 5-3 スパイクノイズの低減

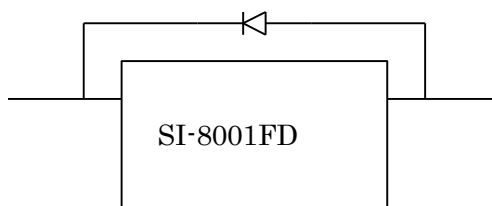
スパイクノイズを低減させるには、SI-8000FD の出力波形及び、ダイオードのリカバリータイムを、コンデンサで補正する方法がありますが、共に効率が弱冠低下しますので注意して下さい。



※オシロスコープにてスパイクノイズを観測される際には、プローブのGNDリード線が長いとリード線がアンテナ的作用をしてスパイクノイズが異常に大きく観測されることがあります。スパイクノイズの観測に当たってはプローブのリード線を最短にして出力コンデンサの根本に接続して下さい。

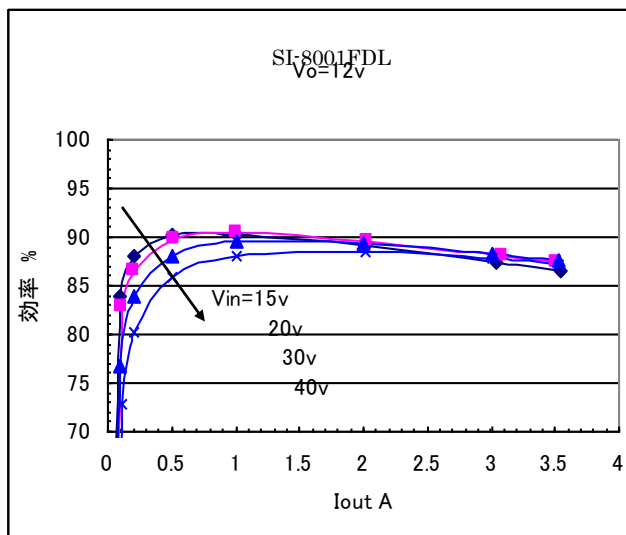
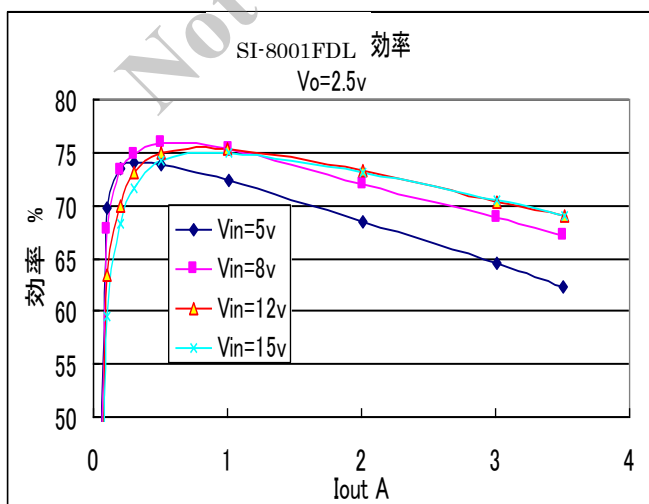
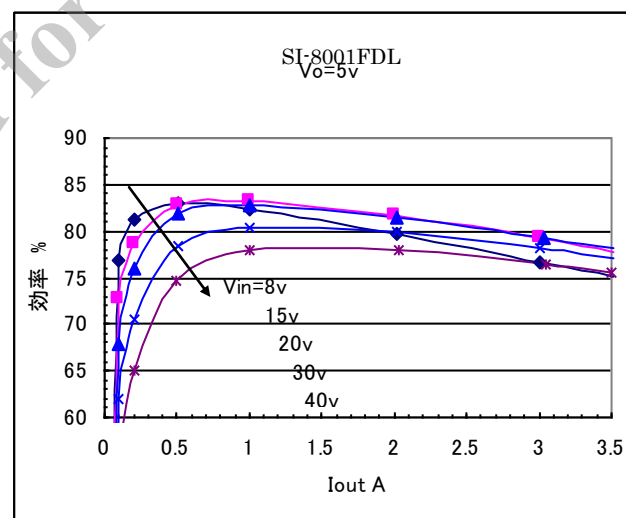
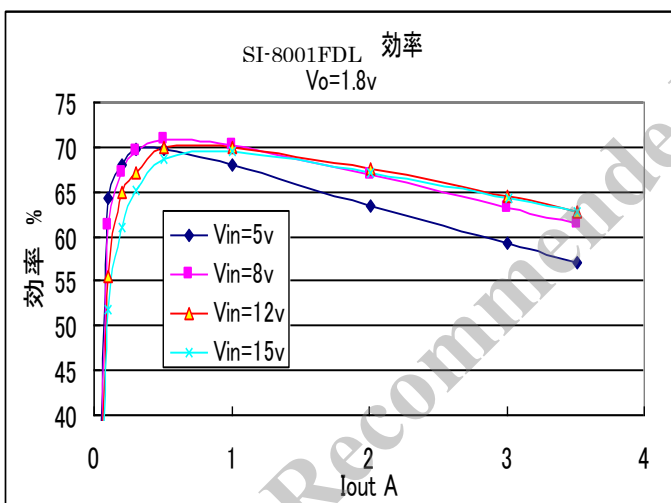
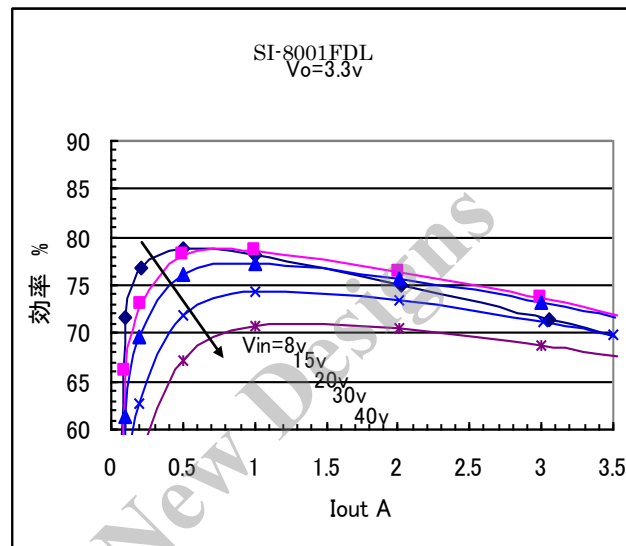
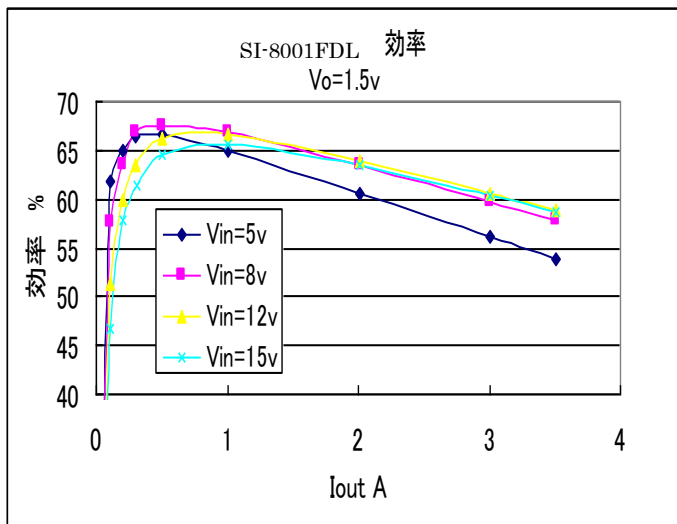
● 5-4 逆バイアス保護

バッテリーチャージ等、入力端子より出力の電圧が高くなるような場合には、入出力間に逆バイアス保護用のダイオードが必要となります。

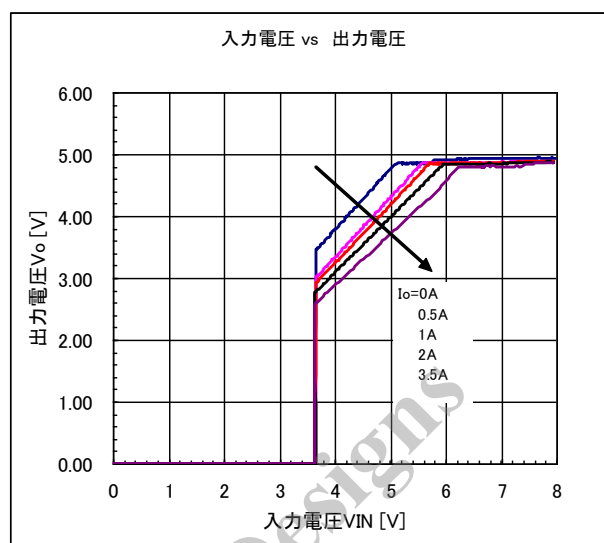
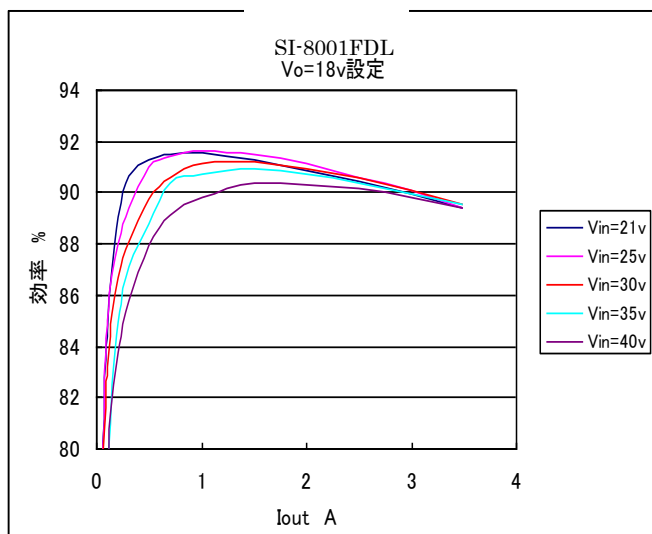


6. 代表特性例

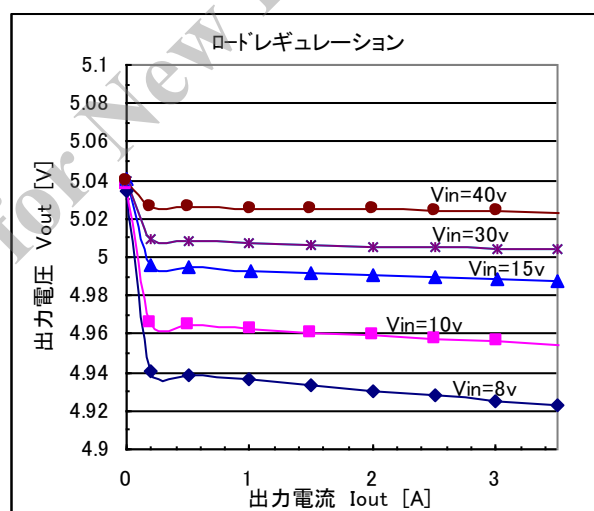
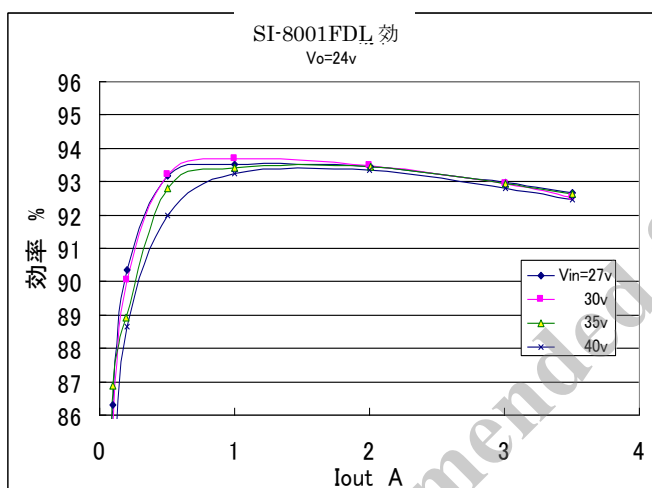
(1) 効率



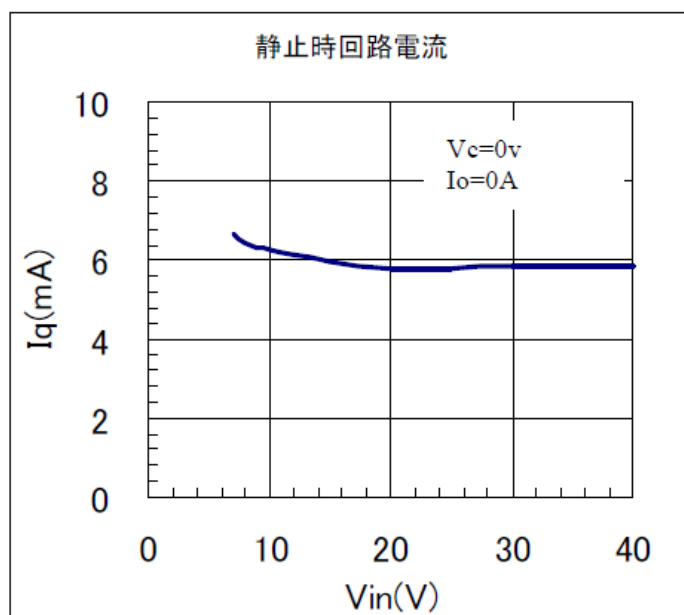
(2) 立ち上がり特性

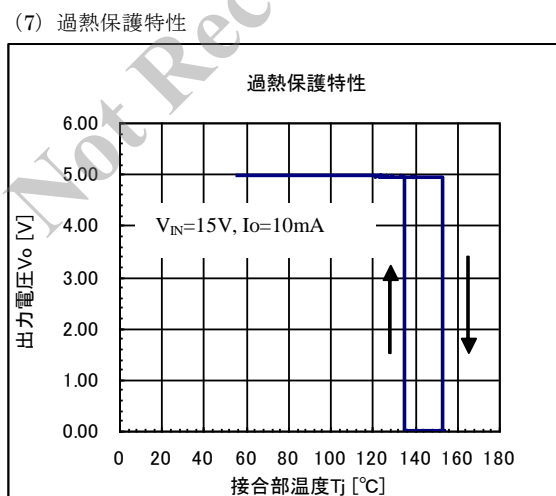
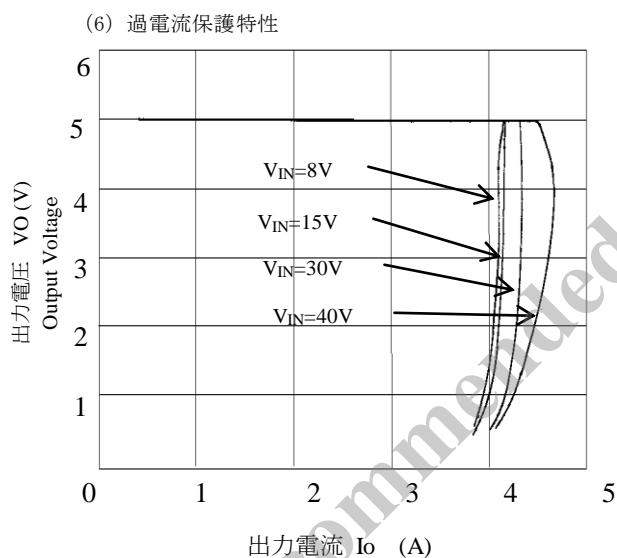
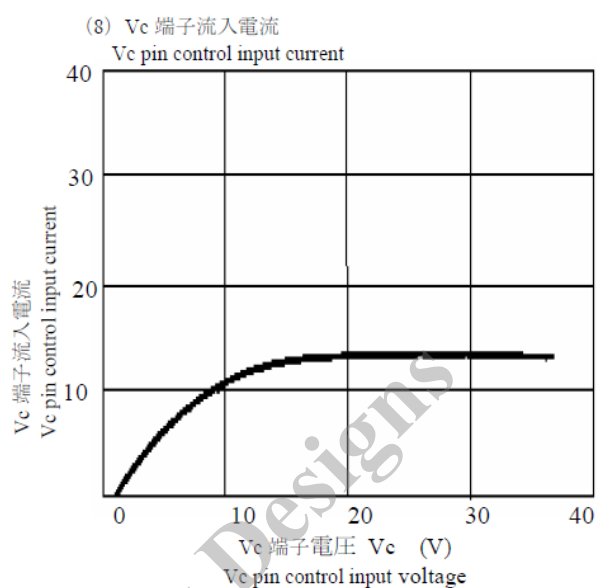
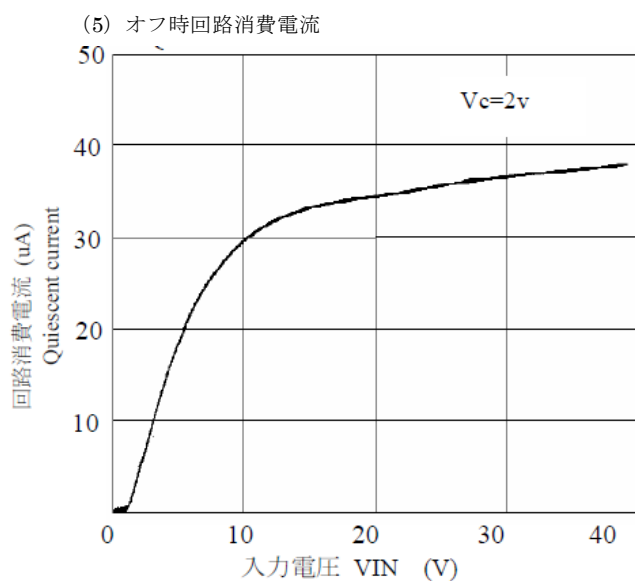


(3) ロードレギュレーション



(4) 回路消費電流





7. 用語解説

- **ジッタ**

異常スイッチング動作の一種で、入出力条件が一定にも関わらずスイッチングパルス幅が変動する現象であります。ジッタが発生すると、出力のリップル電圧ピーク幅が増加します。

- **推奨動作条件**

正常な回路機能を維持するために必要とされる動作条件を示すもので、実使用においては当条件内とする必要があります。

- **絶対最大定格**

破壊限界を示す定格であり、瞬時動作及び定常動作において、一項目かつ一瞬たりとも規格値を超えないように配慮する必要があります。

- **電気的特性**

各項目に示している条件で動作させた場合の特性値規格であります。動作条件が異なる場合には、規格値から外れる可能性があります。

- **PWM (Pulse width modulation)**

パルス変調方式の一種で、変調信号波(チョップパ型スイッチングレギュレータの場合、出力電圧)の変化に応じて、パルスの幅を変えて変調する方式であります。

- **ESR (Equivalent series resistance)**

コンデンサの等価直列抵抗値を示します。コンデンサに直列に接続された抵抗と同等の作用を示します。

！注意

- 本書に記載されている内容は、改良などにより予告なく変更する事があります。ご使用の際には、最新の情報である事をご確認下さい。
- 本書に記載されている動作例及び回路例は、使用上の参考として示したもので、これらに起因する当社もしくは第三者の工業所有権、知的所有権、その他の権利の侵害問題について当社はいっさい責任を負いません。
- 本書に記載されている製品をご使用の場合は、これらの製品と目的物との組み合わせについて使用者の責任において検討・判断を行って下さい。
- 当社は品質、信頼性の向上に努めていますが、半導体製品では、ある確率での欠陥、故障の発生は避けられません。部品の故障により結果として、人身事故、火災事故、社会的な損害等を発生させないように、使用者の責任において、装置やシステム上で十分な安全設計及び確認を行って下さい。
- 本書に記載されている製品は、一般電子機器（家電製品、事務機器、通信端末機器、計測機器等）に使用される事を意図しております。ご使用の場合は、納入仕様書の締結をお願いします。高い信頼性が要求される装置（輸送機器とその制御装置、交通信号制御装置、火災・防犯装置、各種安全装置など）への使用をご検討の際には、必ず当社販売窓口へご相談及び納入仕様書の締結をお願いします。極めて高い信頼性が要求される装置（航空宇宙機器、原子力制御、生命維持の為の医療機器など）には、当社の文書による合意がない限り使用しないで下さい。
- 本書に記載された製品は耐放射線設計をしておりません。
- 本書に記載された内容を文書による当社の承諾無しに転記複製を禁じます。