

STR-Y6476

2010年2月

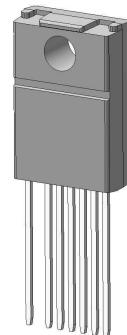
◆概要

本製品は、パワーMOSFETと制御ICを内蔵した擬似共振型スイッチング電源用パワーICです。

定常動作時は、擬似共振動作、1ボトムスキップ擬似共振動作と2ボトムスキップ疑似共振動作、軽負荷時はバースト発振動作へ自動的に切換わり、低スタンバイ電力対応が実現でき、外付け部品が少なく、コストパフォーマンスの高い電源システムを容易に構成することができます。

◆パッケージ

パッケージ名：TO-220F-7L(FMS207)



◆アプリケーション

- BD/DVD レコーダ、FPD TVなどのデジタル家電
- プリンタなどのOA機器
- 白物家電
- 産業機器
- 通信機

などの各種電子機器用スイッチング電源

◆主要スペック

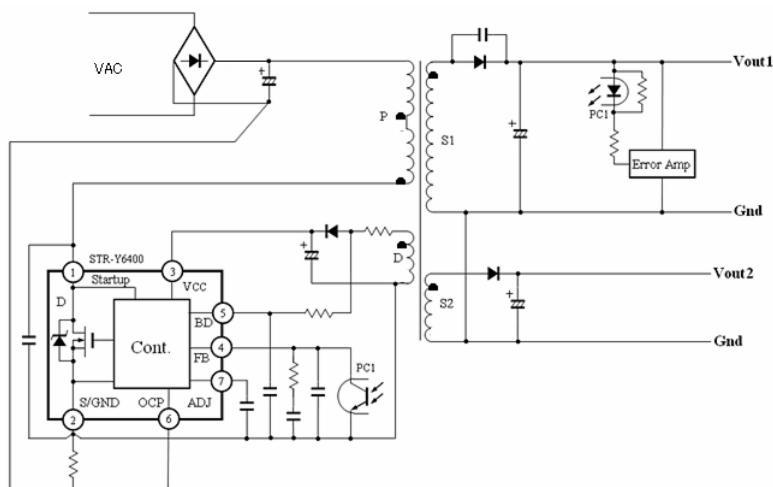
MOSFET 850V, 1.3Ω(MAX)

◆特長

- マルチ動作モード
負荷状態に合った4段階の動作モード切換えにより、全負荷領域に渡り、高効率・低ノイズとなる最適な電源動作を実現
- 電流モード制御方式
- 起動回路内蔵により低消費電力化
- スタンバイ時、オートバースト発振動作により低消費
無負荷時、入力電力 $P_{IN} \leq 0.1W$
- スタンバイ入力補正
- AC入力補正機能付き過電流保護
- ソフトスタート機能搭載
- 最大ON時間制限回路内蔵

- リーディング・エッジ・ブランкиング機能内蔵
- 2チップ構造による、アバランシェエネルギー耐量保証
(サージ吸収回路の簡素化が可能)
- 保護機能
 - 入力補正機能付き過電流保護 (OCP)
-----AC入力電圧の依存性が少ない
過電流保護、パルス・バイ・パルス
 - 過負荷保護(OLP) -----ラッチオフ *
 - or オートリストート
 - 過電圧保護(OVP) -----ラッチオフ *
- *ラッチオフ…ラッチオフは、発振停止を継続して保護を行う動作

応用回路例



STR-Y6476

2010年2月

1 適用範囲

この規格は、スイッチングレギュレータ用ハイブリッド IC STR-Y6476 について適用する。

2 概要

| | |
|-----|------------------|
| 種別 | ハイブリッド IC |
| 構造 | 樹脂封止型（トランスマーケット） |
| 主用途 | スイッチングレギュレータ |

3 絶対最大定格 (Ta=25°C)

| 項目 | 端子 | 記号 | 規格値 | 単位 | 備考 |
|---------------|-------|----------------------------------|-----------------------|----|---|
| ドレン電流 | 1 - 2 | I _{Dpeak} ^{※1} | 13.2 | A | シングルパルス |
| 最大スイッチング電流 | 1 - 2 | I _{DMAX} ^{※2} | 13.2 | A | Ta= -20~+125°C |
| アバランシェエネルギー耐量 | 1 - 2 | E _{AS} | 330 | mJ | シングルパルス V _{DD} =99V, L=20mH I _{Lpeak} =5.4A |
| 制御部電源電圧 | 3 - 2 | V _{CC} | 32 | V | |
| 起動回路端子電圧 | 1 - 2 | V _{STARTUP} | -1.0~V _{DSS} | V | |
| ADJ 端子流入電流 | 7 - 2 | I _{ADJ} ^{※3} | 3.0 | mA | |
| FB 端子流入電流 | 4 - 2 | I _{FB} ^{※3} | 8.0 | mA | |
| BD 端子流入電流 | 5 - 2 | I _{BDIN} ^{※3} | 2.0 | mA | |
| BD 端子流出電流 | 5 - 2 | I _{BDOUT} ^{※3} | -2.0 | mA | |
| OCP 端子電圧 | 6 - 2 | V _{OCP} | -1.5~+2.0 | V | |
| MOS FET 部許容損失 | 1 - 2 | P _{D1} ^{※4} | 29 1.3 | W | 無限大放熱器にて 放熱器無し |
| 制御部許容損失(MIC) | — | P _{D2} | 0.8 | W | |
| 動作時内部フレーム温度 | — | T _F | -20~+115 | °C | 推奨動作温度参照 |
| 動作周囲温度 | — | Top | -20~+115 | °C | |
| 保存温度 | — | T _{stg} | -40~+125 | °C | |
| チャネル温度 | — | T _{ch} | +150 | °C | |

※1 MOS FET A.S.O.曲線参照

※2 最大スイッチング電流について

最大スイッチング電流とは IC 内部のドライブ電圧と MOS FET の V_{th} により決定するドレン電流です。

※3 電流の規定は IC を基準として、シンクが+、ソースが-とします。

※4 MOS FET Ta-P_{D1} 曲線参照

STR-Y6476

2010年2月

4 電気的特性

4.1 制御部電気的特性 (特記なき場合の条件 Ta=25°C, V_{CC}=20V)

| 項目 | 端子 | 記号 | 規格値 | | | 単位 |
|-------------------|-------|---------------------------|--------|--------|--------|-----|
| | | | M IN | TYP | MAX | |
| 電源起動動作 | | | | | | |
| 動作開始電源電圧 | 3 - 2 | V _{CC(ON)} | 14.4 | 16.2 | 18.4 | V |
| 動作停止電源電圧 | 3 - 2 | V _{CC(OFF)} | 9.0 | 10.0 | 11.3 | V |
| 動作時回路電流 | 3 - 2 | I _{CC(ON)} | — | 3.5 | 5.5 | mA |
| 非動作時回路電流 | 3 - 2 | I _{CC(OFF)} | — | 10 | 50 | μA |
| 起動回路動作電圧 | 1 - 2 | V _{START(ON)} | 55 | 82 | 100 | V |
| 起動電流 | 3 - 2 | I _{CC(STARTUP)} | -2.4 | -1.4 | -0.5 | mA |
| OLP 動作後起動電流 | 3 - 2 | I _{CC(STARTOLP)} | -1.10 | -0.50 | -0.15 | mA |
| 発振周波数 | 1 - 2 | f _{OSC} | 17.5 | 21.0 | 25.0 | kHz |
| ソフトスタート動作停止電圧 | 7 - 2 | V _{ADJ(SS)} | 2.0 | 2.3 | 2.6 | V |
| ソフトスタート動作充電電流 | 7 - 2 | I _{ADJ(SS)} | -148 | -110 | -71 | μA |
| パワーオフしきい値電圧 | 7 - 2 | V _{ADJ(OFF)} | 8.2 | 9.4 | 10.8 | V |
| 通常動作 | | | | | | |
| ボトムスキップ動作しきい値電圧 1 | 6 - 2 | V _{OCP(BS1)} | -0.720 | -0.668 | -0.605 | V |
| ボトムスキップ動作しきい値電圧 2 | 6 - 2 | V _{OCP(BS2)} | -0.485 | -0.435 | -0.381 | V |
| ボトムスキップ動作しきい値電圧 3 | 6 - 2 | V _{OCP(BS3)} | -0.205 | -0.145 | -0.085 | V |
| ボトムスキップ開始電圧 | 7 - 2 | V _{ADJ(BS)} | 3.8 | 4.3 | 4.8 | V |
| ボトムスキップ検出バイアス電流 | 7 - 2 | I _{ADJ(BS)} | -27 | -20 | -13 | μA |
| BD 端子上限クランプ電圧 | 5 - 2 | V _{BD(HC)} | — | 6.3 | — | V |
| BD 端子下限クランプ電圧 | 5 - 2 | V _{BD(LC)} | — | -0.075 | — | V |
| 擬似共振動作しきい値電圧 1 | 5 - 2 | V _{BD(TH1)} | 0.12 | 0.31 | 0.60 | V |
| 擬似共振動作しきい値電圧 2 | 5 - 2 | V _{BD(TH2)} | 0.01 | 0.15 | 0.32 | V |
| 最大フィードバック電流 | 4 - 2 | I _{FB(MAX)} | -315 | -225 | -135 | μA |
| スタンバイ動作 | | | | | | |
| スタンバイ状態検出電圧 | 4 - 2 | V _{FB(STBIN)} | 1.40 | 1.63 | 1.85 | V |
| スタンバイ状態開始電圧 | 7 - 2 | V _{ADJ(STB)} | 5.7 | 6.2 | 6.8 | V |
| スタンバイ動作しきい値電圧 | 4 - 2 | V _{FB(STBOP)} | 0.80 | 1.00 | 1.25 | V |
| 最小 ON 時間(定常時) | 1 - 2 | t _{ONL(MIN)} | 1.04 | 1.60 | 2.16 | μs |
| 最小 ON 時間(入力補正時) | 1 - 2 | t _{ONH(MIN)} | 0.57 | 0.95 | 1.33 | μs |

STR-Y6476

2010年2月

| 項目 | 端子 | 記号 | 規格値 | | | 単位 |
|--------------------|-------|---------------------|--------|--------|--------|----|
| | | | MIN | TYP | MAX | |
| 保護動作 | | | | | | |
| 最大 ON 時間 | 1 - 2 | $t_{ON(MAX)}$ | 31 | 36 | 41 | μs |
| リーディングエッジブランкиング時間 | 1 - 2 | $t_{ON(LEB)}$ | — | 210 | — | ns |
| 過電流検出しきい値電圧(定常時) | 6 - 2 | $V_{OCP(H)}$ | -0.975 | -0.930 | -0.875 | V |
| 過電流検出しきい値電圧(入力補正時) | 6 - 2 | $V_{OCP(L)}$ | -0.904 | -0.780 | -0.656 | V |
| OCP 端子流出電流 | 6 - 2 | $I_{OCP(O)}$ | -260 | -130 | -40 | μA |
| 入力補正検出しきい値電流 1 | 5 - 2 | $I_{BD(TH1)}$ | -575 | -500 | -425 | μA |
| 入力補正検出しきい値電流 2 | 5 - 2 | $I_{BD(TH2)}$ | -565 | -450 | -375 | μA |
| OLP バイアス電流 | 4 - 2 | $I_{FB(OLP)}$ | -27 | -20 | -13 | μA |
| OLP オートリストアしきい値電圧 | 4 - 2 | $V_{FB(OLPAUTO)}$ | 6.3 | 6.7 | 7.3 | V |
| OLP ラッチオフバイアス電流 | 4 - 2 | $I_{FB(OLPLa.OFF)}$ | -1.5 | -1.0 | -0.5 | mA |
| OLP ラッチオフしきい値電圧 | 4 - 2 | $V_{FB(OLPLa.OFF)}$ | 8.6 | 9.6 | 10.2 | V |
| OVP 動作電源電圧 | 3 - 2 | $V_{CC(OVP)}$ | 26.0 | 28.5 | 31.0 | V |
| ラッチ回路解除電源電圧 | ※5 | $V_{CC(La.OFF)}$ | 6.2 | 7.5 | 8.9 | V |
| フィードバック制御時最大電圧 | 4 - 2 | $V_{FB(MAX)}$ | 4.90 | 5.45 | 6.00 | V |

※5 ラッチ回路とは、OVP, OLP により動作する回路を示します。

※電流の規定は IC を基準として、シンクが+、ソースが-とします。

4.2 MOSFET 部電気的特性 (Ta=25°C)

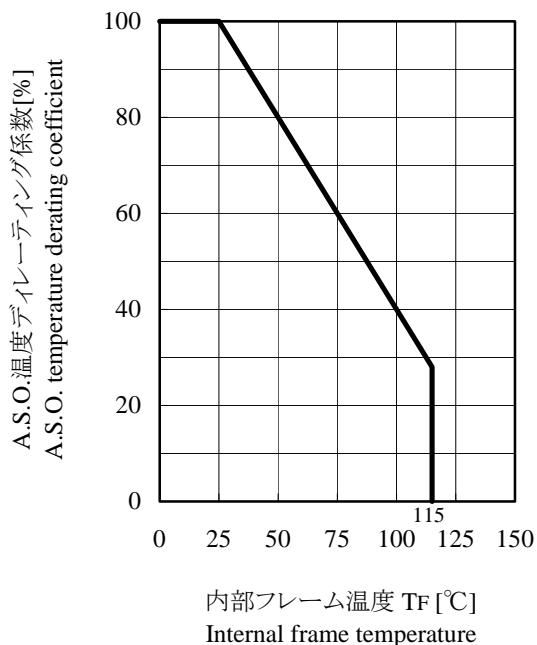
| 項目 | 端子 | 記号 | 規格値 | | | 単位 | 備考 |
|-------------|-------|-----------------|-----|-----|-----|------|----------|
| | | | MIN | TYP | MAX | | |
| ドレイン・ソース間電圧 | 1 - 2 | V_{DSS} | 850 | — | — | V | |
| ドレイン漏れ電流 | 1 - 2 | I_{DSS} | — | — | 300 | μA | |
| ON 抵抗 | 1 - 2 | $R_{DS(ON)}$ | — | — | 1.3 | Ω | |
| スイッチング・タイム | 1 - 2 | t_f | — | — | 500 | ns | |
| 熱抵抗 | — | θ_{ch-F} | — | 1.0 | 1.5 | °C/W | チャネル内階層間 |

STR-Y6476

2010年2月

STR-Y6476

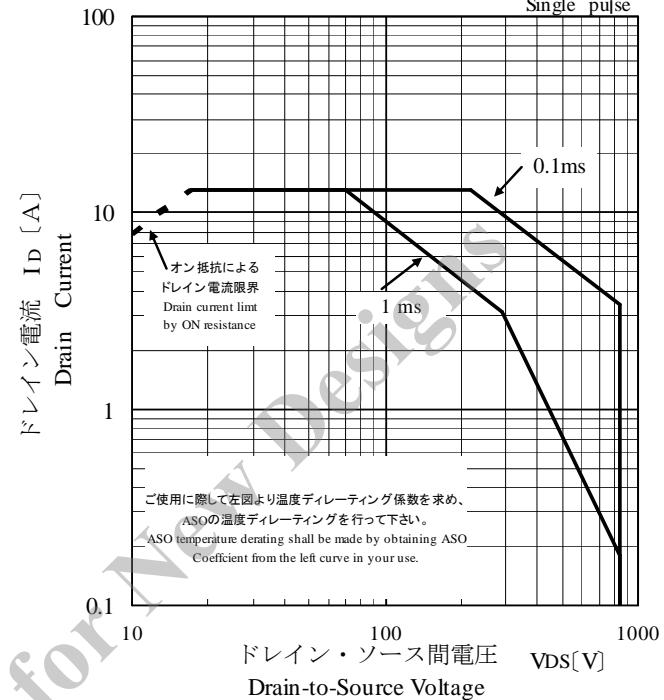
A.S.O. 温度ディレーティング係数曲線
A.S.O. temperature derating coefficient curve



STR-Y6476

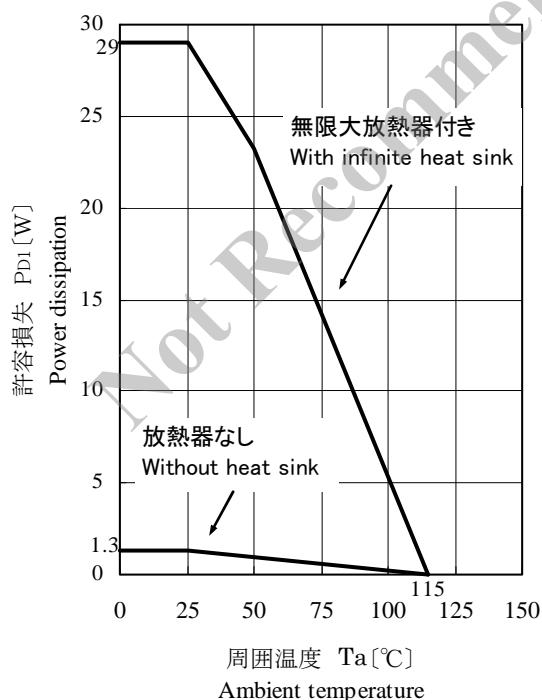
MOS FET A.S.O. 曲線 Ta=25°C
curve

シンクルパルス
Single pulse



STR-Y6476

MOSFET Ta-PD₁曲線
curve

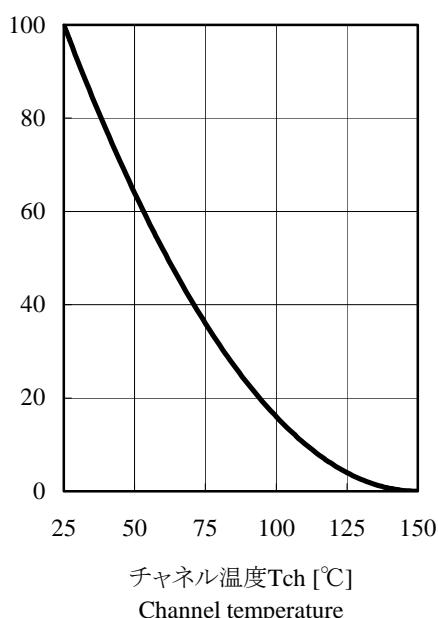


STR-Y6476

アバランシェ・エネルギー耐量
ディレーティング曲線

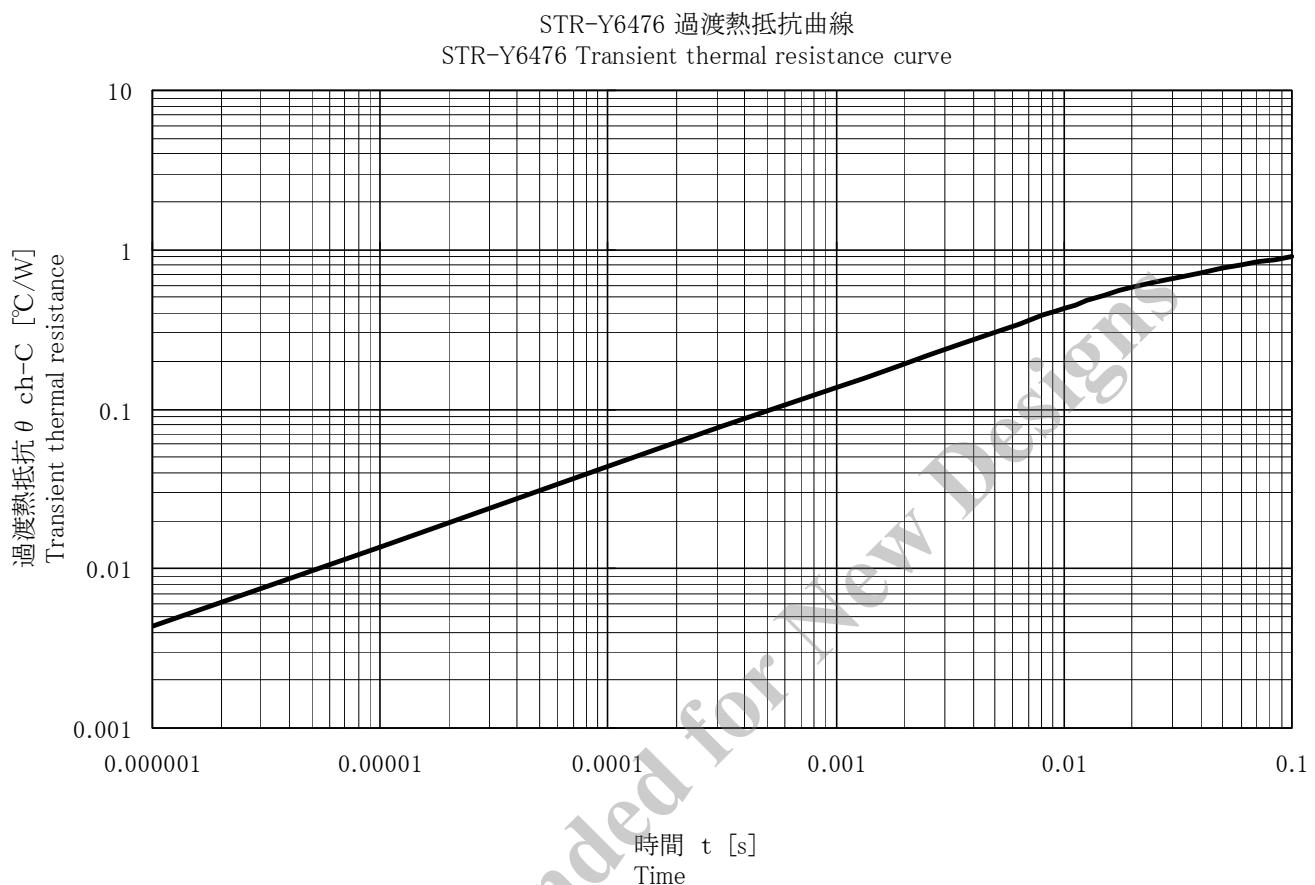
Avalanche energy derating curve

E_{AS} 温度ディレーティング係数[%]
E_{AS} temperature derating coefficient



STR-Y6476

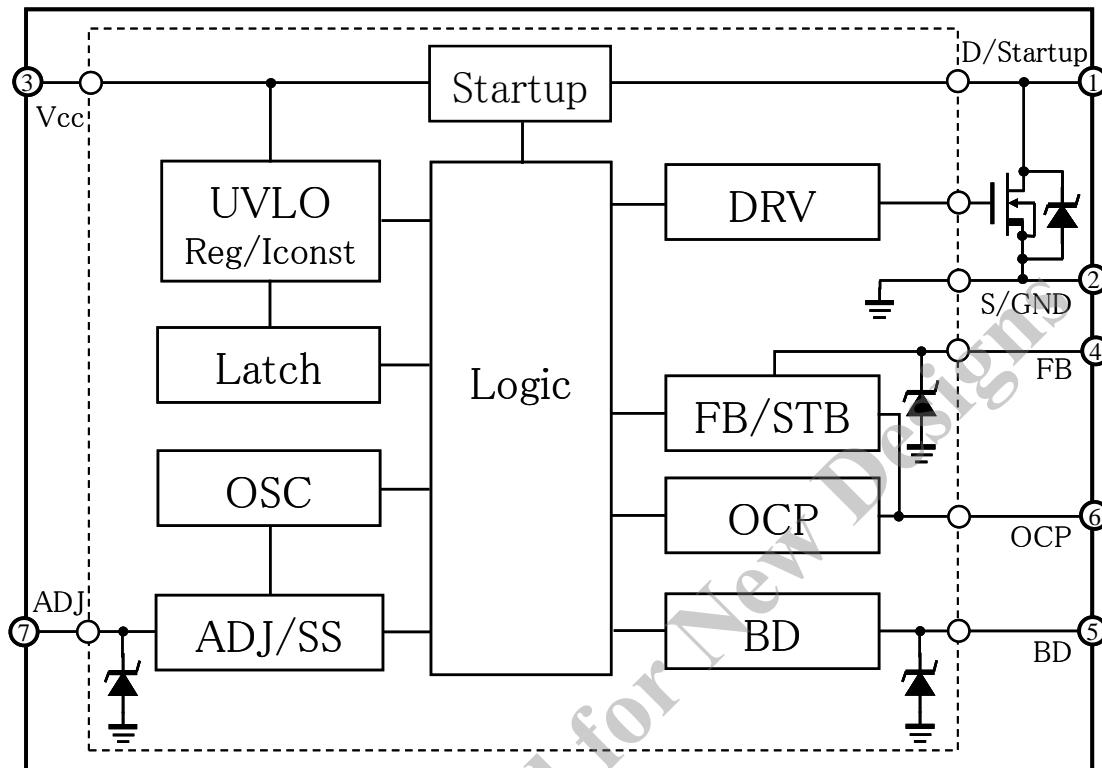
2010年2月



STR-Y6476

2010年2月

5 ブロックダイアグラム（ピン配置）



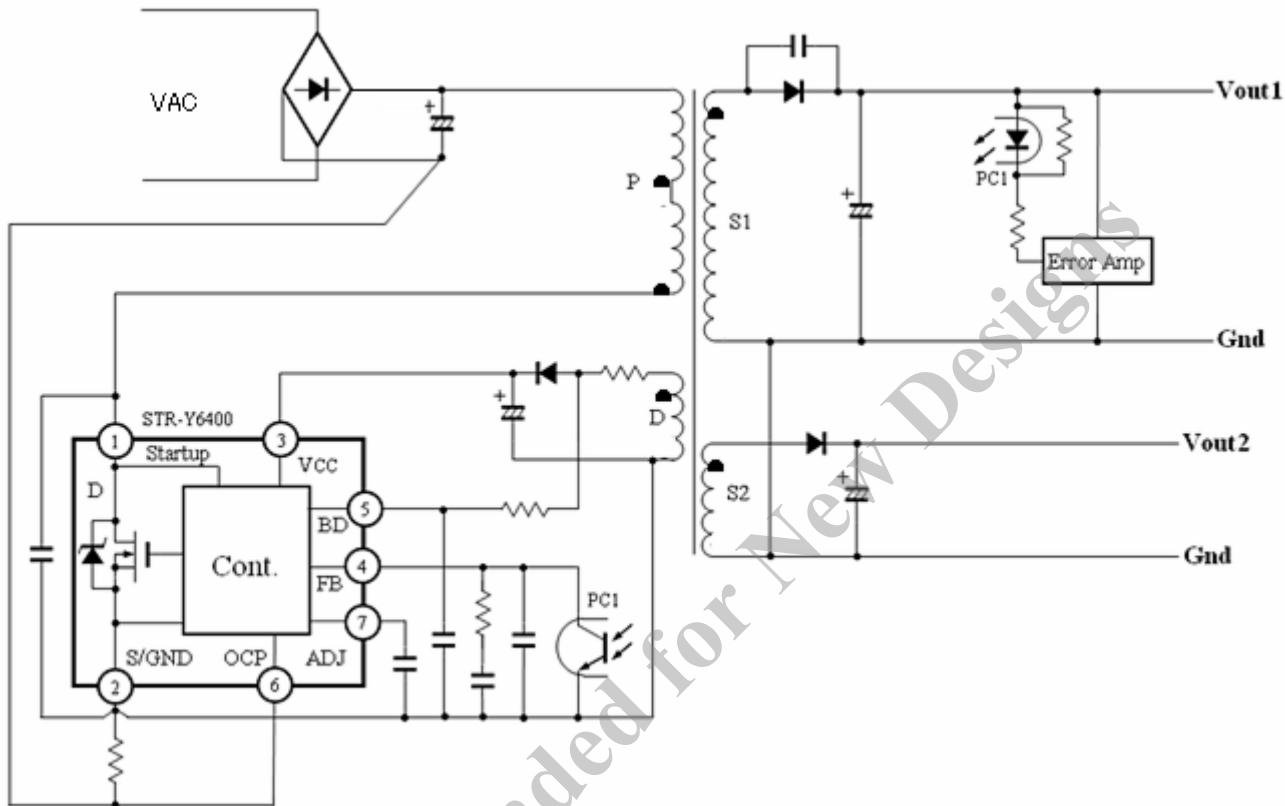
各端子機能

| 端子番号 | 端子記号 | 名 称 | 機 能 |
|------|-----------------|----------------|---|
| 1 | D/Startup | ドレイン端子／起動回路入力 | MOSFET ドレイン及び起動回路入力 |
| 2 | S/GND | ソース／グランド端子 | MOSFET ソース及びグランド |
| 3 | V _{CC} | 電源端子 | 制御回路電源入力 |
| 4 | FB | フィードバック端子 | 定電圧制御信号入力／スタンバイ制御／過負荷検出信号入力 |
| 5 | BD | ボトム検出／入力補正検出端子 | ボトム検出信号／入力補正検出信号入力 |
| 6 | OCP | 過電流保護入力端子 | 過電流検出信号／ボトムスキップ検出信号入力 |
| 7 | ADJ | アジャスト端子 | ソフトスタート動作／ボトムスキップの遅延時間設定／リモートON/OFF信号入力 |

STR-Y6476

2010年2月

6 応用回路例



STR-Y6476

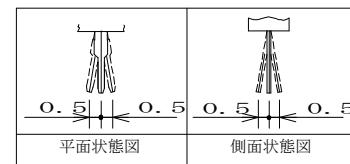
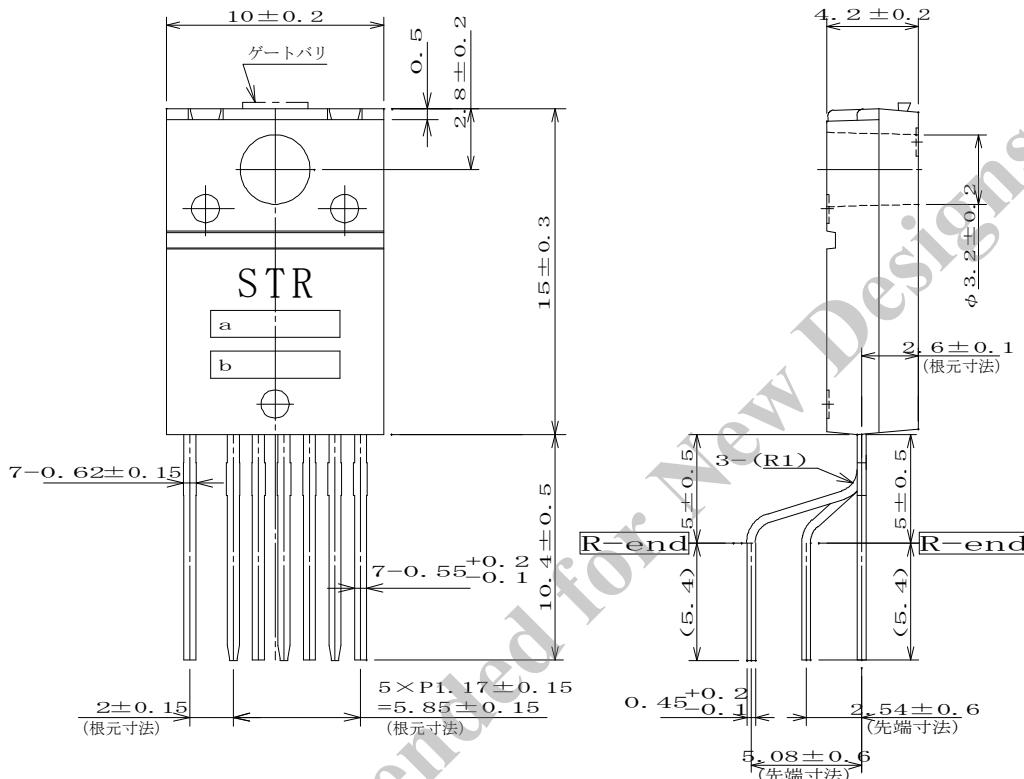
2010年2月

7 外形

7.1 外形、寸法および材質

TO-220F-7L (弊社呼称 FMS207)

リードフォーミング No. 3001



a. 品名標示 Y6476

b. ロット番号

| | |
|--------|---------|
| 第1文字 | 西暦年号下一桁 |
| 第2文字 | 製造月 |
| 1~9月 | アラビア数字 |
| 10月 | 0 |
| 11月 | N |
| 12月 | D |
| 第3、4文字 | 製造日 |
| 01~31 | アラビア数字 |
| 第5文字 | 弊社管理記号 |

7.2 外観

本体は、汚れ、傷、亀裂等なく綺麗であること。

7.3 標示

本体に品名及びロット番号を明瞭かつ容易に消えぬようレーザーで捺印すること。

STR-Y6476

2010年2月

8 使用上の注意

保管環境、特性検査上の取り扱い方法によっては信頼度を損なう要因となりますので、注意事項に留意されますようお願いいたします。

8.1 保管上の注意事項

- 保管環境は、常温(5~35°C)、常湿 (40~75%) 中が望ましく、高温多湿や温湿度変化の大きな場所を避けください。
- 腐食性ガス等の有毒ガスが発生しない塵埃の少ない場所で直射日光を避けてください。
- 長期保管したものは、使用前に半田付け性やリードの錆等について再点検してください。

8.2 特性検査、取り扱い上の注意事項

- 受入検査等で特性検査を行う場合は、測定器からのサージ電圧の印加、端子間ショートや誤接続等に十分ご注意ください。また定格以上の測定は避けてください。

8.3 放熱用シリコーングリースをご使用の際の注意

- 本製品を放熱板に取付けシリコーングリースをご使用する際は、均一に薄く塗布してください。必要以上に塗布することは、無理な応力を加えることになります。
- 振発性の放熱用シリコーングリースは長時間経過しますとヒビ割れが生じ、放熱効果を悪化させます。稠度の小さい(固い)放熱用シリコーングリースは、ビス止め時にモールド樹脂クラックの原因となります。

弊社では、寿命に影響を与えない下記の放熱用シリコーングリースを推奨しております。

| 品名 | メーカー名 |
|--------|------------------------------|
| G746 | 信越化学工業(株) |
| YG6260 | モンテイブ・パフォーマンスマテリアルズ・ジャパン合同会社 |
| SC102 | 東レ・ダウコーニング(株) |

8.4 推奨動作温度

動作時内部フレーム温度 $T_F=105 [^{\circ}\text{C}] \text{ MAX}$

8.5 放熱板に取り付ける時の注意点

- ねじ穴部がバーリング加工された放熱板に取り付けるなど、フィンねじ穴周辺部の平坦度が取れない場合、推奨トルク以下でも樹脂にクラックを発生することがありますのでご注意ください。また、半導体デバイスを取り付ける面の平坦度は 0.05mm 以下としてください。
- ネジは適切な頭径のナベネジとし、製品本体に当たらない物を選定してください。
皿小ネジ等は製品にストレスを加えるので使用しないでください。
タッピングネジは、2カ所以上で締め付けるパッケージにはお奨めできません。
- 推奨締付けトルク
 $0.588\sim0.785\text{N}\cdot\text{m} (6\sim8\text{kgf}\cdot\text{cm})$
- 締め付けの際に、締め付け工具などのドライバや、治具やネジがパッケージに当たりますと、パッケージにクラックが入るだけでなく、ストレスが内部に加わり、素子の寿命を早め、破壊、不良の原因となりますので十分注意してください。また、エアドライバでのねじ締めはストップ時の衝撃が大きく、推奨トルク以下でも樹脂にクラックを発生することがありますので、電動ドライバの使用をお奨めします。
特にデバイスを 2 カ所以上で締め付ける場合は、全ての取り付け部を、軽く予備締めした後に規定のトルク値で締め付けてください。エアドライバを使用する際はトルク管理に十分注意してください。
タッピングネジの場合は下穴の状態、作業状況により垂直にネジが入らず斜めに入ることが有り半導体デバイスに異常なストレスを加え、故障の原因となることがありますので注意してください。

STR-Y6476

2010年2月

8.6 半田付け方法

半田付けの際は、下記条件以内でできるだけ短時間に作業をするよう、ご配慮ください。

- ・ $260 \pm 5^{\circ}\text{C}$ 10sec.
- ・ $350 \pm 5^{\circ}\text{C}$ 3sec. (半田ごて)

半田付けは製品本体より 1.5mm のところまでとします。

8.7 静電気破壊防止のための取扱注意

- デバイスを取り扱う場合は、人体アースを取ってください。人体アースはリストストラップ等を用い、感電防止のため、 $1\text{M}\Omega$ の抵抗を人体に近い所へ入れてください。
- デバイスを取り扱う作業台は導電性のテーブルマットやフロアマット等を敷きアースを取ってください。
- カーブトレーサーなどの測定器を使う場合、測定器もアースを取ってください。
- 半田付けをする場合、半田ごてやディップ槽のリーク電圧がデバイスに印加されるのを防ぐため、半田ごての先やディップ槽をアースしてください。
- デバイスを入れる容器は、弊社出荷時の容器を用いるか、導電性容器やアルミ箔等で、静電対策をしてください。

8.8 その他

- 本資料に記載されている内容は、改良などにより予告なく変更することがあります。ご使用の際には、最新の情報であることをご確認ください。
 - 本資料に記載されている動作例及び回路例は、使用上の参考として示したもので、これらに起因する当社もしくは第三者の工業所有権、知的所有権、その他の権利の侵害問題について当社は一切責任を負いません。
 - 本資料に記載されている製品をご使用の場合は、これらの製品と目的物との組み合わせについて使用者の責任に於いて検討・判断を行ってください。
 - 当社は品質、信頼性の向上に努めていますが、半導体製品では、ある確率での欠陥、故障の発生は避けられません。部品の故障により結果として、人身事故、火災事故、社会的な損害等を発生させないよう、使用者の責任に於いて、装置やシステム上で十分な安全設計および確認を行ってください。
 - 本資料に記載されている製品は、一般電子機器（家電製品、事務機器、通信端末機器、計測機器など）に使用されることを意図しております。ご使用の場合は、納入仕様書の締結をお願いします。
 - 高い信頼性が要求される装置（輸送機器とその制御装置、交通信号制御装置、防災・防犯装置、各種安全装置など）への使用をご検討の際には、必ず当社販売窓口へご相談及び納入仕様書の締結をお願いします。
 - 極めて高い信頼性が要求される装置（航空宇宙機器、原子力制御、生命維持のための医療機器など）には、当社の文書による合意がない限り使用しないでください。
 - 本資料に記載された製品は耐放射線設計をしておりません。
 - 本資料に記載された内容を文書による当社の承諾無しに転記複製を禁じます。
-
- 本資料に記載されている製品(または技術)を国際的な平和及び安全の維持の妨げとなる使用目的を有する者に再提供したり、また、そのような目的に自ら使用したり第三者に使用させたりしないようにお願いします。
尚、輸出等される場合は外為法のさだめるところに従い必要な手続きをおとりください。