

1 適用範囲

Scope

この規格は、VR-61SSについて適用する。

The present specifications shall apply to an VR-61SS.

2 概要

Outline

種 Type	別	対称型シリコンバリスタ Symmetry Type Silicon Varistor
構 Structure	造	樹脂封止型 Resin Molded
主 Applications	用 途	過電圧保護 Over Voltage Protection

3 不燃化度

Flammability

規格 UL94V-0 相当品

UL94V-0(Equivalent)

4 絶対最大定格

Absolute maximum ratings

No.	項 目 Item	記号 Symbol	単位 Unit	定 格 Rating	条 件 Conditions
1	直流電流 Direct current	I_o	mA	150	
2	サージ順電流 Peak Surge Forward Current	I_{FSM}	A	7.5	10msec.正弦半波単発 Half sinewave, one shot
3	接合部温度 Junction Temperature	T_j		-40 ~ +100	
4	保存温度 Storage Temperature	T_{stg}		-40 ~ +100	

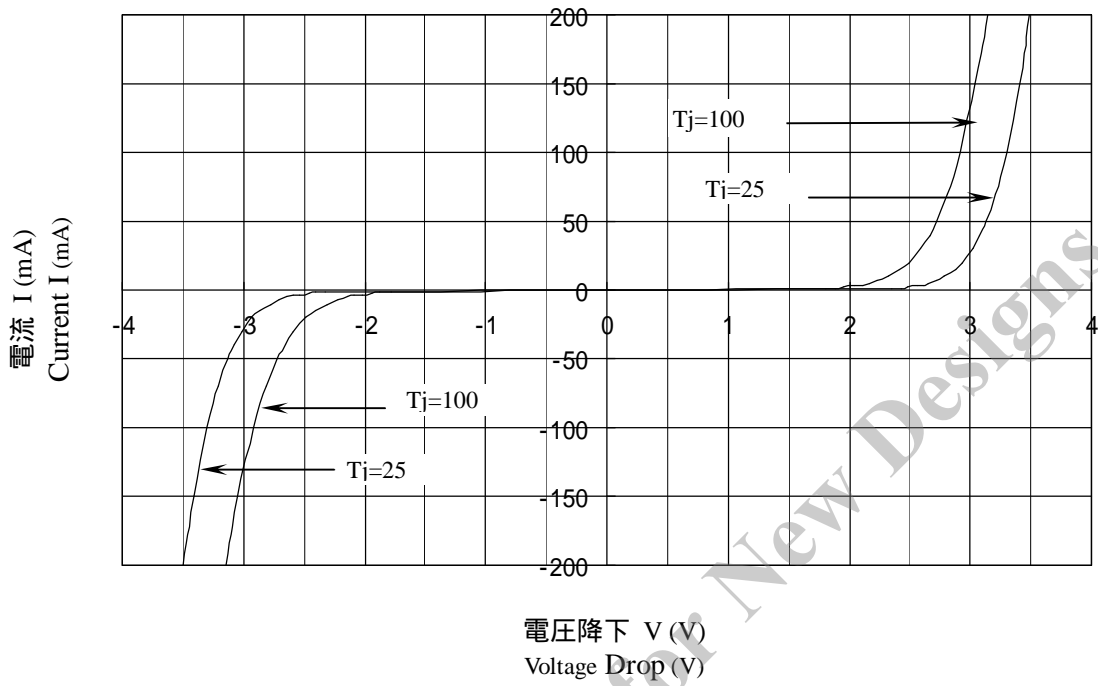
5 電気的特性(特に指定の無い場合は、25 とする。)

Electrical characteristics ($T_a=25$, unless otherwise specified)

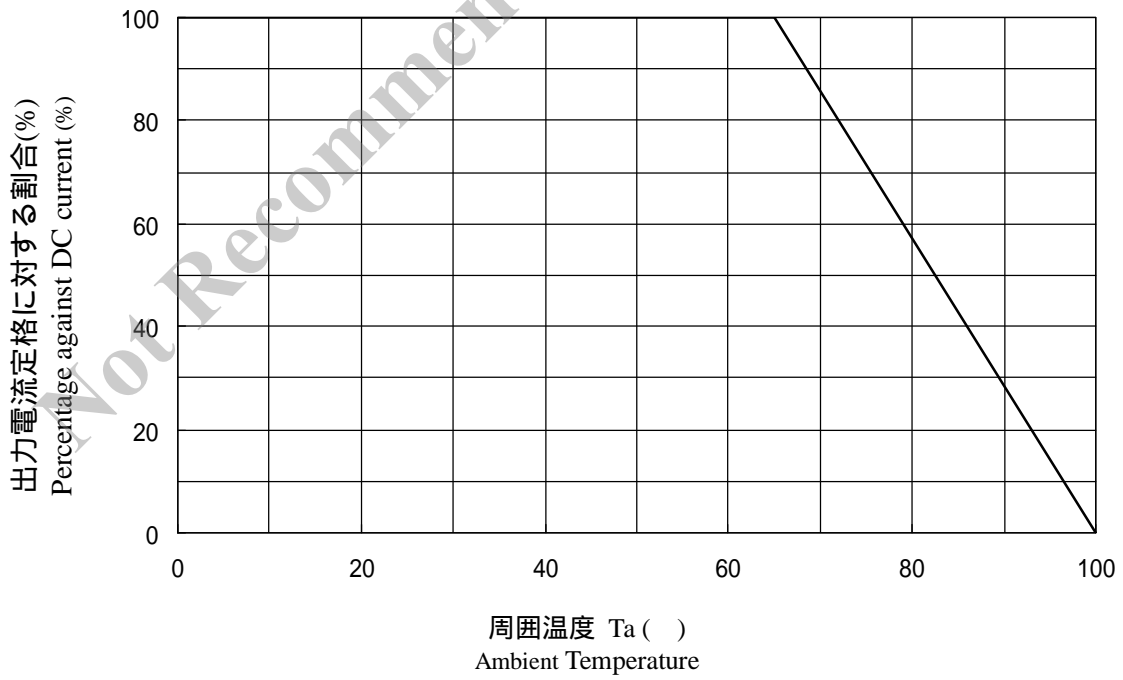
No.	項 目 Item	記号 Symbol	単位 Unit	特 性 Value	条 件 Conditions	
1	順方向降下電圧(1) Forward Voltage Drop (1)	V_{F1}	V	2.30 ± 0.25	$I_F=1mA$	双方向共 Both Direction
	順方向降下電圧(2) Forward Voltage Drop (2)	V_{F2}	V	2.75 ± 0.25	$I_F=10mA$	
	順方向降下電圧(3) Forward Voltage Drop (3)	V_{F3}	V	3.10 ± 0.25	$I_F=70mA$	
4	熱抵抗 Thermal Resistance	$R_{th(j-l)}$	/W	20 max.	接合部 - 本体リード 付け根の間 Between Junction and Lead	

6 特性
Characteristics

電圧 電流特性(代表値)
V - I Characteristics (typical value)



7 減定格
Derating

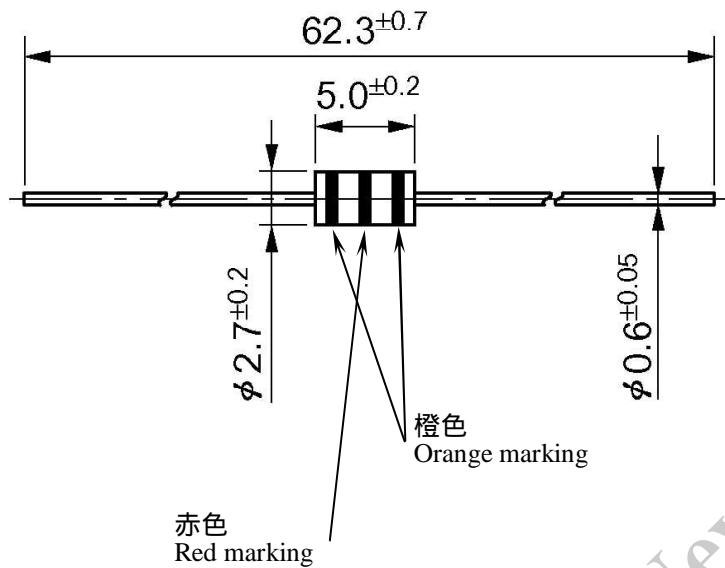


8 外形

Package information

8-1 外形、寸法および標示

Package type, physical dimensions and marking



- 1 リード線全長に対する本体のセンターズレは、0.5max.とする。
The allowance position of Body against the center of whole lead wire is 0.5mm(max.)
- 2 本体に対するリード線のセンターズレは、0.3max.とする。
The centric allowance of lead wire against center of physical body is 0.3mm(max.)
- 3 リード根元 2mm の範囲に樹脂バリが付着している場合があります。
The burr may exit up to 2mm from the body of lead

単位：mm

Dimensions in mm