

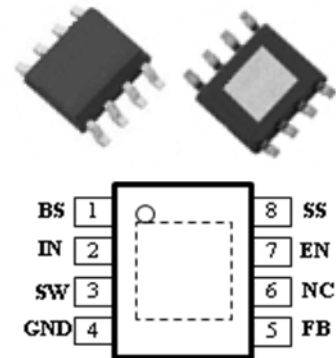
NR120E シリーズ

概要

NR120E シリーズは、パワーMOSFET 内蔵の降圧スイッチングレギュレータICです。電流制御方式により、セラミックコンデンサのような超低 ESR のコンデンサに対応します。過電流保護(OCP)、低入力禁止(UVLO)、過熱保護(TSD)等の保護機能を有しています。起動時の突入電流を防ぐためソフトスタート機能を有しています。コンデンサを接続することで、ソフトスタート時間を設定できます。外部信号でオンオフできる機能を有しており、EN 端子に外部から信号を入力することで、IC をターンオン/ターンオフできます。位相補償回路を内蔵し、外付けの位相補償部品は不要です。放熱性に優れた裏面ヒートスラグ付きの小型薄型の SOIC 8 ピンパッケージで供給されます。

パッケージ

- Exposed SOIC 8
- 裏面ヒートスラグ付面実装 8 ピンパッケージ



特長と利点

- 最大効率 94%
- 電流モード型 PWM 制御
- 出力にセラミックコンデンサのような低 ESR コンデンサの使用に対応
- 保護回路を内蔵
過電流保護 (OCP) 垂下型自動復帰
過熱保護内蔵 (TSD) 自動復帰
低入力時誤動作防止回路 (UVLO)
- 位相補償回路を内蔵 外付け部品不要
- 外付けコンデンサによる Soft-Start
- ON/OFF 機能

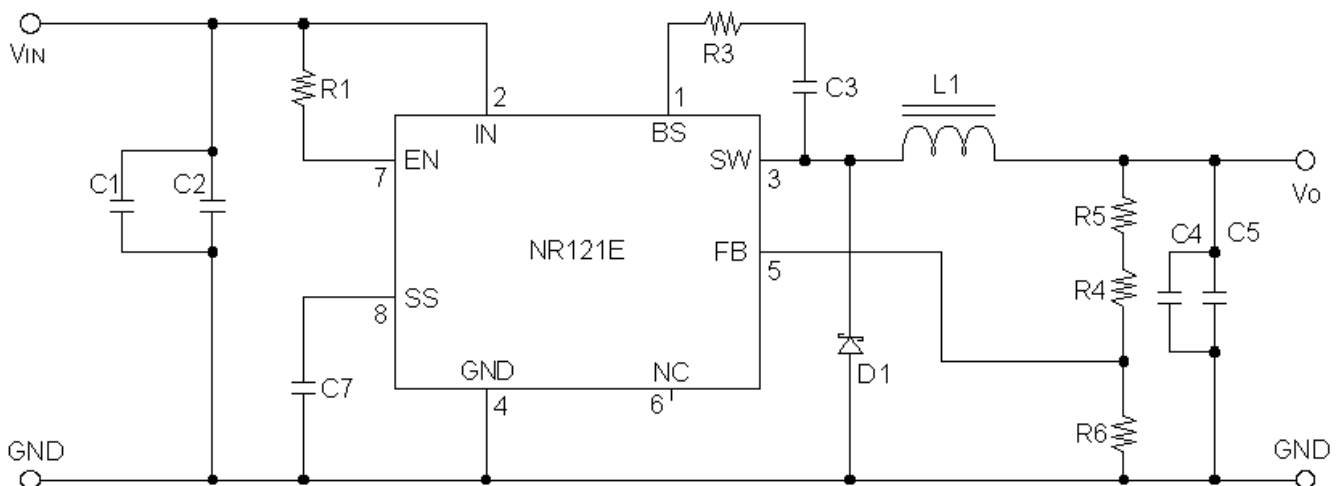
主要スペック

- 入力電圧 $V_{IN} = 4.5V \sim 18V$
- 出力電圧 $V_O = 0.8V \sim 14V$
- 最大出力電流 $I_O = 3A$
- 動作周波数: 350kHz

アプリケーション

- LCD-TV
- Blu-Ray
- デジタル家電用スタンバイ電源

標準接続図



- | | | |
|--------------------------|---|-------------------|
| C1, C2: 10 μ F / 25V | R1: 100k Ω | L1: 10 μ H |
| C4, C5: 22 μ F / 16V | R3: 22 Ω (*Option) | |
| C7: 0.1 μ F | R4: 8.2 k Ω , R5: 4.3k Ω ($V_O=3.3V$) | |
| C3: 0.1 μ F | R6: 3.9k Ω | D1: SJPB-L4(サンケン) |

NR120E シリーズ

シリーズラインアップ

製品名	f _{sw}	V _{IN}	V _O	I _O
NR121E	350kHz	4.5V to 18V (1)	0.8V to 14V (2)	3A

(1) 入力電圧の最小値は、4.5V もしくは V_O+3V のどちらか大きい値とする

(2) 入出力条件は最小 ON 時間により制限されます。

絶対最大定格

項目	記号	規格値	単位	条件
直流入力電圧	V _{IN}	20	V	
許容損失	P _D	1.76	W	30mm×30mm ガラスエポキシ基板実装時(銅箔エリア 25mm×25mm)Max T _j =150°C
接合部温度	T _J	-40 to 150	°C	
保存温度	T _S	-40 to 150	°C	
熱抵抗 1 (接合-4 番ピン)	θ _{JP}	26	°C/W	
熱抵抗 2 (接合-周囲)	θ _{JC}	71	°C/W	30mm×30mm ガラスエポキシ基板実装時(銅箔エリア 25mm×25mm)Max T _j =150°C

(3) 過熱保護により制限。

(4) 過熱保護検出温度は約 160°Cとなる。

推奨動作条件

項目	記号	規格値		単位	条件
		MIN	MAX		
直流入力電圧	V _{IN}	V _O +3	18	V	
直流出力電流	I _O	0	3.0	A	
出力電圧	V _O	0.8	14	V	
動作周囲温度	T _{OP}	-40	85	°C	

(5) 入力電圧の最小値は、4.5V もしくは V_O+3 V のどちらか大きい値とする。

V_{IN} = V_O+1 ~ V_O+3V の場合は I_O = 2A MAX となります。

(6) 推奨回路図は応用回路例を参照してください。

(7) 熱減定格以内で使用する必要があります。

NR120E シリーズ

Nov./10/2015

電気的特性

Ta = 25°C

項目	記号	規格値			単位	測定条件	
		MIN	TYP	MAX			
設定基準電圧	V_{REF}	0.784	0.800	0.816	V	$V_{IN} = 12V, I_o = 1.0A$	
出力電圧温度係数	$\Delta V_{REF}/\Delta T$	—	± 0.05	—	mV/°C	$V_{IN} = 12V, I_o = 1.0A$ -40°C to +85°C	
動作周波数	NR121E f_{SW}	280	350	420	kHz	$V_{IN} = 12V, V_o = 3.3V,$ $I_o = 1A$	
ラインレギュレーション	(8) V_{Line}	—	50	—	mV	$V_{IN} = 6.3V \sim 18V,$ $V_o = 3.3V, I_o = 1A$	
ロードレギュレーション	(8) V_{Load}	—	50	—	mV	$V_{IN} = 12V, V_o = 3.3V,$ $I_o = 0.1A \sim 3.0A$	
過電流保護開始電流	I_S	3.1	—	6.0	A	$V_{IN} = 12V, V_o = 3.3V$	
無負荷時回路電流	I_{IN}	—	6	—	mA	$V_{IN} = 12V$ $V_{EN} = 10k\Omega$ pull up to V_{IN}	
静止時回路電流	$I_{IN(off)}$	0	—	10	μA	$V_{IN} = 12V, I_o = 0A,$ $V_{EN} = 0V$	
SS 端子 *7	Low 時流出電流	$I_{EN/SS}$	6	10	14	μA	$V_{SS} = 0V, V_{IN} = 12V$
	開放電圧	V_{SSH}	—	3.0	—	V	$V_{IN} = 12V$
EN 端子	流入電流	I_{EN}	—	50	100	μA	$V_{EN} = 10V$
	オンスレッシュ電圧	V_{CEH}	0.7	1.4	2.1	V	$V_{IN} = 12V$
最大 ON デューティ	(8) D_{MAX}	—	90	—	%		
最小 ON 時間	(8) (9) $T_{ON(MIN)}$	—	150	—	nsec		
過熱保護開始温度	(8) TSD	151	165	—	°C		
過熱保護復帰ヒステリシス	(8) TSD_{hys}	—	20	—	°C		

(8) 設計保証値です。

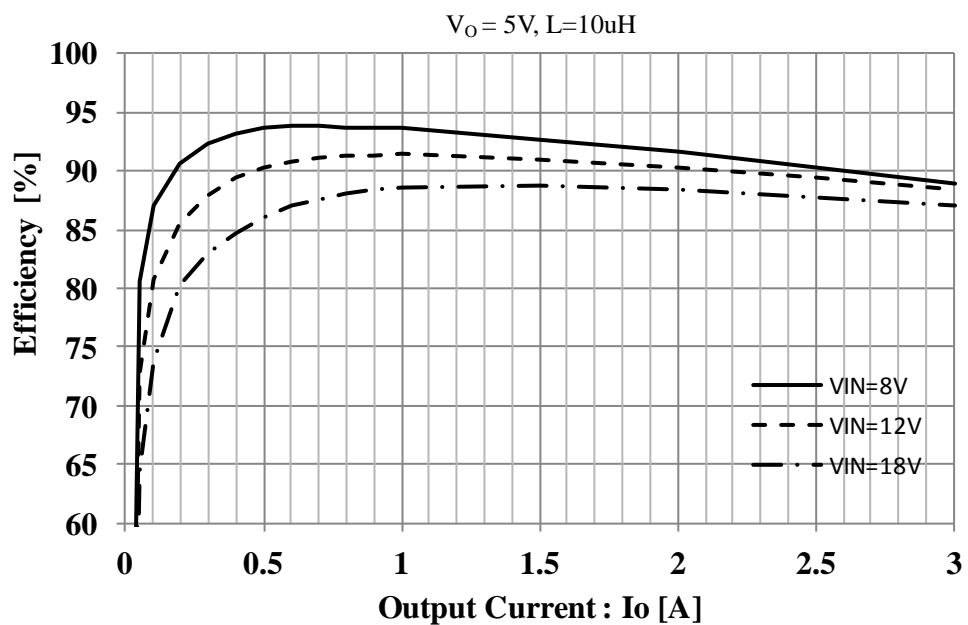
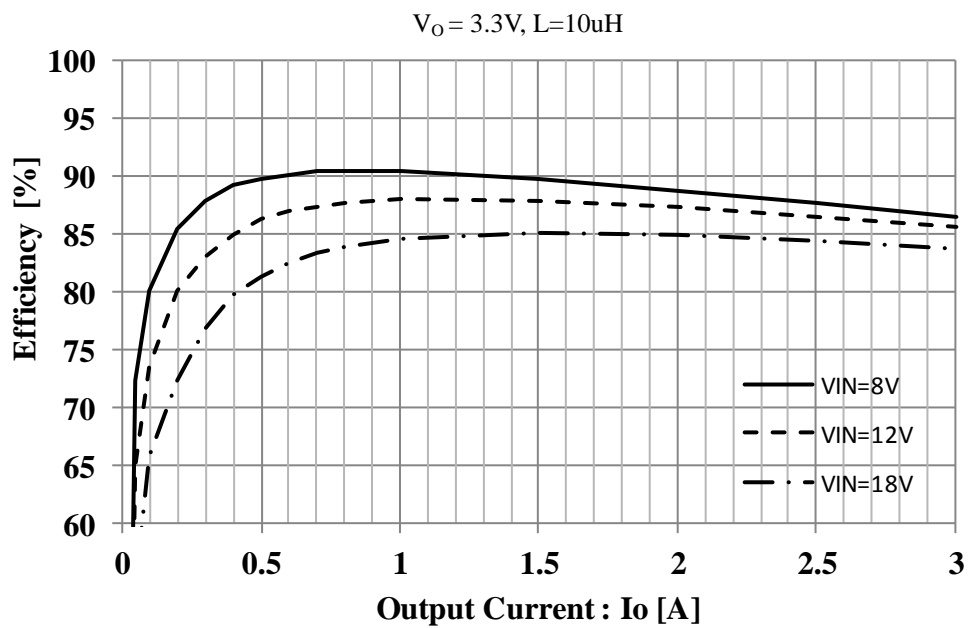
(9) 入出力条件は最小 ON 時間により制限されます。

NR120E シリーズ

代表特性

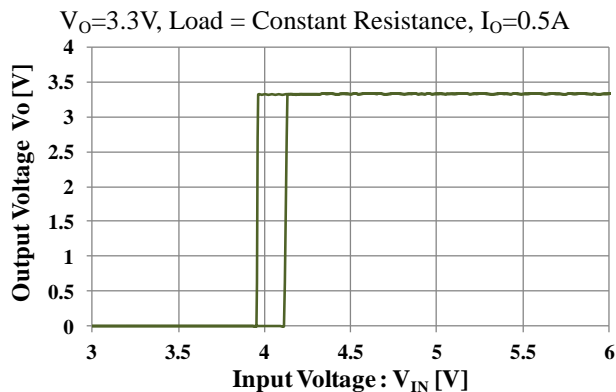
NR121E 代表特性例

効率

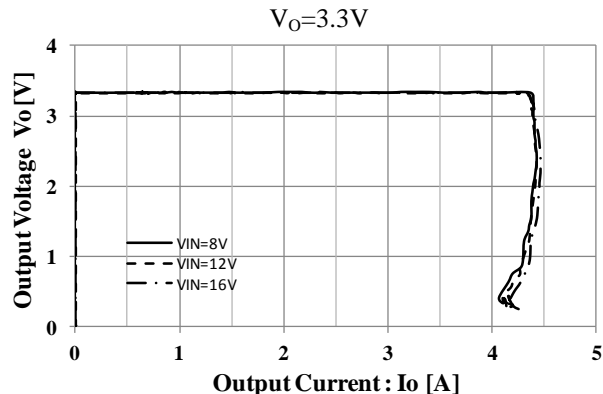


NR121E 代表特性例

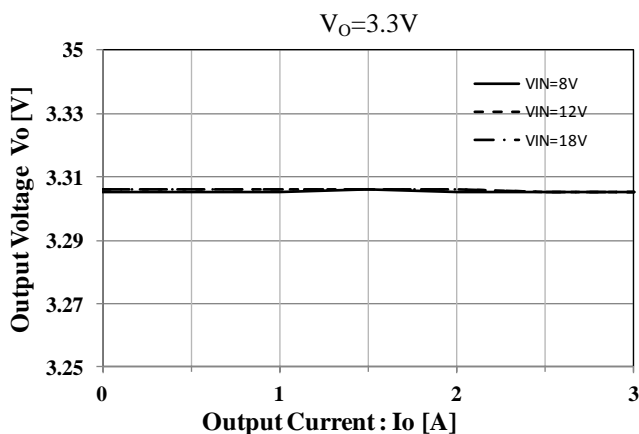
出力電圧立上り



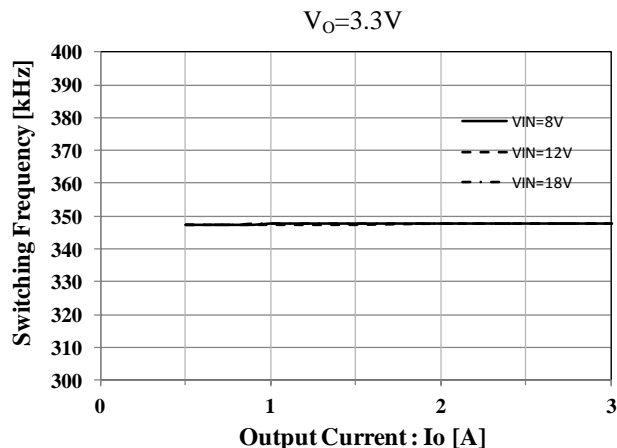
過電流保護特性



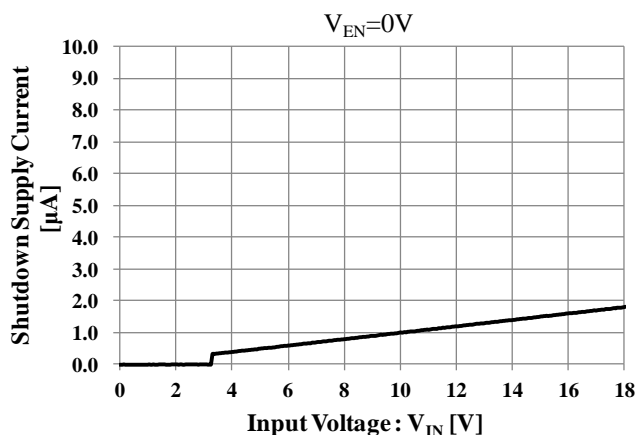
出力電圧変動: V_{Load}



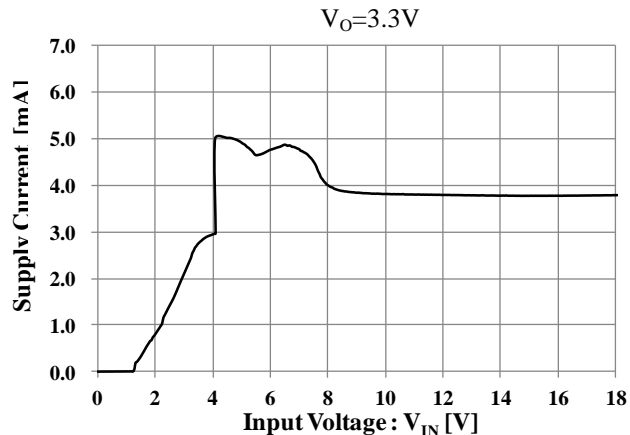
動作周波数: f_{SW}



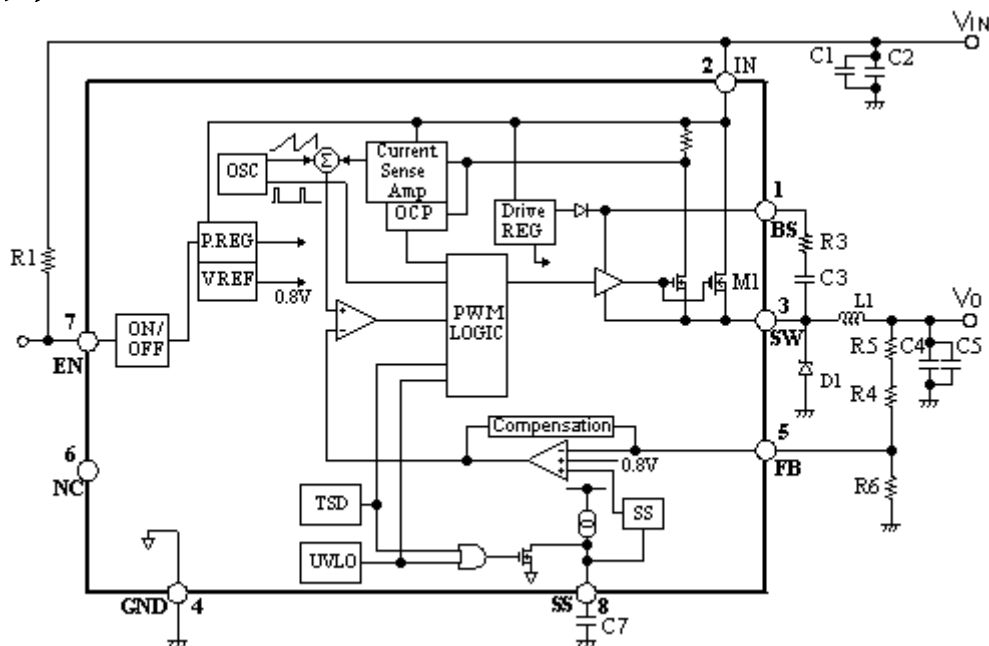
オフ時回路電流: $I_{IN(off)}$



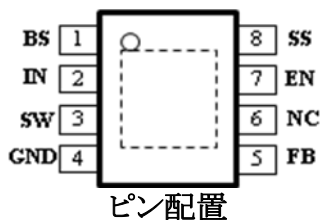
無負荷時回路電流: I_{IN}



ブロックダイアグラム



ピン配置 & 端子機能



端子機能

端子番号	記号	機能
1	BS	ハイサイドブースト入力端子 BS 端子は、ハイサイド MOSFET のドライブ電力を供給します。 コンデンサと抵抗を SW 端子と BS 端子間に接続してください
2	IN	入力端子 IC に電力を供給します
3	SW	出力端子 出力電力を供給します 出力用 LC フィルタを SW 端子に接続してください SW 端子と BS 端子間に、ハイサイド MOSFET へ電力供給するコンデンサが必要です
4	GND	グランド端子 裏面ヒートスラグは、グランド端子に接続してください。
5	FB	基準電圧と出力電圧を比較するフィードバック端子 フィードバック閾値電圧は 0.8V です。 FB 端子を分圧抵抗 R4,R5 と R6 の間に接続して出力電圧を設定してください
6	NC	未使用端子
7	EN	イネーブル入力端子 EN 端子を High でレギュレータをオン、Low でオフします
8	SS	ソフトスタート端子 SS 端子とグランド間にコンデンサ接続することで、ソフトスタートを設定できます

外付け部品設計ガイド

(1)ダイオード D1

- ・ダイオードには、必ずショットキーバリアダイオードを使用して下さい。
- ・ファーストリカバリダイオードを使用した場合、リカバリおよびオン電圧による逆電圧印加により IC を破壊する恐れがあります。

(2)チョークコイル L1

- ・チョークコイルの巻き線抵抗が大きい場合、効率が低下し、規格値に達しない場合があります。
- ・過電流保護開始電流が約 4A のため、過負荷・負荷短絡時の磁気飽和によるチョークコイルの発熱に注意願います。

(3)コンデンサ C1(C2), C4(C5), C7

- ・C1 (C2), C4 (C5) には大きなリップル電流が流れますので、スイッチング電源用高周波低インピーダンス品をご使用下さい。
- ・特に C4 (C5) のインピーダンスが高い場合、低温時にスイッチング波形に異常を起こすことがあります。
- ・C7 はソフトスタート用コンデンサです。出力電圧のオーバーシュート、ラッシュ電流を抑制致します。

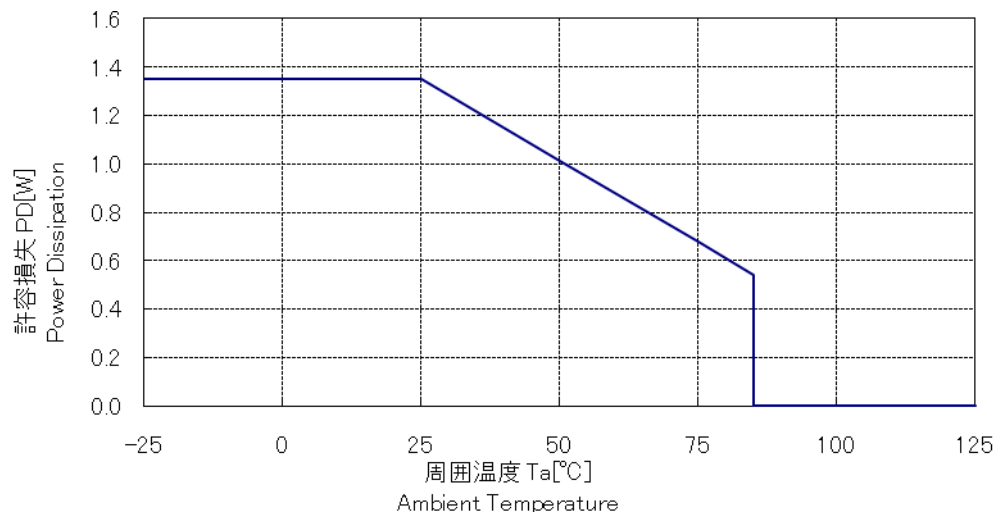
(4)抵抗 R4, R5, R6

- ・R4, R5, R6 は出力電圧を設定する抵抗です。I_{ADJ} が 0.2mA 程度となるよう設定して下さい。
- ・R4, R5, R6 の値を求める式は以下のようになります。

$$R4 + R5 = \frac{(V_O - V_{FB})}{I_{ADJ}} = \frac{(V_O - 0.8)}{0.2 \times 10^{-3}} (\Omega), \quad R6 = \frac{V_{FB}}{I_{ADJ}} = \frac{0.8}{0.2 \times 10^{-3}} \div 4.0k(\Omega) \quad \text{----- (1)}$$

最適な動作環境とするためには、各部品を最短で接続することが必要です

熱減定格



注記

- 1) ガラスエポキシ基板 30×30mm
- 2) 銅箔エリア 25×25mm
- 3) 熱減定格は、ジャンクション温度 125°C で算出しています。
- 4) 損失は下記式を使って求めます。効率、入力電圧、出力電流によって変化する為、効率曲線より求め、パーセント表示のまま代入します。
- 5) D1 の熱設計は別途行う必要があります。

$$P_D = V_O \cdot I_O \left(\frac{100}{\eta_x} - 1 \right) - V_F \cdot I_O \left(1 - \frac{V_O}{V_{IN}} \right)$$

V_O : 出力電圧

V_{IN} : 入力電圧

I_O : 出力電流

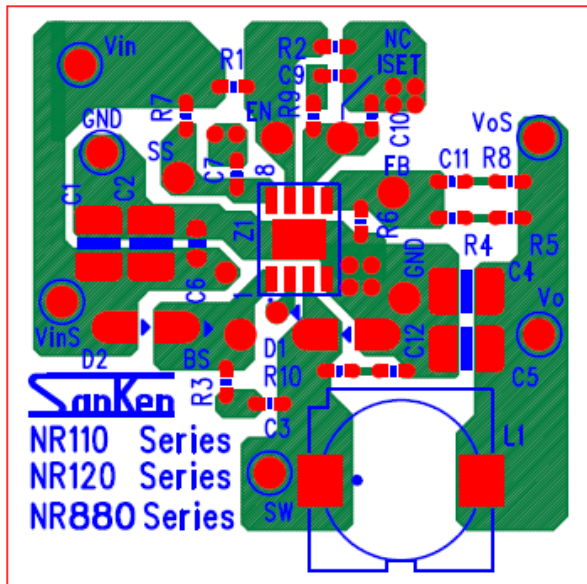
η_x : 効率(%)

V_F : D1 順方向電圧
SJPB-L4...0.55V($I_O=3A$)

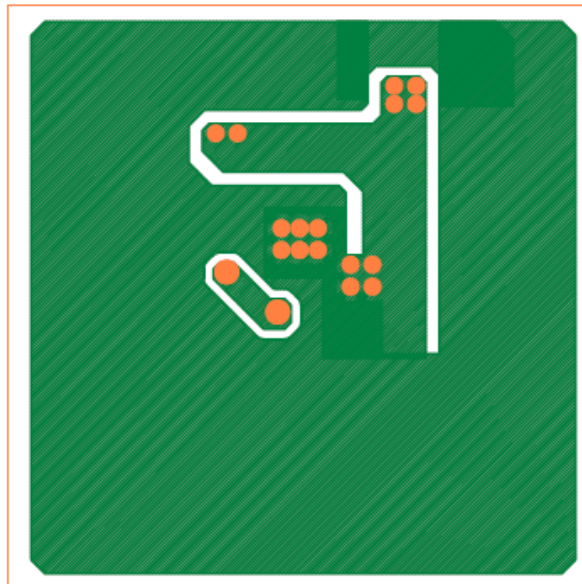
NR120E シリーズ

参考 PCB レイアウト & 推奨ランドパターン

- (1) GND ラインは 4 番端子を中心にした 1 点 GND 配線とし、各部品を最短で配置することが必要です。
- (2) パッケージの裏面ヒートシンクにつながる GND の銅箔面積を大きくすることで、放熱効果が上がります。

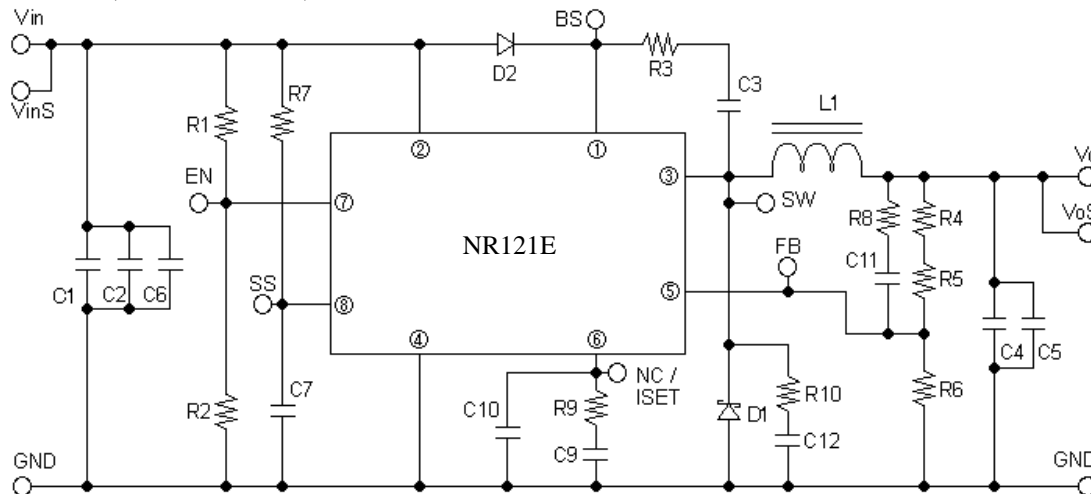


PCB レイアウト表面: 部品面(両面基板)



PCB レイアウト裏面: GND 面(両面基板)

デモボード回路図(他シリーズ共用)

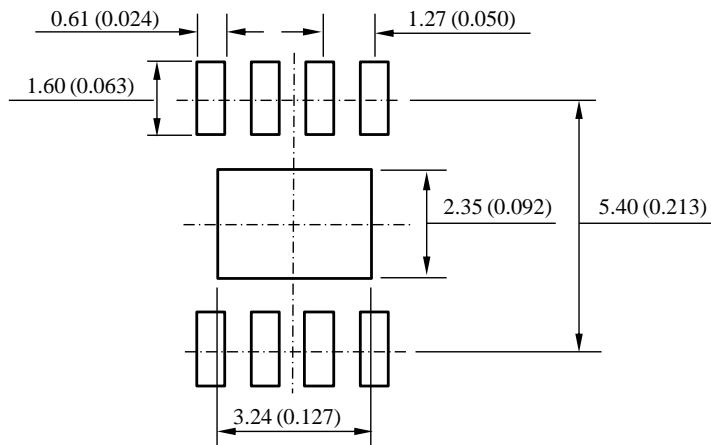


※デモボード回路図の部品番号は、当該基板が NR110、NR120、NR880 シリーズ共用のため、前述の応用回路例などと一部一致しません。予めご了承ください。NR120 シリーズにおいて、C9、R9、C10 は使用しません。また、D2、R3、R8、R10、C11、C12 はオプションです。

NR120E シリーズ

注記

PCB サイズ: 60mm × 60mm



注記

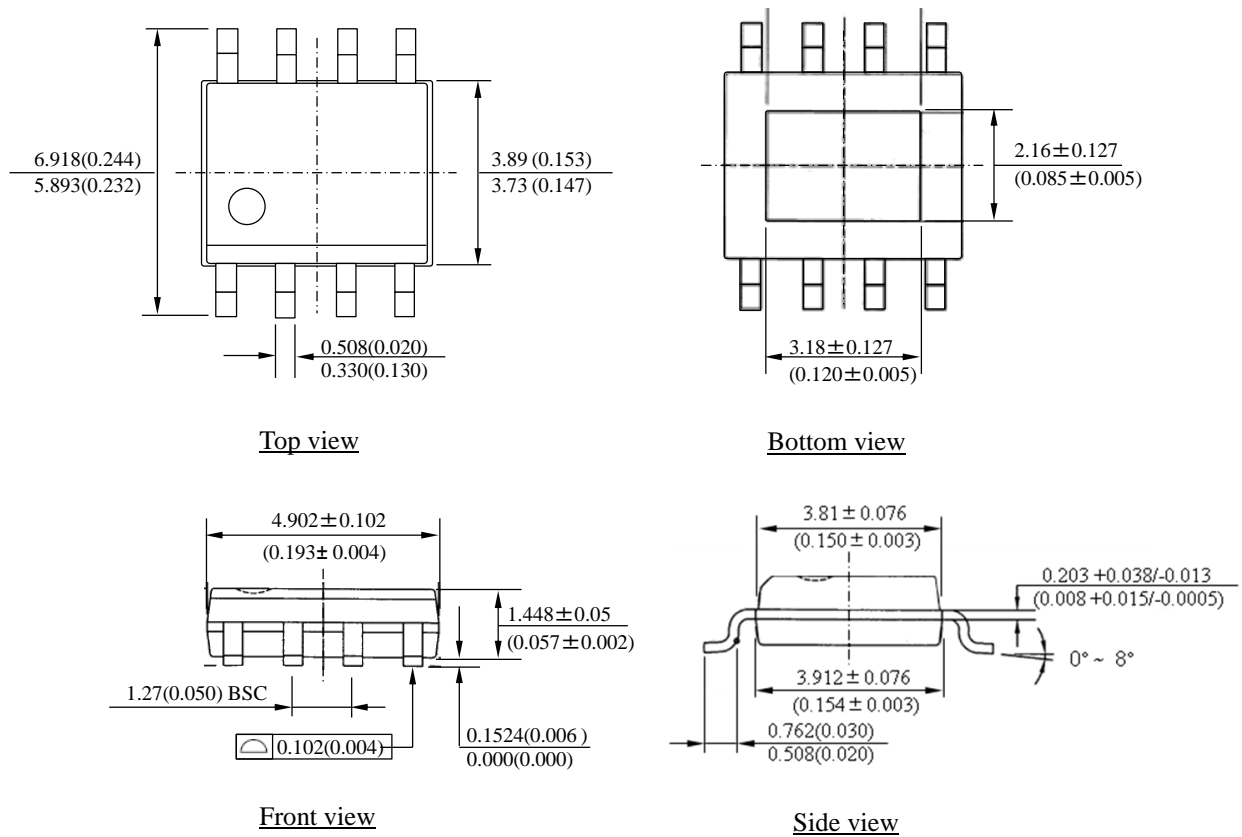
- 1) 寸法: mm (inch)
- 2) 図は一定の縮尺で描かれていません

推奨ランドパターン

NR120E シリーズ

外形図

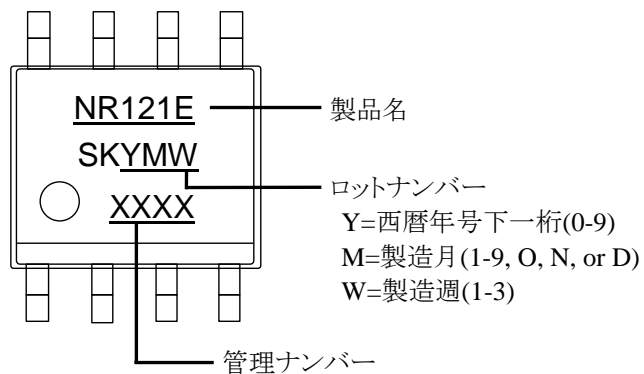
Exposed SOIC8 パッケージ



注記

- 1) 寸法表記 mm (inch)
- 2) 図は一定の縮尺で描かれていません
- 3) Pbフリー(RoHS対応)

捺印仕様



使用上の注意

保管環境、特性検査上の取り扱い方法によっては信頼度を損なう要因となるので、注意事項に留意してください。

保管上の注意事項

- 保管環境は、常温(5~35°C)、常湿(40~75%)中が望ましく、高温多湿や温湿度変化の大きな場所を避けてください
- 腐食性ガスなどの有毒ガスが発生しない、塵埃の少ない場所で、直射日光を避けてください
- 長期保管したものは、使用前にはんだ付け性やリードの錆等について再点検してください

特性検査、取り扱い上の注意事項

- 受入検査などで特性検査を行う場合は、測定器からのサージ電圧の印加、端子間ショートや誤接続などに十分注意してください。また定格以上の測定は避けてください

はんだ付け方法

- はんだ付けの際は、下記条件以内で、できるだけ短時間に作業してください

- ・リフロー : 予備加熱 : 180°C / 90±30s
本加熱 : 250°C / 10±1s (260°C peak, 2 回)
- ・フロー : 260 +0°C -10°C / 10±1s (2 回)
- ・はんだごて: 380±10°C / 3.5±0.5s (1 回)

静電気破壊防止のための取扱注意

- 製品を取り扱う場合は、人体アースを取ってください。人体アースはリストストラップなどを用い、感電防止のため、1MΩの抵抗を人体に近い所へ入れてください
- デバイスを取り扱う作業台は、導電性のテーブルマットやフロアマット等を敷き、アースを取ってください
- カーブトレーサーなどの測定器を使う場合、測定器もアースを取ってください
- はんだ付けをする場合、はんだごてやディップ槽のリーク電圧が、製品に印加するのを防ぐため、はんだごての先やディップ槽んのアースをとってください
- 製品を入れる容器は、弊社出荷時の容器を用いるか、導電性容器やアルミ箔などで、静電対策をしてください

注意書き

- 本資料に記載されている内容は、改良などにより予告なく変更することがあります。ご使用の際には、最新の情報であることを確認してください。
- 本書に記載されている動作例および回路例は、使用上の参考として示したもので、これらに起因する弊社もしくは第三者の工業所有権、知的所有権、その他の権利の侵害問題について弊社は一切責任を負いません。
- 弊社は品質、信頼性の向上に努めていますが、半導体製品では、ある確率での欠陥、故障の発生は避けられません。部品の故障により結果として、人身事故、火災事故、社会的な損害などが発生しないよう、使用者の責任において、装置やシステム上で十分な安全設計および確認を行ってください。
- 本書に記載されている製品は、一般電子機器(家電製品、事務機器、通信端末機器、計測機器など)に使用することを意図しています。
高い信頼性が要求される装置(輸送機器とその制御装置、交通信号制御装置、防災・防犯装置、各種安全装置など)への使用を検討する場合は、必ず弊社販売窓口へ相談してください。
極めて高い信頼性を要求する装置(航空宇宙機器、原子力制御、生命維持のための医療機器など)には、弊社の文書による合意がない限り使用しないでください。
- 弊社の製品を使用、またはこれを使用した各種装置を設計する場合、定格値に対するディレーティングをどの程度行うかにより、信頼性に大きく影響します。
ディレーティングとは信頼性を確保または向上するため、各定格値から負荷を軽減した動作範囲を設定したり、サージやノイズなどについて考慮することです。ディレーティングを行う要素には、一般的には電圧、電流、電力などの電氣的ストレス、周囲温度、湿度などの環境ストレス、半導体製品の自己発熱による熱ストレスがあります。これらのストレスは、瞬間的数値、あるいは最大値、最小値についても考慮する必要があります。
なおパワーデバイスやパワーデバイス内蔵 IC は、自己発熱が大きく接合部温度のディレーティングの程度が、信頼性を大きく変える要素となりますので十分に配慮してください。
- 本書に記載している製品の使用にあたり、本書記載の製品に他の製品・部材を組み合わせる場合、あるいはこれらの製品に物理的、化学的、その他何らかの加工・処理を施す場合は、使用者の責任においてそのリスクを検討の上行ってください。
- 本書記載の製品は耐放射線設計をしていません。
- 弊社物流網外での輸送、製品落下などによるトラブルについて、弊社は一切責任を負いません。
- 本書記載の内容を、文書による当社の承諾なしに転記複製を禁じます。