

600 V 高圧 3 相モータドライバ SIM1-10F1M

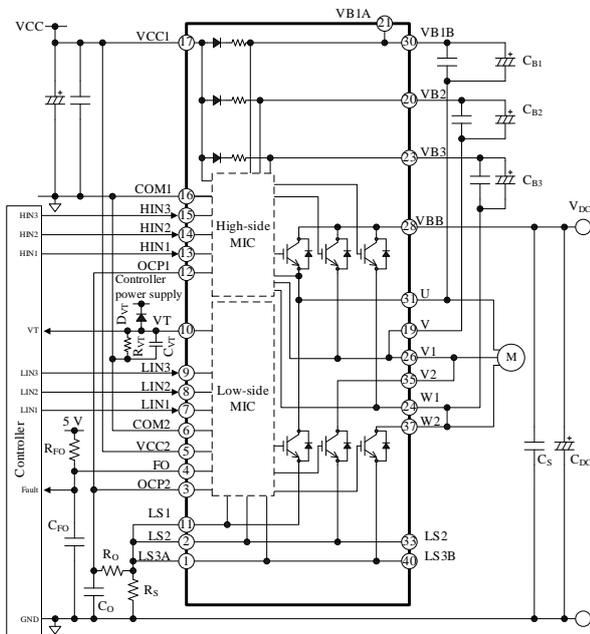
概要

SIM1-10F1M は、出力素子、プリドライバおよび制限抵抗付きブートストラップダイオードを 1 パッケージにした、高圧 3 相モータ用ドライバです。ユニバーサル入力仕様の小～中容量モータのインバータ制御に最適です。

特長

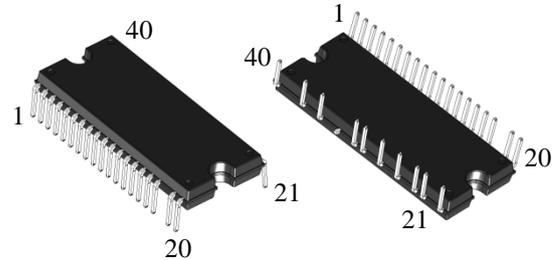
- Pb フリー (RoHS 対応)
- 温度モニタ機能搭載
- ブートストラップダイオード内蔵 (制限抵抗 60 Ω)
- CMOS (3.3 V、5 V 系) 入力レベル対応
- 保護回路動作時エラー信号出力 (FO 端子)
- 保護機能
 - 過電流保護機能
 - ハイサイド (OCP1) : 自動復帰
 - ローサイド (OCP2) : 自動復帰
 - 電源電圧低下保護機能
 - ハイサイド (UVLO_VB) : 自動復帰
 - ローサイド (UVLO_VCC) : 自動復帰
 - サーマルシャットダウン (TSD) : 自動復帰

応用回路例



パッケージ

DIP40 (ボディサイズ : 36.0 mm × 14.8 mm × 4.0 mm)



LF No. 2971

原寸大ではありません。

主要特性

- 出力耐圧 : 600 V
- 電流定格 : 10 A
- 出力素子 : IGBT + FRD

アプリケーション

- 冷蔵庫のコンプレッサ駆動
- 洗濯乾燥機のファン・ポンプ駆動
- エアコンのファンモータ駆動
- 空気清浄機のファンモータ駆動

目次

概要	1
目次	2
1. 絶対最大定格	4
2. 推奨動作条件	5
3. 電気的特性	6
3.1 制御部特性	6
3.2 ブートストラップダイオード特性	7
3.3 熱抵抗	7
3.4 出力素子特性	8
4. 機械的特性	9
5. 絶縁距離	9
6. 真理値表	10
7. ブロックダイアグラム	11
8. 各端子機能	12
9. 応用回路例	13
10. 外形図	14
11. 捺印仕様	15
12. 機能説明	16
12.1 起動、停止時の注意	16
12.2 各端子の設定	16
12.2.1 U、V、V1、V2、W1、W2 端子	16
12.2.2 VB1A、VB1B、VB2、VB3 端子	16
12.2.3 VCC1、VCC2 端子	17
12.2.4 COM1、COM2 端子	18
12.2.5 HIN1、HIN2、HIN3 端子 LIN1、LIN2、LIN3 端子	18
12.2.6 VBB 端子	19
12.2.7 LS1、LS2、LS3A、LS3B 端子	19
12.2.8 OCP1 端子	19
12.2.9 OCP2 端子	19
12.2.10 FO 端子	19
12.2.11 VT 端子	19
12.3 温度モニタ機能	20
12.4 保護機能	20
12.4.1 エラー出力	20
12.4.2 電源電圧低下保護機能 (UVLO)	21
12.4.3 過電流保護機能	21
12.4.4 サーマルシャットダウン (TSD)	23
13. 設計上の注意点	23
13.1 パターンレイアウト	23
13.2 放熱器を取り付ける際の注意	24
13.3 IC の特性を測定する際の注意	24
14. 損失の計算とジャンクション温度の推定	26
14.1 IGBT の定常損失 P_{ON}	26

14.2 IGBT のスイッチング損失 P_{sw} -----	26
14.3 IGBT のジャンクション温度の推定-----	26
14.4 フリーホイールダイオードの定常損失 P_F -----	27
14.5 フリーホイールダイオードのジャンクション温度の推定-----	27
15. 代表特性グラフ-----	28
15.1 制御部代表特性グラフ-----	28
15.2 出力特性グラフ-----	34
15.2.1 出力素子特性グラフ-----	34
15.2.2 スwitching損失特性グラフ-----	34
15.3 許容実効電流特性グラフ-----	35
15.4 過渡熱抵抗特性グラフ-----	36
15.5 短絡 SOA-----	36
注意書き-----	37

1. 絶対最大定格

電流値の極性は、IC を基準にして流入（シンク）を“+”、流出（ソース）を“-”と規定します。

特記がない場合の条件は $T_A = 25\text{ }^\circ\text{C}$ です。COM1 端子と COM2 端子を短絡し、その電位を COM と示します。また VCC1 端子と VCC2 端子を短絡し、その電位を VCC と示します。

項目	記号	条件	定格	単位
主電源電圧（連続）	V_{DC}	VBB-LSx 間	450	V
主電源電圧（サージ）	$V_{DC(SURGE)}$	VBB-LSx 間	500	V
IGBT 出力耐圧	V_{CES}		600	V
制御電源電圧	V_{CC}	VCC-COM 間	20	V
	V_{BS}	VB1B-U 間、 VB2-V 間、 VB3-W1 間	20	V
出力電流 ⁽¹⁾	I_O	$T_C = 25\text{ }^\circ\text{C}$ 、 $T_J < 150\text{ }^\circ\text{C}$	10	A
出力電流（パルス）	I_{OP}	$T_C = 25\text{ }^\circ\text{C}$ 、 $V_{CC} = 15\text{ V}$ 、 パルス幅 $\leq 100\text{ }\mu\text{s}$ 、 シングルパルス	12	A
入力電圧	V_{IN}	HINx-COM 間、 LINx-COM 間	-0.5~7	V
FO 端子電圧	V_{FO}	FO-COM 間	-0.5~7	V
OCP 端子電圧	V_{OCP}	OCPx-COM 間	-0.5~7	V
LSx 端子電圧（連続）	$V_{LS(DC)}$	LSx-COM 間	-0.5~7	V
LSx 端子電圧（サージ）	$V_{LS(SURGE)}$	LSx-COM 間	-4~7	V
動作ケース温度 ⁽²⁾	$T_{C(OP)}$		-30~100	$^\circ\text{C}$
ジャンクション温度 ⁽³⁾	T_J		150	$^\circ\text{C}$
保存温度	T_{STG}		-40~150	$^\circ\text{C}$
絶縁耐圧 ⁽⁴⁾	$V_{ISO(RMS)}$	ケース-端子間、 AC、60 Hz、1 分間	1500	V

(1) 実際のケース温度に応じたディレーティングが必要（15.3 項 許容実効電流曲線参照）

(2) IC 動作時のケース温度

(3) IC 内部の各チップ（制御 IC、スイッチング素子、フリーホイールダイオード）のジャンクション温度

(4) すべての端子（ショート）とケース間の絶縁耐圧

2. 推奨動作条件

特記がない場合、COM1 端子と COM2 端子を短絡し、その電位を COM と示します。また VCC1 端子と VCC2 端子を短絡し、その電位を VCC と示します。

項目	記号	条件	Min.	Typ.	Max.	単位
主電源電圧	V_{DC}	VBB-COM 間	—	300	400	V
制御電源電圧	V_{CC}	VCC-COM 間	13.5	15.0	16.5	V
	V_{BS}	VB1B-U 間、 VB2-V 間、 VB3-W1 間	13.5	—	16.5	V
入力電圧 (HIN _x 、LIN _x 、OCP _x)	V_{IN}		0	—	5.5	V
最小入力パルス幅	$t_{IN(MIN)ON}$		0.5	—	—	μs
	$t_{IN(MIN)OFF}$		0.5	—	—	μs
入力信号デッドタイム	t_{DEAD}		1.0	—	—	μs
FO 端子プルアップ電圧	V_{FO}		3.0	—	5.5	V
FO 端子プルアップ抵抗	R_{FO}		3.3	—	10	kΩ
FO 端子ノイズ除去用 コンデンサ	C_{FO}		0.001	—	0.01	μF
ブートストラップコンデンサ	C_{BOOT}		1	—	220	μF
VT 端子プルダウン抵抗 ⁽¹⁾	R_{VT}		100	—	—	kΩ
VT 端子コンデンサ	C_{VT}		0.001	—	0.01	μF
シャント抵抗 ⁽²⁾	R_S	$I_{OP} \leq 12 \text{ A}$	45	—	—	mΩ
RC フィルタ抵抗	R_O		—	—	100	Ω
RC フィルタコンデンサ	C_O		1000	—	8200	pF
PWM キャリア周波数	f_C		—	—	20	kHz
動作ケース温度	$T_{C(OP)}$		—	—	100	°C

⁽¹⁾ マイコンの入力インピーダンスとの合成抵抗

⁽²⁾ インダクタンス成分が小さい抵抗を使用してください。

3. 電気的特性

電流値の極性は、IC を基準にして流入（シンク）を“+”、流出（ソース）を“-”と規定します。

特記がない場合の条件は $T_A = 25\text{ °C}$ 、 $V_{CC} = 15\text{ V}$ です。COM1 端子と COM2 端子を短絡し、その電位を COM と示します。また VCC1 端子と VCC2 端子を短絡し、その電位を VCC と示します。

3.1 制御部特性

項目	記号	条件	Min.	Typ.	Max.	単位
電源部						
ローサイド制御動作開始電圧	$V_{CC(ON)}$	VCC-COM 間	10.5	11.5	12.5	V
ローサイド制御動作停止電圧	$V_{CC(OFF)}$	VCC-COM 間	10.0	11.0	12.0	V
ハイサイド制御動作開始電圧	$V_{BS(ON)}$	VB1B-U 間、 VB2-V 間、 VB3-W1 間	9.5	10.5	11.5	V
ハイサイド制御動作停止電圧	$V_{BS(OFF)}$	VB1B-U 間、 VB2-V 間、 VB3-W1 間	9.0	10.0	11.0	V
制御電源電流	I_{CC}	VCC1、VCC2 端子 合計電流	—	2.0	—	mA
	I_{BS}	VB1B-U 間または、 VB2-V 間または、 VB3-W1 間、 $HIN_x = 5\text{ V}$ 、 1 相あたりの VBx 端子電流	—	85	170	μA
入力信号部						
ハイレベル入力しきい電圧 (HIN_x 、 LIN_x)	V_{IH}		—	2.0	2.5	V
ローレベル入力しきい電圧 (HIN_x 、 LIN_x)	V_{IL}		1.0	1.5	—	V
ハイレベル入力電流 (HIN_x 、 LIN_x)	I_{IH}	$V_{IN} = 5\text{ V}$	—	230	500	μA
ローレベル入力電流 (HIN_x 、 LIN_x)	I_{IL}	$V_{IN} = 0\text{ V}$	—	—	2	μA
エラー信号出力						
エラー信号出力時 FO 端子電圧	V_{FOL}	$V_{FO} = 5\text{ V}$ 、 $R_{FO} = 10\text{ k}\Omega$	0	—	0.5	V
定常動作時 FO 端子電圧	V_{FOH}	$V_{FO} = 5\text{ V}$ 、 $R_{FO} = 10\text{ k}\Omega$	4.8	—	—	V
保護機能						
ハイサイド過電流保護動作電圧	$V_{TRIP(H)}$		0.63	0.70	0.77	V
ローサイド過電流保護動作電圧	$V_{TRIP(L)}$		0.46	0.50	0.54	V
ハイサイド過電流保護保持時間	$t_{P(H)}$		20	25	—	μs
ローサイド過電流保護保持時間	$t_{P(L)}$		5.0	10.0	—	ms
過電流保護ブランキング時間	$t_{BK(OC)}$		—	0.37	—	μs
温度モニタ出力電圧*	V_T	$T_{J(MIC)} = 125\text{ °C}$	2.997	3.155	3.313	V
サーマルシャットダウン動作温度*	T_{DH}		135	150	165	$^{\circ}\text{C}$
サーマルシャットダウン動作解除 温度*	T_{DL}		105	120	135	$^{\circ}\text{C}$

* 制御 IC のジャンクション温度です。出力素子のジャンクション温度ではありません。

3.2 ブートストラップダイオード特性

項目	記号	条件	Min.	Typ.	Max.	単位
ブートストラップ ダイオードリーク電流	I_{LBD}	$V_R = 600\text{ V}$	—	—	10	μA
ブートストラップ ダイオード順電圧	V_{FB}	$I_{FB} = 0.15\text{ A}$	—	1.0	1.3	V
ブートストラップ ダイオード直列抵抗	R_B		45	60	75	Ω

3.3 熱抵抗

項目	記号	条件	Min.	Typ.	Max.	単位
ジャンクション-ケース間熱 抵抗 ⁽¹⁾	$R_{(J-C)Q}^{(2)}$	IGBT 全素子動作時	—	—	3.6	$^{\circ}\text{C}/\text{W}$
	$R_{(J-C)F}^{(3)}$	フリーホイールダイオード 全素子動作時	—	—	4.2	$^{\circ}\text{C}/\text{W}$
ジャンクション-周囲間熱抵 抗	$R_{(J-A)Q}$	IGBT 全素子動作時	—	—	25	$^{\circ}\text{C}/\text{W}$
	$R_{(J-A)F}$	フリーホイールダイオード 全素子動作時	—	—	29	$^{\circ}\text{C}/\text{W}$

(1) ケース温度は図 3-1 で規定

(2) 内部スイッチング素子のジャンクションとケース間の定常熱抵抗

(3) 内部フリーホイールダイオードのジャンクションとケース間の定常熱抵抗

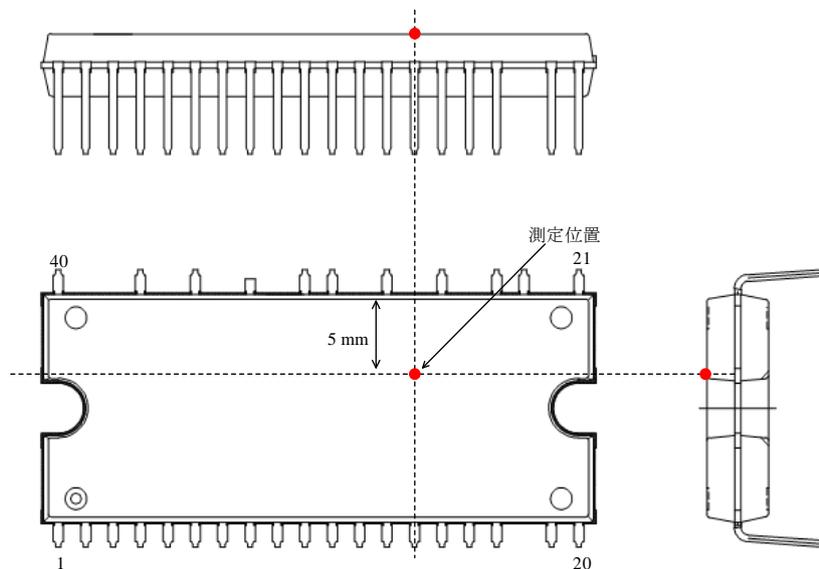


図 3-1 ケース温度測定位置

3.4 出力素子特性

本項に示すスイッチング特性の定義は図 3-2 のとおりです。

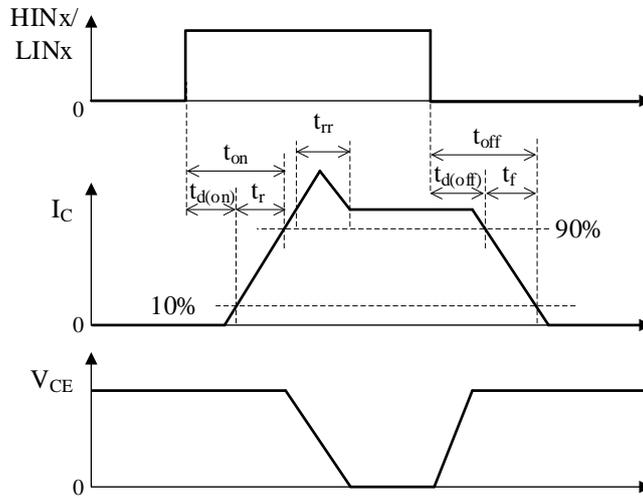


図 3-2 スwitchング時間の定義

項目	記号	条件	Min.	Typ.	Max.	単位
コレクター-エミッタ間漏れ電流	I_{CES}	$V_{CE} = 600 \text{ V}$ 、 $V_{IN} = 0 \text{ V}$	—	—	1	mA
コレクター-エミッタ間飽和電圧	$V_{CE(SAT)}$	$I_C = 10 \text{ A}$ 、 $V_{IN} = 5 \text{ V}$	—	1.65	2.1	V
ダイオード順電圧	V_F	$I_F = 10 \text{ A}$ 、 $V_{IN} = 0 \text{ V}$	—	1.8	2.2	V
ハイサイドスイッチング特性						
ダイオード逆回復時間	t_{rr}	$V_{DC} = 300 \text{ V}$ 、 $I_C = 10 \text{ A}$ 、 $V_{IN} = 0 \text{ V} \leftrightarrow 5 \text{ V}$ 、 $T_J = 25 \text{ }^\circ\text{C}$ 、 誘導負荷	—	120	—	ns
ターンオン遅延時間	$t_{d(on)}$		—	1205	—	ns
上昇時間	t_r		—	35	—	ns
ターンオフ遅延時間	$t_{d(off)}$		—	805	—	ns
下降時間	t_f		—	55	—	ns
ローサイドスイッチング特性						
ダイオード逆回復時間	t_{rr}	$V_{DC} = 300 \text{ V}$ 、 $I_C = 10 \text{ A}$ 、 $V_{IN} = 0 \text{ V} \leftrightarrow 5 \text{ V}$ 、 $T_J = 25 \text{ }^\circ\text{C}$ 、 誘導負荷	—	130	—	ns
ターンオン遅延時間	$t_{d(on)}$		—	1260	—	ns
上昇時間	t_r		—	75	—	ns
ターンオフ遅延時間	$t_{d(off)}$		—	790	—	ns
下降時間	t_f		—	55	—	ns

4. 機械的特性

項目	条件	Min.	Typ.	Max.	単位	備考
締付けトルク	*	0.294	—	0.441	N・m	
放熱面平坦度	図 4-1 参照	0	—	100	μm	
質量		—	5.2	—	g	

*φ6.0 の平座金と M2.5 のネジを使用してください。締付けの際の注意事項は、13.2 項を参照してください。

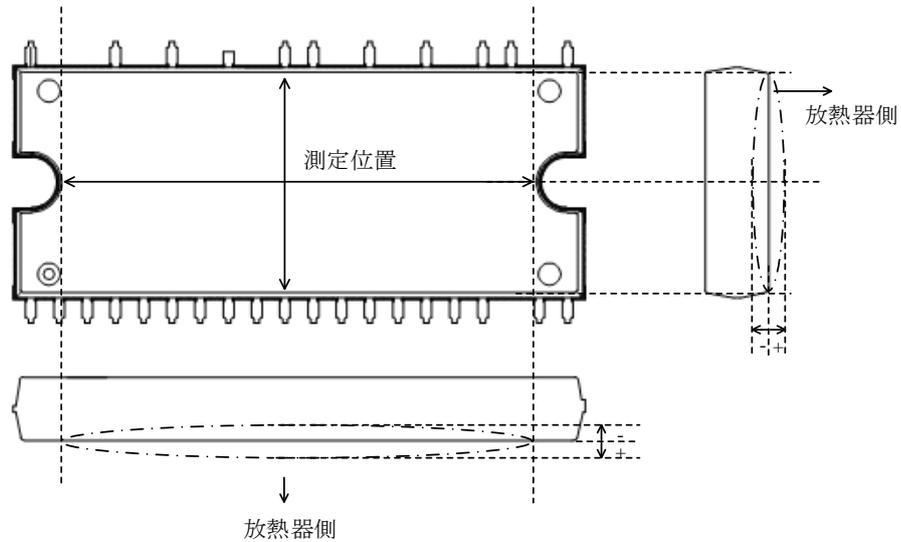


図 4-1 放熱面平坦度測定位置

5. 絶縁距離

項目	条件	Min.	Typ.	Max.	単位	備考
空間距離	放熱器*-リード間	1.5	—	2.1	mm	
沿面距離	図 5-1 参照	1.7	—	—	mm	

* 放熱器の形状が平坦の場合です。本規格値以上の空間距離を確保する場合は、放熱器の形状を凸にするなどの対応が必要です。

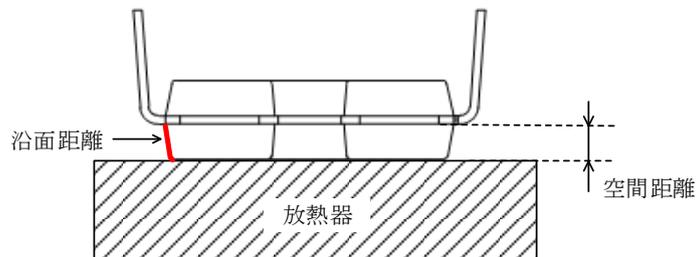


図 5-1 絶縁距離測定位置

6. 真理値表

表 6-1 に各動作モードの真理値表を示します。

各相において、HIN_x 端子と LIN_x 端子に“H”を入力した場合、出力素子はハイサイド、ローサイド共にオンになります（同時オン）。同時オンが発生しないように、入力を設定する必要があります。

ローサイド電源電圧低下保護（UVLO_VCC）から復帰した後は、ハイサイドとローサイドの出力素子は入力論理に応じてオン/オフします（レベル動作）。

ハイサイド電源電圧低下保護（UVLO_VB）から復帰した後は、次の立ち上がりエッジからハイサイドの出力素子をオン/オフします（エッジ動作）。

表 6-1 各動作モードの真理値表

モード	HIN _x	LIN _x	ハイサイドスイッチ	ローサイドスイッチ
定常動作	L	L	OFF	OFF
	H	L	ON	OFF
	L	H	OFF	ON
	H	H	ON	ON
ハイサイド電源電圧低下保護動作（UVLO_VB）	L	L	OFF	OFF
	H	L	OFF	OFF
	L	H	OFF	ON
	H	H	OFF	ON
ローサイド電源電圧低下保護動作（UVLO_VCC）	L	L	OFF	OFF
	H	L	OFF	OFF
	L	H	OFF	OFF
	H	H	OFF	OFF
過電流保護動作（OCP1、OCP2）	L	L	OFF	OFF
	H	L	OFF	OFF
	L	H	OFF	OFF
	H	H	OFF	OFF
サーマルシャットダウン動作（TSD）	L	L	OFF	OFF
	H	L	ON	OFF
	L	H	OFF	OFF
	H	H	ON	OFF

7. ブロックダイアグラム

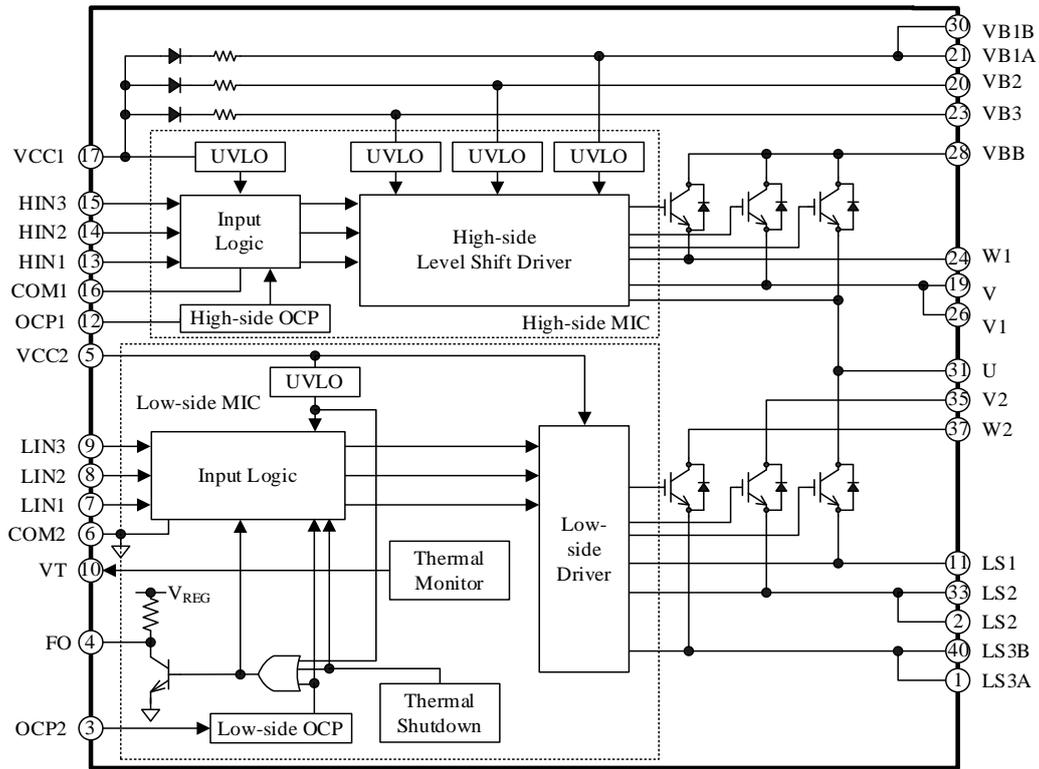
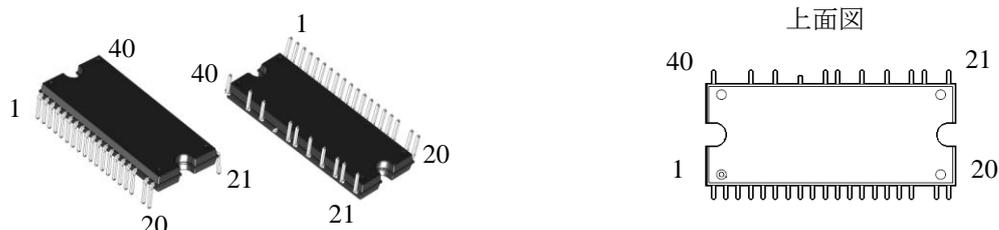


図 7-1 ブロックダイアグラム

8. 各端子機能



端子番号	端子名	機能
1	LS3A	W相ローサイドパワーIGBT エミッタ
2	LS2	V相ローサイドパワーIGBT エミッタ
3	OCP2	ローサイド過電流保護信号入力
4	FO	エラー信号出力
5	VCC2	ローサイド制御回路電源入力 (VCC1 と外部ショート)
6	COM2	ローサイド制御グランド (COM1 と外部ショート)
7	LIN1	U相ローサイド制御信号入力
8	LIN2	V相ローサイド制御信号入力
9	LIN3	W相ローサイド制御信号入力
10	VT	温度モニタ電圧出力
11	LS1	U相ローサイドパワーIGBT エミッタ
12	OCP1	ハイサイド過電流保護信号入力
13	HIN1	U相ハイサイド制御信号入力
14	HIN2	V相ハイサイド制御信号入力
15	HIN3	W相ハイサイド制御信号入力
16	COM1	ハイサイド制御グランド (COM2 と外部ショート)
17	VCC1	ハイサイド制御回路電源入力 (VCC2 と外部ショート)
18	—	(抜きピン)
19	V	V相ブートストラップコンデンサ接続
20	VB2	V相ハイサイド・フローティング電源入力
21	VB1A	U相ハイサイド・フローティング電源入力
22	—	(抜きピン)
23	VB3	W相ハイサイド・フローティング電源入力
24	W1	W相出力 (W2 と外部ショート)
25	—	(抜きピン)
26	V1	V相出力 (V2 と外部ショート)
27	—	(抜きピン)
28	VBB	DC (+) 電源入力
29	—	(抜きピン)
30	VB1B	U相ハイサイド・フローティング電源入力
31	U	U相出力
32	—	(抜きピン)
33	LS2	V相ローサイドパワーIGBT エミッタ (カットピン)
34	—	(抜きピン)
35	V2	V相出力 (V1 と外部ショート)
36	—	(抜きピン)
37	W2	W相出力 (W1 と外部ショート)
38	—	(抜きピン)
39	—	(抜きピン)
40	LS3B	W相ローサイドパワーIGBT エミッタ

9. 応用回路例

各端子にサージが印加されると、IC の誤動作の原因になったり、サージ電圧が絶対最大定格を超えると IC の破壊の原因になったりします。そのため、必要に応じて CR フィルタ回路やツェナーダイオードなどを各端子に追加し、問題がないか実働で確認をしてください。

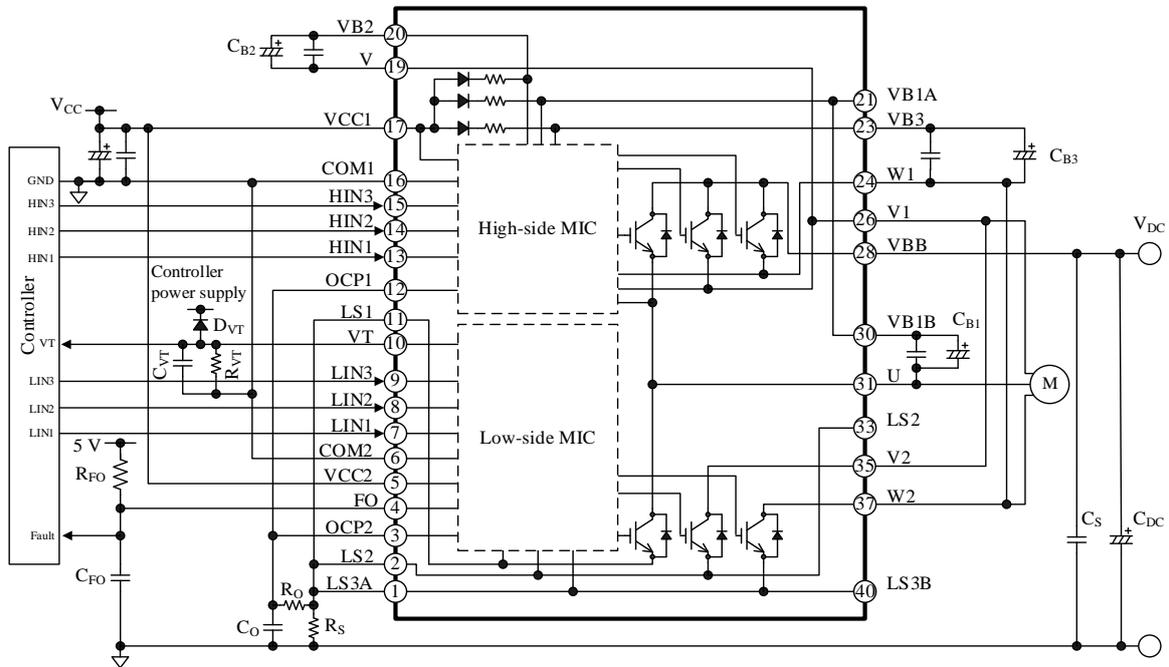


図 9-1 応用回路例 (1 シャント方式)

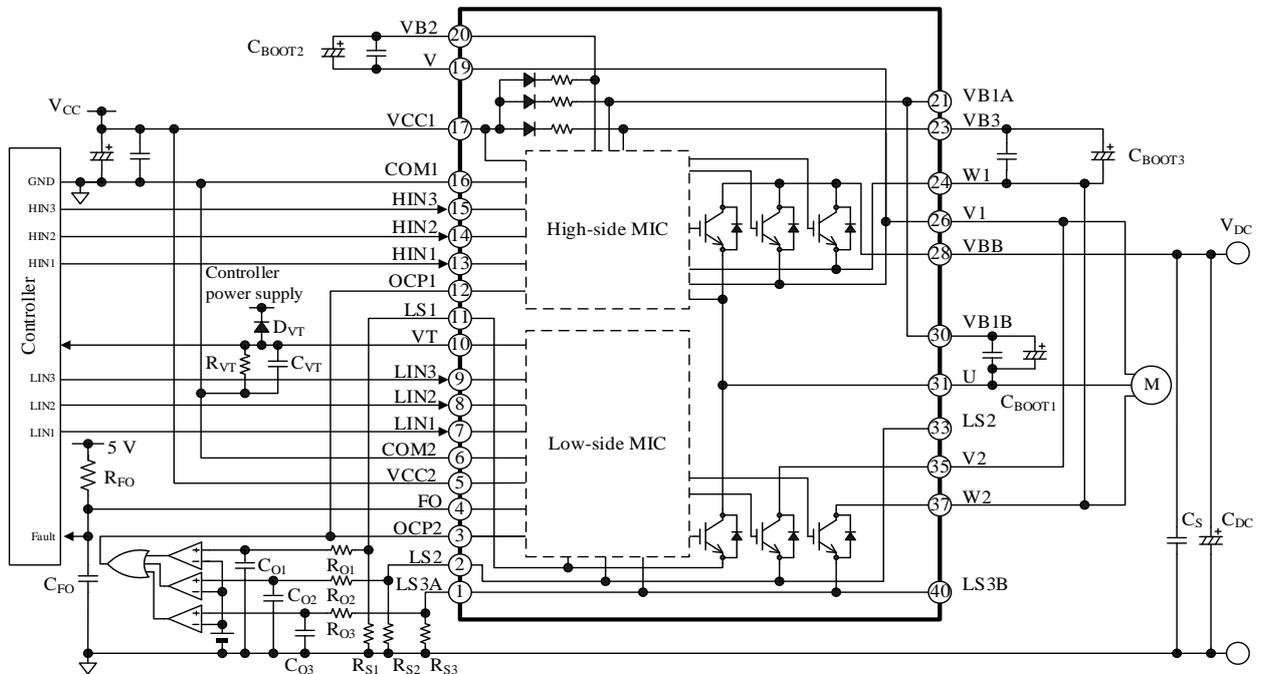
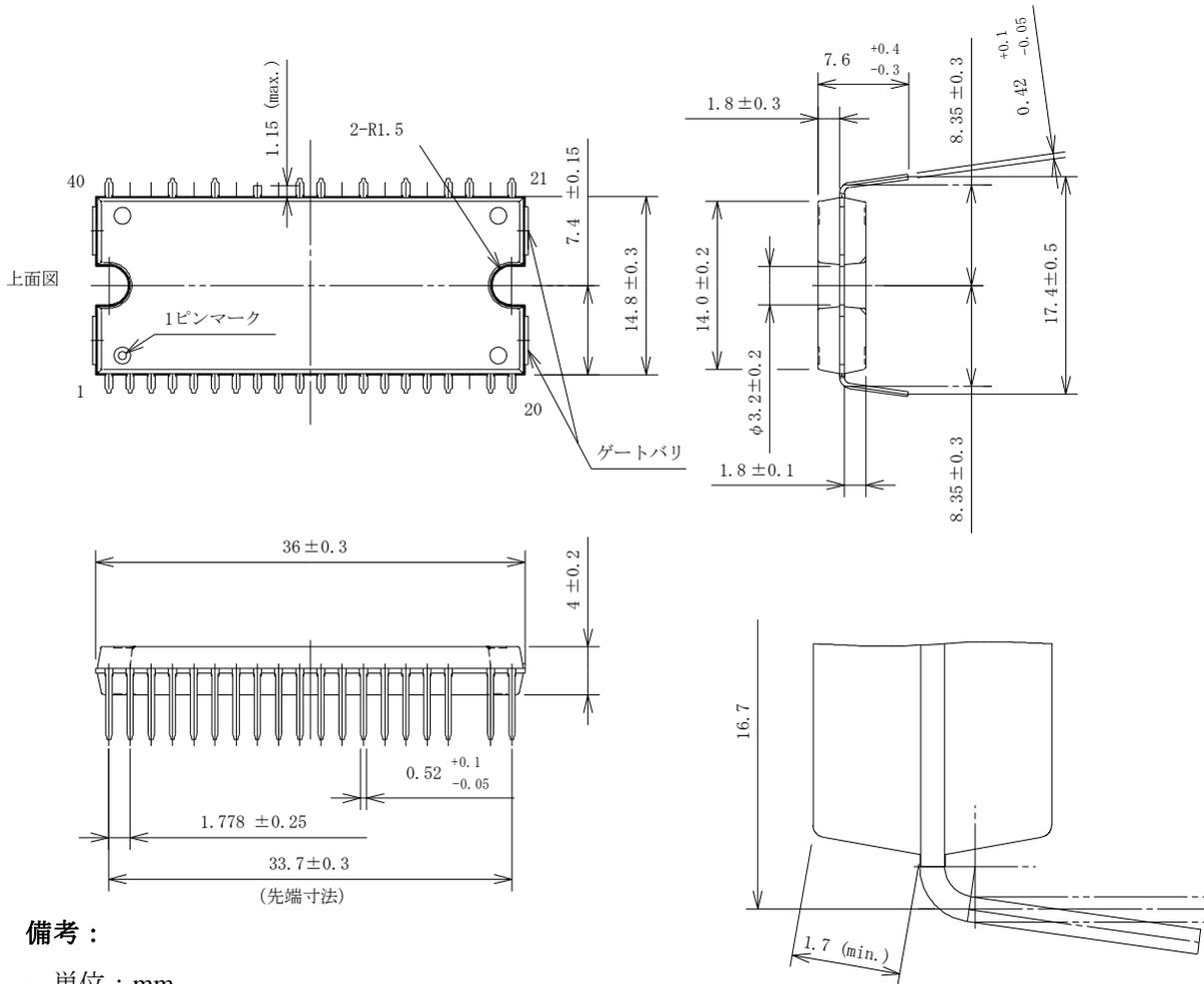


図 9-2 応用回路例 (3 シャント方式)

10. 外形図

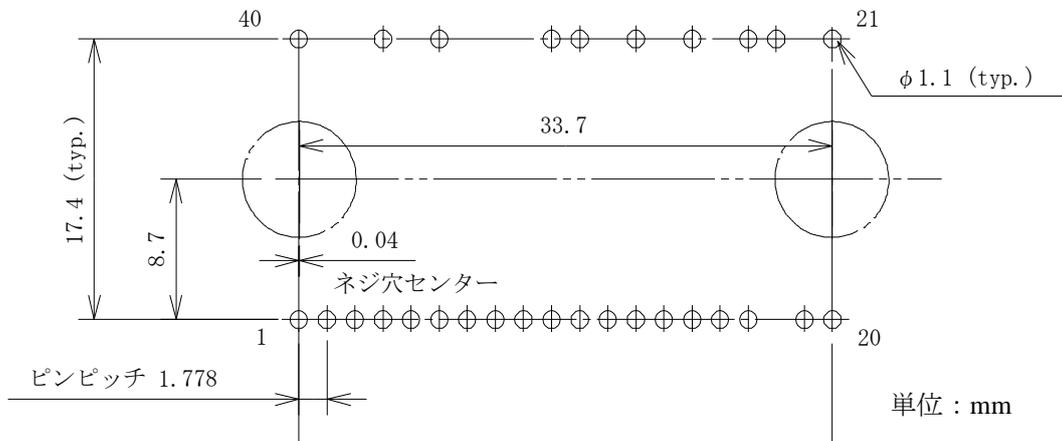
● DIP40 パッケージ



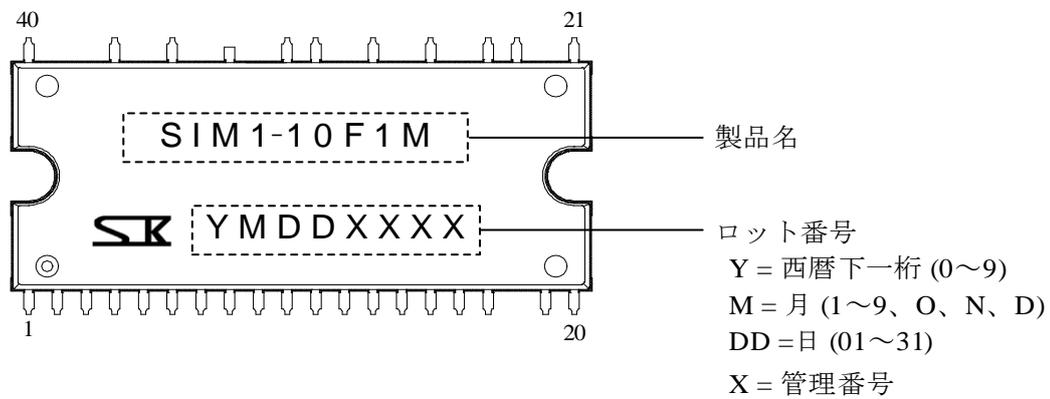
備考：

- 単位：mm
- Pbフリー（RoHS 対応）
- 端子部の曲げ状態は、実際と異なる場合があります
- ゲートバリ高さ：0.3 mm (max.)

● 部品挿入穴サイズ、レイアウト（参考）



11. 捺印仕様



12. 機能説明

特記のない場合、本項では以下のように定義します。

- 特性数値は Typ. 値を表記します。
- 端子記号や部品記号の数字 (1~3 など) を“x”で表記している場合は、そのすべての端子や部品を指します。たとえば“VCCx 端子”は VCC1 端子、VCC2 端子を指します。
- COM1 端子と COM2 端子は短絡です。

12.1 起動、停止時の注意

電源の起動時は、本 IC の VCCx 端子電圧が制御動作開始電圧 $V_{CC(ON)}$ の最大値 12.5 V 以上になってから、VBB、HINx、LINx 端子への電圧印加を推奨します。

起動時は、ブートストラップ回路用コンデンサ C_{Bx} を十分に充電してください (12.2.2 項参照)。

また電源の停止時は、IC への制御信号をすべて“L”にしてから、本 IC の VCCx 端子電圧を下げてください。

12.2 各端子の設定

12.2.1 U、V、V1、V2、W1、W2 端子

U、V1、V2、W1、W2 端子は U 相、V 相、W 相の出力端子で、モータに接続します。V 端子には V 相用のブートストラップコンデンサを接続します。V 端子をモータに接続しないでください。V1 端子と V2 端子、W1 端子と W2 端子は、基板上で必ず接続してください。

また、U、V (V1)、W1 端子は、それぞれ VB1A (VB1B)、VB2、VB3 に対する基準端子です。U、V、W1 端子には、ブートストラップコンデンサ C_{Bx} のマイナス側を接続します。V 端子と V1 端子は、IC 内部で接続されています。

出力端子 (U、V1、V2、W1、W2) には高圧が印加されるため、基板レイアウトで低圧ラインと十分に距離を確保したり、端子にコーティング剤を塗布したりするなど、絶縁対策が必要です。

12.2.2 VB1A、VB1B、VB2、VB3 端子

VB1A、VB1B、VB2、VB3 端子はハイサイド・フローティング電源のブートストラップコンデンサ接続用端子です。

VB1A 端子と VB1B 端子は IC 内部で接続されて

いるので、どちらか一方を使用します。

各相の VBx 端子と出力端子間に印加する電圧は、推奨制御電源電圧 V_{BS} (2 項 推奨動作条件参照) を満たすようにします。

ブートストラップ回路用コンデンサ C_{Bx} を VB1A または VB1B 端子と U 端子、VB2 端子と V 端子、VB3 端子と W1 端子の間にそれぞれ接続します。

起動時は、ローサイドのパワー素子をオンして C_{Bx} を十分に充電します。

C_{Bx} の値は、式(1)と式(2)を満たす値から選定します。このとき、静電容量の許容誤差や DC バイアス特性を十分に考慮する必要があります。

$$C_{Bx}(\mu\text{F}) > 800 \times t_{L(OFF)} \quad (1)$$

$$1 \mu\text{F} \leq C_{Bx} \leq 220 \mu\text{F} \quad (2)$$

ここで、

$t_{L(OFF)}$: ローサイドパワー素子の最長オフ時間(s) (C_{Bx} を充電しない時間)

ハイサイドのスイッチング動作が停止しているときも、 C_{Bx} の電圧は IC の電力消費で低下します。VBx 端子の電圧が制御動作停止電圧 $V_{BS(OFF)}$ 以下に低下すると、ハイサイドの電源電圧低下保護回路 (UVLO_VB) が動作します(12.4.2.1 項参照)。最終的に実働動作で、起動時などの低周波数動作時も VBx 端子電圧が $V_{BS(OFF)}$ の最大値 11.0 V より高い電圧を維持しているか確認が必要です。

図 12-1 のように SIM1-10F1M は、VCC1 端子と VBx 端子の間にブートストラップダイオード D_{Bx} と突入電流制限用抵抗 R_{Bx} を直列に内蔵しています。 C_{Bx} 充電時の時定数 τ は式(3)で算出できます。

$$\tau = C_{Bx} \times R_{Bx} \quad (3)$$

ここで、

C_{Bx} : 調整した C_{Bx} の値

R_{Bx} : $60 \Omega \pm 25\%$

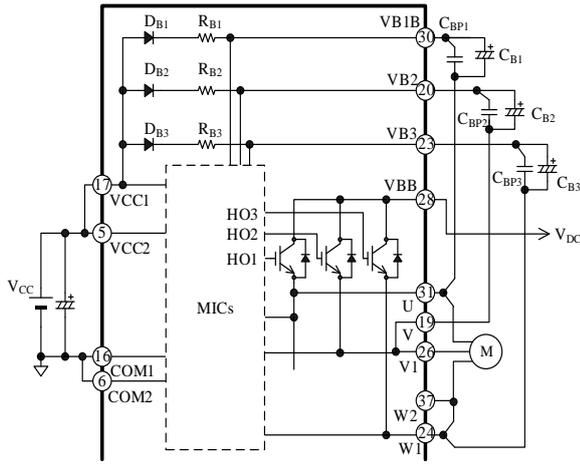


図 12-1 ブートストラップ回路

図 12-2 に IC 内部のレベルシフト部の回路を示します。ハイサイドの出力信号 HO_x は HIN_x 端子の入力信号に応じて生成されます。HIN_x 端子の信号のアップエッジからセット信号、ダウンエッジからリセット信号が生成され、それぞれレベルシフト回路でハイサイドに伝達されます。それぞれの信号が RS フリップフロップ回路に入力され、Q (HO_x) が出力されます。

図 12-3 のようにノイズなどの影響で VB_x 端子と出力端子 (U、V、W1) 間 (以下、VB_x-HS_x 間とする) の電圧が急変し、セット信号伝達後に、リセット信号だけがハイサイドに伝達されない場合、ハイサイドの出力素子はオン固定になります。次の LIN_x 信号でローサイドの出力素子がオンすると同時にオン状態となり、IC が破壊する可能性があります。そこで、VB_x 端子がノイズの影響を受けないように、C_{Bx} は必ず IC の近くに配置し、できるだけ短いパターンで VB_x-HS_x 間に接続します。電解コンデンサを使用する場合は、バイパスコンデンサ C_{BPx} (0.01 μF~0.1 μF) を並列に挿入し、各端子にできるだけ短いパターンで接続します。

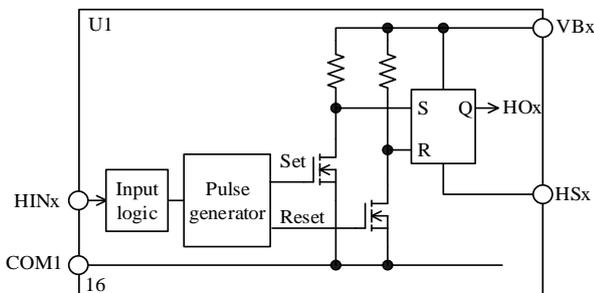


図 12-2 レベルシフト部回路図

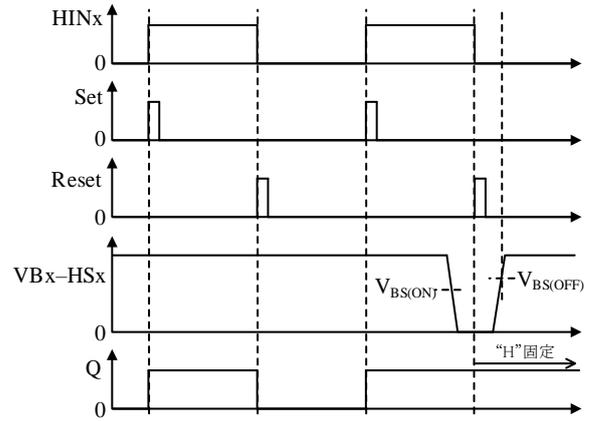


図 12-3 VB_x 端子と出力端子間の電圧低下による誤動作波形

12.2.3 VCC1、VCC2 端子

VCC1、VCC2 端子は IC の制御回路電源入力端子です。VCC1、VCC2 端子は IC 内部では接続していないので、基板のパターンで接続します。電源リップルなどによる誤動作を防止するため、各端子にできるだけ短いパターンでコンデンサ C_p (0.01 μF~0.1 μF) を接続します。また、サージ電圧による破壊を防止するため VCC_x 端子と COM_x 端子間にツェナーダイオード DZ (18 V~20 V) を接続します。

VCC_x 端子と COM_x 端子間に印加する電圧は、推奨制御電源電圧 V_{CC} (2 項 推奨動作条件参照) を満たすように設定します。

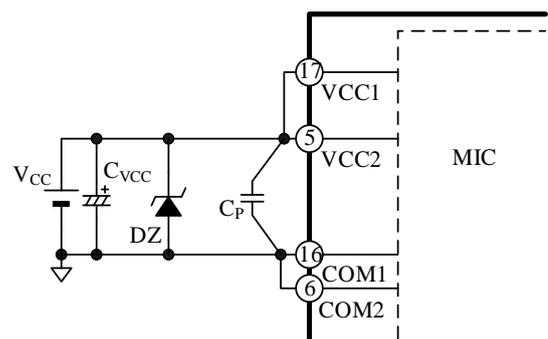


図 12-4 VCC_x 端子周辺回路

12.2.4 COM1、COM2 端子

COM1、COM2 端子は、IC の制御グランド端子です。COM1、COM2 端子は IC 内部では接続していませんので、基板のパターンで接続します。制御グランドの電位が変動すると IC の誤動作の原因となるため、制御グランドの配線はパワーグランドと分けて、シャント抵抗 R_{Sx} のできるだけ近くに 1 点で、かつできるだけ短く接続します（図 12-5 参照）。

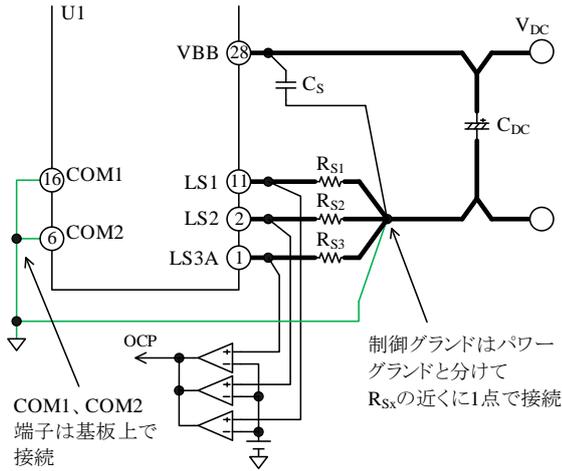


図 12-5 制御グランドの配線

12.2.5 HIN1、HIN2、HIN3 端子
LIN1、LIN2、LIN3 端子

モータ制御用の各相入力端子です。HIN_x 端子はハイサイドの制御信号入力、LIN_x 端子はローサイドの制御信号入力です。

HIN_x 端子と LIN_x 端子は、図 12-6 に示すように 20 kΩ のプルダウン抵抗を内蔵し、CMOS シュミットトリガ回路で構成しています。入力論理はアクティブハイです。

各相の HIN_x 端子と COM_x 端子間、LIN_x 端子と COM_x 端子間に印加する信号は表 12-1 の範囲に設定します。本 IC にはデッドタイム生成回路はありません。HIN_x と LIN_x の入力信号は、必ずデッドタイムの設定が必要です。

周波数が高くなるとスイッチング損失が増加するため、動作時のケース温度およびジャンクション温度が、1 項 絶対最大定格の値に対し十分に余裕のある値になるよう、周波数を設定する必要があります。

マイコンからの入力信号が不定になると、IC が誤動作する可能性があるため、マイコンの出力はハイインピーダンスにならないように設定してください。また、マイコンから HIN_x、LIN_x 端子ま

での配線が長くノイズの影響を受けやすい場合は、図 12-7 のように入力フィルタやプルダウン抵抗を HIN_x、LIN_x 端子の近くに追加します。

フィルタの定数の目安は以下のとおりです。

- R_{IN1x} : 33 Ω ~ 500 Ω
- R_{IN2x} : 5 kΩ ~ 10 kΩ
- C_{INx} : 100 pF ~ 200 pF

R_{IN1x} 、 R_{IN2x} を接続すると、HIN_x、LIN_x 端子の入力電圧がマイコンの出力電圧より少し低くなるため注意が必要です。

表 12-1 HIN_x、LIN_x 端子入力信号

項目	“H”レベル信号	“L”レベル信号
入力電圧	3 V < V _{IN} < 5.5 V	0 V < V _{IN} < 0.5 V
入力パルス幅	≥ 0.5 μs	≥ 0.5 μs
キャリア周波数	≤ 20 kHz	
デッドタイム	≥ 1.0 μs	

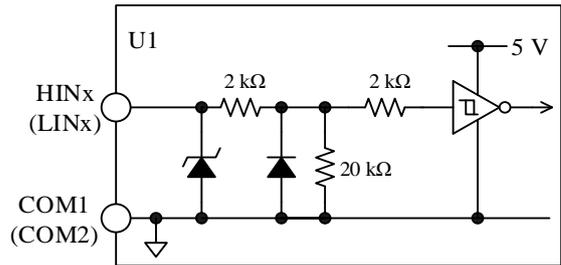


図 12-6 HIN_x 端子、LIN_x 端子の内部回路図

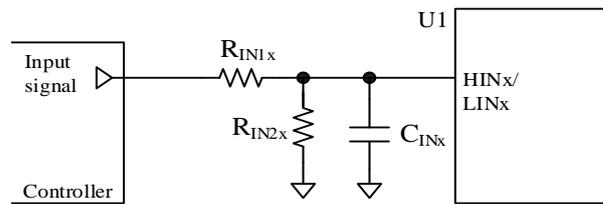


図 12-7 HIN_x 端子、LIN_x 端子のフィルタ回路

12.2.6 VBB 端子

VBB 端子は、DC (+) 電源入力端子です。全相のハイサイドの IGBT コレクタに接続されています。VBB 端子と COMx 間に印加する電圧は、主電源電圧 V_{DC} (2 項 推奨動作条件参照) を満たすように設定します。

VBB 端子には、サージ電圧を抑えるためコンデンサ C_S (0.01 μF ~0.1 μF) を接続します。 C_S は平滑用電解コンデンサ C_{DC} と VBB 端子のできるだけ近くに配置し、VBB 端子に最短で接続します。

12.2.7 LS1、LS2、LS3A、LS3B 端子

各相の IGBT エミッタ端子です。電流検出用のシャント抵抗 R_{Sx} を接続します。LS3A と LS3B は IC 内部で接続されているので、どちらか一方を使用します。

R_{Sx} は IC のできるだけ近くに配置し、LSx 端子と COMx 端子に最短で接続します。また、 R_{Sx} はインダクタンス成分が小さい抵抗を使用してください。配線のインダクタンス成分は誤動作の要因になるため、インダクタンス成分が極力小さくなるようにパターンを設計します。この配線が長い場合は、誤動作を防止するため LSx 端子と COMx 端子間に高速整流ダイオード D_{RSx} を接続します。

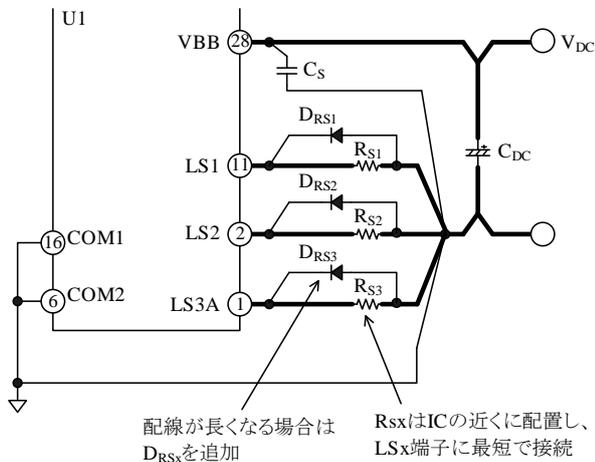


図 12-8 LSx 端子周りの配線

12.2.8 OCP1 端子

OCP1 端子は、ハイサイドの出力素子に流れる電流の過電流保護信号を入力する端子です。ハイサイド過電流保護機能 (OCP1) の詳細は 12.4.3.1 項を参照してください。

12.2.9 OCP2 端子

OCP2 端子は、ローサイドの出力素子に流れる電流の過電流保護信号を入力する端子です。ローサイド過電流保護機能 (OCP2) の詳細は 12.4.3.2 項を参照してください。

12.2.10 FO 端子

エラー信号の出力端子です。機能の詳細は 12.4.1 項を参照してください。図 12-9 に FO 端子の周辺回路と内部回路を示します。FO 端子はオープンコレクタになっているため、プルアップ抵抗 R_{FO} で外部電源に接続します。外部電源の電圧 V_{FO} は、3.0 V~5.5 V を接続します。 R_{FO} の値が小さすぎると Q_{FO} の電圧降下によりエラー信号出力時の FO 端子電圧が高くなります。 R_{FO} は、3.3 k Ω ~10 k Ω を推奨します。また、ノイズ除去用コンデンサ C_{FO} は、IC のできるだけ近くに配置し、FO 端子と COMx 端子の間に最短で接続します。

ローサイド過電流保護機能 (OCP2) が動作した場合、繰り返しの OCP 動作を避けるため、マイコンは Q_{FO} がオンしてから $t_{p(L)} = 5.0 \text{ ms (min.)}$ 以内に IC の入力信号を停止する必要があります (詳細は 12.4.3.2 項参照)。 C_{FO} の値は 0.001 μF ~0.01 μF を推奨します。

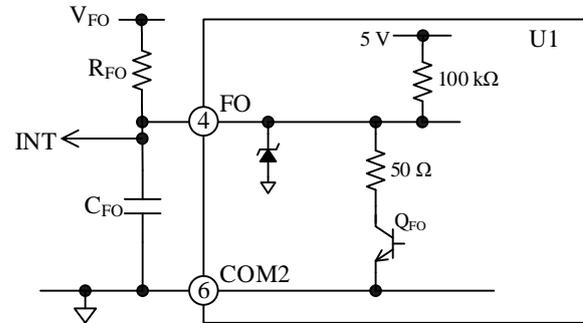


図 12-9 FO 端子の周辺回路と内部回路

12.2.11 VT 端子

VT 端子は、温度モニタ電圧の出力端子です。マイコンへ接続して制御部のジャンクション温度のモニタができます (出力素子のジャンクション温度ではありません)。VT 端子の周辺回路の設定と、温度モニタ機能の詳細は、12.3 項を参照してください。

12.3 温度モニタ機能

VT 端子の温度モニタ電圧を使用して、制御部のジャンクション温度のモニタができます。高温時は、温度モニタ電圧を参考に、マイコンからの入力信号を停止するなどして、IC のスイッチング動作を停止させます。VT 端子電圧の温度特性を図 12-11、ばらつきの詳細を表 12-2、表 12-3 に示します。

温度モニタ出力電圧は 3.0 V を超える可能性があります。VT 端子に接続するマイコンなどの保護用に、図 12-10 のようにマイコンの電源と VT 端子の間にクランプダイオード D_{VT} を接続してください。

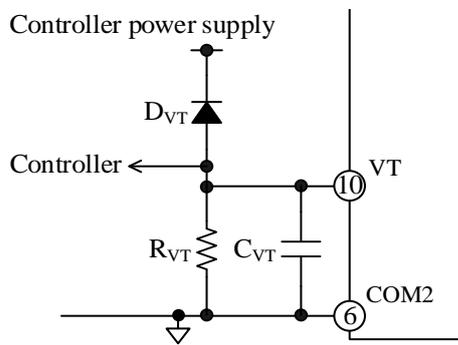


図 12-10 VT 端子周辺回路

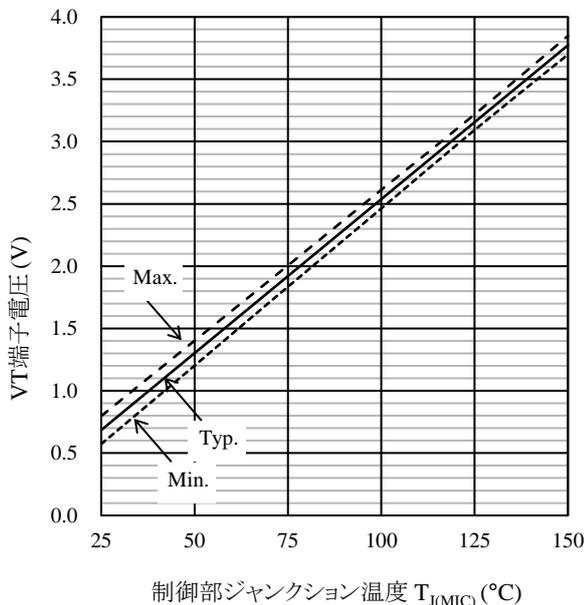


図 12-11 VT 端子電圧温度特性 (設計値)

表 12-2 VT 端子電圧に対する制御部ジャンクション温度のばらつき (設計値)

VT 端子電圧	制御部ジャンクション温度
1.30 V	50 ± 4 °C
3.15 V	125 ± 3 °C

表 12-3 制御部ジャンクション温度に対する VT 端子電圧のばらつき (設計値)

制御部ジャンクション温度	VT 端子電圧
50 °C	1.30 ± 0.10 V
125 °C	3.15 ± 0.07 V

12.4 保護機能

SIM1-10F1M は電源電圧低下保護機能 (UVLO : Undervoltage Lockout)、過電流保護機能 (OCP : Overcurrent Protection)、サーマルシャットダウン機能 (TSD : Thermal Shutdown) を搭載しています。UVLO、OCP、TSD 動作時は、FO 端子からエラー信号を出力し、マイコンから全相の動作を停止できます。以降の説明で使用する HO_x はハイサイドスイッチのゲート入力、 LO_x はローサイドスイッチのゲート入力です。 VB_x-HS_x は VB_x 端子と出力端子間 (U、V、W1) の電圧です。

12.4.1 エラー出力

以下の保護機能が動作すると、FO 端子に接続している内部のトランジスタ (Q_{FO}) がオンし、FO 端子は“L” 状態 (≤ 0.5 V) になります。

- 1) ローサイド電源電圧低下保護機能 (UVLO_VCC)
- 2) ローサイド過電流保護機能 (OCP2)
- 3) サーマルシャットダウン (TSD)

FO 端子が“L”の期間は、すべてのローサイド出力素子がオフになります。定常動作時の FO 端子は“H”状態で、約 5 V を出力します。エラー信号検出時は、すぐにマイコンでモータの運転を停止する設定にしてください。なお、OCP2 動作時の FO 端子のエラー出力時間は、IC 内部で $t_{P(L)} = 10.0$ ms (typ.) に固定されています。OCP2 動作時は、IC を保護するため $t_{P(L)}$ 以内にモータを停止するように処理してください (12.4.3.2 項参照)。その後、モータの運転を再開させる場合は、動作停止から 2 秒以上経過してから、再開するように設定してください。

12.4.2 電源電圧低下保護機能 (UVLO)

出力素子のゲート駆動電圧が低下すると、出力素子の定常損失が増加して熱破壊する場合があります。これを防止するために、電源電圧低下保護機能 (UVLO) を搭載しています。UVLO はハイサイドとローサイドそれぞれに搭載しています。

12.4.2.1. ハイサイド (UVLO_VB)

図 12-12 にハイサイドの電源電圧低下保護機能 (UVLO_VB) 動作時の波形を示します。

VBx- HSx 間電圧がハイサイド制御動作停止電圧 $V_{BS(OFF)} = 10.0 \text{ V}$ 以下になると UVLO_VB が動作し、HOx を“L”にします。VBx- HSx 間電圧が上昇し、ハイサイド制御動作開始電圧 $V_{BS(ON)} = 10.5 \text{ V}$ 以上になると、UVLO_VB を解除し最初の入力パルス (アップエッジ) を検出して HOx を“H”にします。UVLO_VB 動作期間中は、エラー信号が FO 端子から出力されません。ノイズなどによる誤動作を防止するため、VBx 端子には約 $3 \mu\text{s}$ の UVLO_VB フィルタを搭載しています。

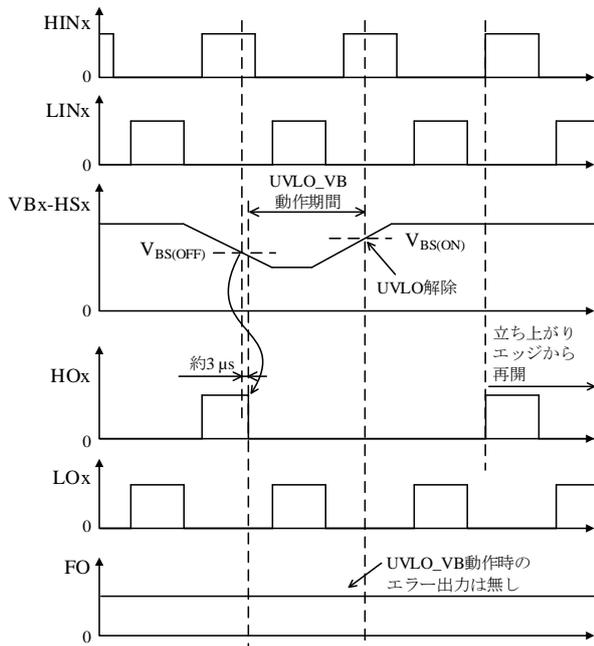


図 12-12 UVLO_VB 動作波形

12.4.2.2. ローサイド (UVLO_VCC)

図 12-13 にローサイドの電源電圧低下保護機能 (UVLO_VCC) 動作時の波形を示します。

VCC2 端子の電圧がローサイド制御動作停止電圧 $V_{CC(OFF)} = 11.0 \text{ V}$ 以下になると UVLO_VCC が動作

し、HOx、LOx を“L”にします。VCC2 端子の電圧が上昇し、ローサイド制御動作開始電圧 $V_{CC(ON)} = 11.5 \text{ V}$ 以上になると、UVLO_VCC を解除します。UVLO_VCC が解除されると、HOx と LOx は、それぞれ HINx 端子と LINx 端子の入力信号に従って出力します。UVLO_VCC 動作期間中は FO 端子出力が“L”になり、エラー信号を出力します。ノイズなどによる誤動作を防止するため、VCC2 端子には約 $3 \mu\text{s}$ の UVLO_VCC フィルタを搭載しています。

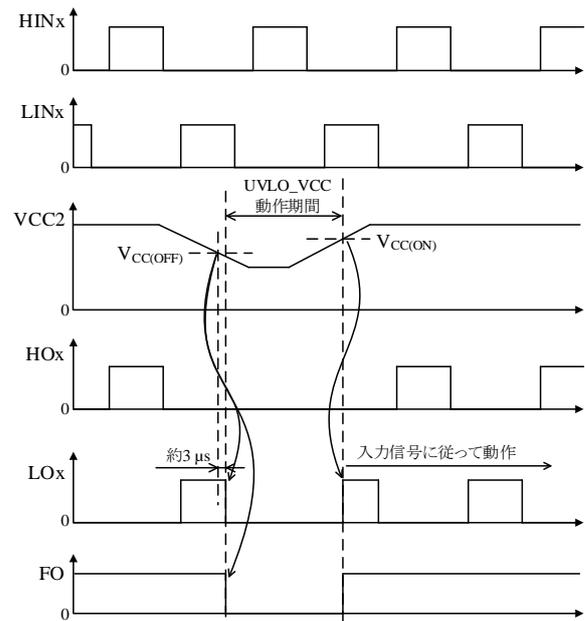


図 12-13 UVLO_VCC 動作波形

12.4.3 過電流保護機能

過電流保護機能にはハイサイド過電流保護機能 (OCP1 : Overcurrent Protection 1) とローサイド過電流保護機能 (OCP2 : Overcurrent Protection 2) があります。いずれも急峻な過大電流に対する保護です。過電流保護機能の目的は、出力素子の短絡などの異常状態の検出です。短絡モードを繰り返すと出力素子が破壊する可能性があるため、エラー信号検出時は、すぐにマイコンでモータの運転を停止する設定にしてください。

OCPx 端子に接続するシャント抵抗は、以下の条件を満たすように設定します。

- シャント抵抗推奨値 R_{Sx} を満たす値 (2 項参照)
- OCPx 端子の入力電圧が絶対最大定格の OCPx 端子電圧 V_{OCP} の範囲内 (1 項参照)
- 出力素子に流れる電流が絶対最大定格の出力電流 (パルス) I_{OP} 未満 (1 項参照)

R_{Sx} は高周波スイッチング電流が流れるので、内部インダクタンスが小さく、かつ許容損失を満足するものを使用します。

OCPx 端子に接続する CR フィルタ (R_O 、 C_O) の値を設定する際、 R_O と C_O の時定数が大きすぎると OCPx 端子電圧が V_{TRIP} になるまでに時間がかかり、出力素子が破壊する可能性があります。IC の遅れ時間を考慮し、 R_O と C_O の時定数は $0.2 \mu\text{s}$ 以下に設定します。 C_O は IC の近くに配置し、OCPx 端子と COMx 端子に最短で接続します。

U 端子、V/V1/V2 端子、W1/W2 端子やその配線がグランドと短絡（地絡）すると、IC は過電流を検出できません。地絡モードになると出力素子が破壊する可能性があるため、注意が必要です。

12.4.3.1. ハイサイド過電流保護機能 (OCP1)

図 12-14 に OCP1 端子の周辺回路図と内部回路図を示します。図 12-14 のようにシャント抵抗 R_{Sx} の電圧を OCP1 端子に入力し、過電流を検出します。OCP1 端子は内部でプルダウンしており、 R_{Sx} に電流が流れると、電流に比例して OCP1 端子電圧が上昇します。

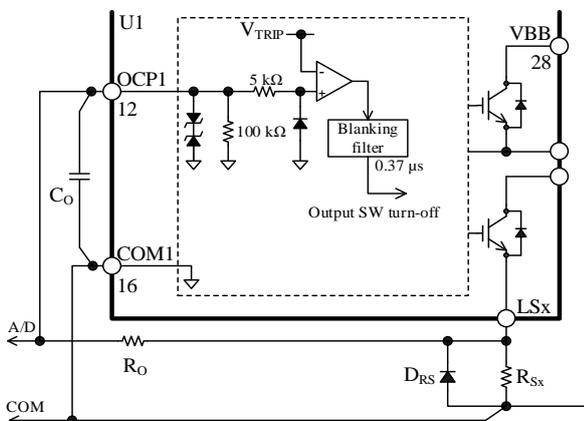


図 12-14 OCP1 端子の周辺回路と内部回路図

図 12-15 に OCP1 の動作波形を示します。過大電流が流れて OCP1 端子の電圧が過電流保護動作電圧 $V_{TRIP(H)} = 0.70 \text{ V}$ 以上になり、その状態を過電流保護ブランキング時間 $t_{BK(OCP)} = 0.37 \mu\text{s}$ 以上継続すると、OCP1 が動作します。OCP1 が動作すると、ハイサイドの出力素子をオフにします。また OCP2 が動作します。

出力素子をオフにすると出力の電流は低下します。OCP1 端子電圧が $V_{TRIP(H)}$ 未満に低下しても、IC はハイサイドの出力信号 HOx を一定時間（過電

流保護保持時間 $t_{P(H)} = 25 \mu\text{s}$ “L”に保持します。その後、最初の入力パルス（アップエッジ）を検出して HOx を“H”にします。

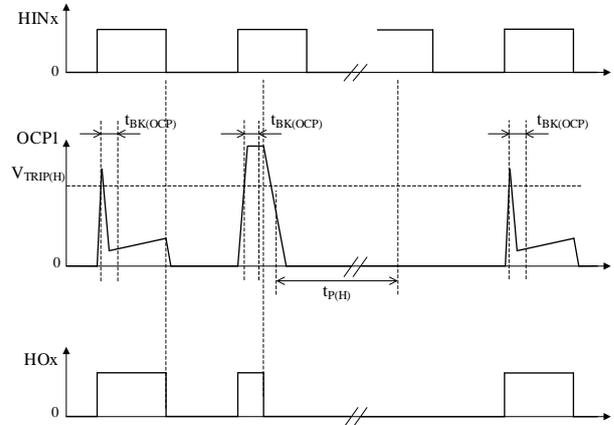


図 12-15 OCP1 動作波形

12.4.3.2. ローサイド過電流保護機能 (OCP2)

図 12-16 に OCP2 端子の周辺回路図と内部回路図を示します。図 12-16 のようにシャント抵抗 R_{Sx} の電圧を OCP2 端子に入力し、過電流を検出します。OCP2 端子は内部でプルダウンしており、 R_{Sx} に電流が流れると、電流に比例して OCP2 端子電圧が上昇します。

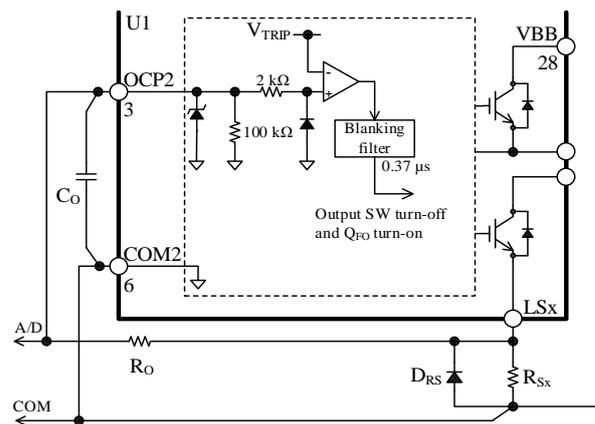


図 12-16 OCP2 端子の周辺回路と内部回路図

図 12-17 に OCP2 の動作波形を示します。過大電流が流れて OCP2 端子の電圧が過電流保護動作電圧 $V_{TRIP(L)} = 0.50 \text{ V}$ 以上になり、その状態をブランキング時間 $t_{BK} = 0.37 \mu\text{s}$ 以上継続すると、OCP2 が動作します。OCP2 が動作すると、ローサ

イドの出力素子をオフして FO 端子を“L”にします。

出力素子をオフにすると出力の電流は低下します。OCP2 端子電圧が $V_{TRIP(L)}$ 未満に低下しても、IC は FO 端子の出力を一定時間（過電流保護保持時間 $t_{P(L)} = 10.0 \text{ ms}$ ）“L”に保持します。その後、入力信号に従って動作します。

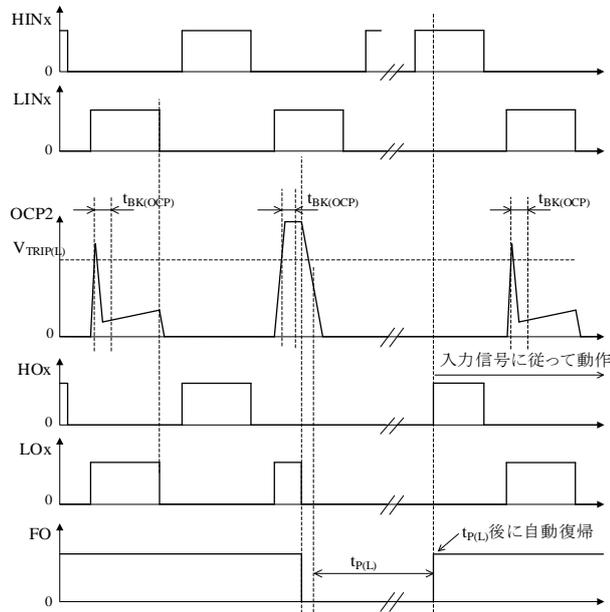


図 12-17 OCP2 動作波形

12.4.4 サーマルシャットダウン (TSD)

本 IC はサーマルシャットダウン (TSD : Thermal Shutdown) を搭載しており、図 12-18 のように、過負荷による消費電力の増加や IC 周囲温度の上昇などで IC が過熱状態になると、ローサイドの出力素子をオフにします。

温度は制御 IC 内の TSD 回路で検出しています（7 項ブロックダイアグラム参照）。制御部の温度がサーマルシャットダウン動作温度 $T_{DH} = 150 \text{ }^{\circ}\text{C}$ (typ.) を超えると TSD が動作します。その後、制御部の温度がサーマルシャットダウン動作解除温度 $T_{DL} = 120 \text{ }^{\circ}\text{C}$ (typ.) 以下になると TSD を解除します。TSD 解除後は入力信号に従って動作します。TSD 動作期間中は FO 端子出力が“L”になり、エラー信号を出力します。ただし、出力素子のジャンクション温度と検出温度は一致しないため、過熱破壊防止用として TSD 機能を使用しないでください。

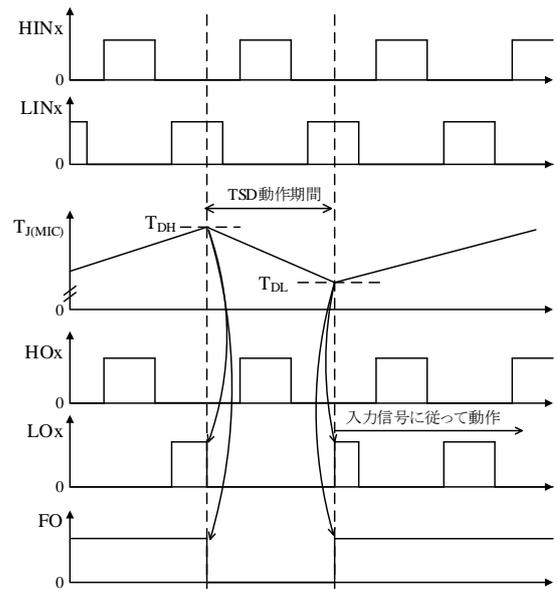


図 12-18 TSD 動作波形

13. 設計上の注意点

13.1 パターンレイアウト

図 13-1 のようにモータドライバは、高周波かつ高電圧の電流経路が存在し、基板のパターンや部品の実装条件が、動作、ノイズ、損失などに大きく影響します。

そのため、高周波電流ループは極力小さく、パターンを太くして、ラインインピーダンスを低くする必要があります。また、グランドラインは輻射ノイズに大きな影響を与えるため、極力太く、短く配線します。

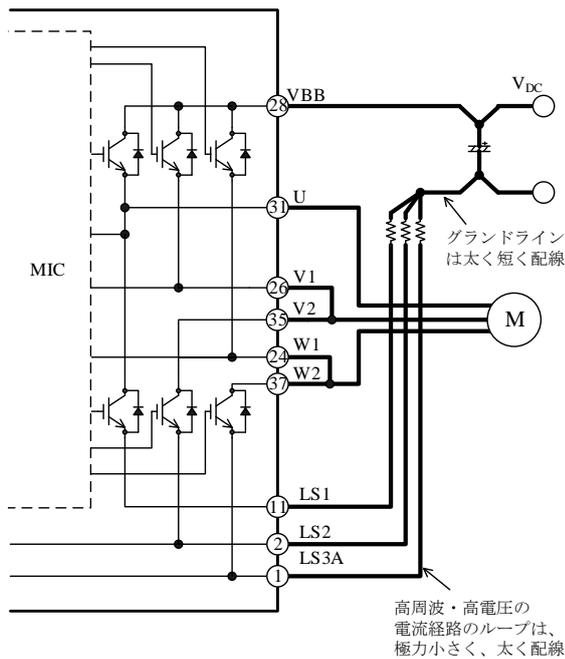


図 13-1 高周波かつ高電圧の電流経路

13.2 放熱器を取り付ける際の注意

放熱器を取り付ける際には以下の注意が必要です。

- φ6.0 の平座金と M2.5 のネジを使用してください。ネジ締めの際は、トルクドライバを使用し、4 項機械的特性の締付けトルクの範囲で固定してください。固定する際は、片締めにならないように、2 か所のネジを仮締めしてから、左右均等に締め付けてください。
- 放熱器を取り付ける場合はシリコングリースの使用を推奨します。放熱シート、絶縁シートは締付け時にしわが発生し、パッケージが割れる原因になるため、これらを使用する際には、十分な検討が必要です。
- シリコングリースを塗布する際は、放熱器と IC の間に異物がないことを確認してください。また、製品の端子に極力付着しないように注意が必要です。シリコングリースの塗布条件は以下のとおりです。
 - 塗布厚：100 μm
 - 放熱器の平坦度：±100 μm
 - 放熱器に塗布する場合の塗布範囲は図 13-2 参照

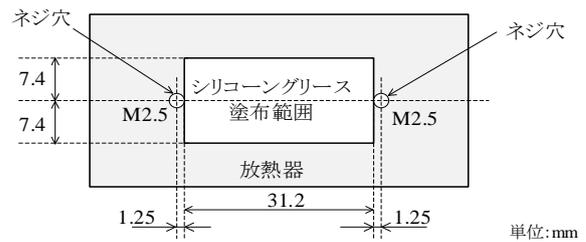


図 13-2 シリコングリースの塗布範囲 (参考)

13.3 IC の特性を測定する際の注意

IC 単体で内部の出力素子の耐圧やリーク電流を測定する場合、各出力素子のゲートとエミッタは同電位である必要があります。また、各出力素子は、以下のように接続されているため、注意が必要です。

- すべてのハイサイド素子のコレクタは IC 内部で VBB 端子に接続
- U 相のハイサイド素子のエミッタとローサイド素子のコレクタは、IC 内部で U 端子に接続 (V 相と W 相のハイサイドとローサイドの素子は、IC 内部で接続されていません。)

ローサイド素子のコレクターエミッタ間のリーク電流を測定する場合、VBx 端子の電位が出力端子 (ローサイド素子のコレクタ) の電位より低くならないよう、VBx 端子と出力端子 (ローサイド素子のコレクタ) をショートしてください。

また、ハイサイド素子のゲートは出力端子 (U、V/V1、W1) に、ローサイド素子のゲートは COM2 端子にプルダウンされています。耐圧やリーク電流を測定する際、出力端子や LSx 端子、COMx 端子を適切に処理しないと、出力素子を破壊する可能性があるため、注意が必要です。

例として、図 13-3 に U 相ハイサイド素子 (Q_{IH})、図 13-4 に U 相ローサイド素子 (Q_{IL}) の耐圧測定回路を示します。記載のない端子はすべてオープンです。ハイサイドの出力素子を測定する場合は、測定する端子以外はすべてオープンにします。ローサイドの出力素子を測定する場合は、測定する LSx 端子だけを COMx 端子に接続し、それ以外はオープンにします。

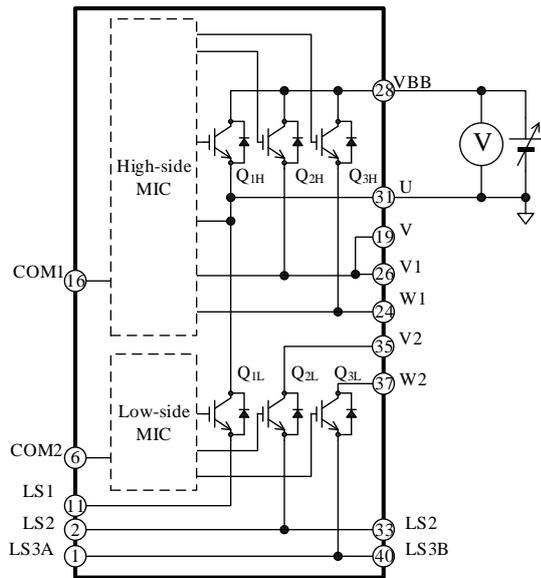


図 13-3 U相ハイサイド素子 (Q_{1H}) 耐圧測定回路

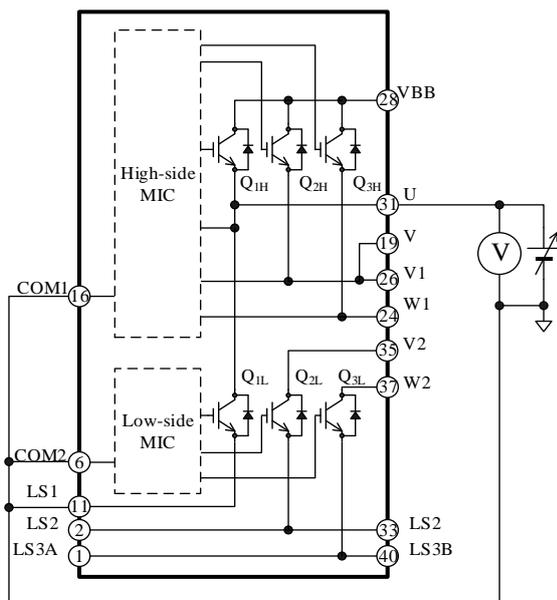


図 13-4 U相ローサイド素子 (Q_{1L}) 耐圧測定回路

14. 損失の計算とジャンクション温度の推定

正弦波駆動、3相変調方式において、出力素子の損失とジャンクション温度（全素子動作時）の推定方法を以下に示します。

なお、損失とジャンクション温度は、弊社 HP に掲載している計算ツールを用いて簡単に計算できます。

- DT0107 モータ駆動用 IC（IGBT 内蔵）損失計算ツール

https://www.semicon.sanken-ele.co.jp/calc-tool/igbtall_caltool2_jp.html

出力素子の損失は、IGBT の定常損失 P_{ON} 、IGBT のスイッチング損失 P_{SW} 、フリーホイールダイオードの定常損失 P_F の合計です。これらの損失（ P_{ON} 、 P_{SW} 、 P_F ）と、IGBT およびフリーホイールダイオードのジャンクション温度（全素子動作時）は、以下の手順で算出します。

14.1 IGBT の定常損失 P_{ON}

定常損失 P_{ON} は、15.2.1 項の $V_{CE(SAT)} - I_C$ 特性より、図 14-1 のように I_C の使用範囲における 1 次近似式（ $V_{CE(SAT)} = \alpha \times I_C + \beta$ ）を算出します。IGBT の定常損失 P_{ON} は、この 1 次近似式の係数を用いて、次式で計算できます。

$$P_{ON} = \frac{1}{2\pi} \int_0^\pi V_{CE(SAT)}(\varphi) \times I_C(\varphi) \times DT \times d\varphi$$

$$= \frac{1}{2} \alpha \left(\frac{1}{2} + \frac{4}{3\pi} M \times \cos\theta \right) I_M^2 + \frac{\sqrt{2}}{\pi} \beta \left(\frac{1}{2} + \frac{\pi}{8} M \times \cos\theta \right) I_M \quad (4)$$

ここで、

$V_{CE(SAT)}$: IGBT のコレクタ-エミッタ間飽和電圧 (V)

I_C : IGBT のコレクタ電流 (A)

DT : オンデューティ

$$DT = \frac{1 + M \times \sin(\varphi + \theta)}{2}$$

M : 変調率 (0~1)

$\cos\theta$: モータ力率 (0~1)

I_M : モータ電流実効値 (A)

α : $V_{CE(SAT)} - I_C$ 特性の 1 次近似式の傾き

β : $V_{CE(SAT)} - I_C$ 特性の 1 次近似式の切片

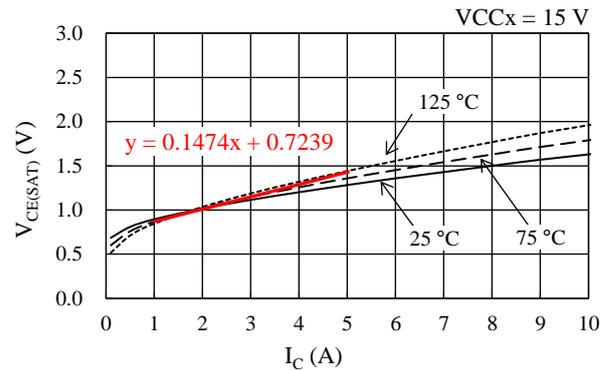


図 14-1 $V_{CE(SAT)} - I_C$ 特性の 1 次近似式

14.2 IGBT のスイッチング損失 P_{SW}

モータの実効電流が I_M のときの IGBT のスイッチング損失 P_{SW} は、次式で算出できます。

$$P_{SW} = \frac{\sqrt{2}}{\pi} \times f_c \times \alpha_E \times I_M \times \frac{V_{DC}}{300} \quad (5)$$

ここで、

f_c : PWM キャリア周波数 (Hz)

V_{DC} : 主電源電圧 (V) (V_{BB} 端子入力電圧)

α_E : スwitching 損失グラフの傾き (15.2.2 項参照)

14.3 IGBT のジャンクション温度の推定

全素子動作時の IGBT のジャンクション温度 T_J は次式で推定できます。

$$T_J = R_{(J-C)Q} \times \{(P_{ON} + P_{SW}) \times 6\} + T_C \quad (6)$$

ここで、

$R_{(J-C)Q}$: 全素子動作時の IGBT のジャンクション-ケース間熱抵抗 ($^{\circ}C/W$)

T_C : ケース温度 ($^{\circ}C$) (測定位置は図 3-1 参照)

14.4 フリーホイールダイオードの定常損失 P_F

フリーホイールダイオードの定常損失 P_F は、15.2.1 項の V_F の I_F 特性より、図 14-2 のように I_F の使用範囲における 1 次近似式 ($V_F = \alpha \times I_F + \beta$) を算出します。

フリーホイールダイオードの定常損失 P_F は、この 1 次近似式の係数を用いて、次式で計算できます。

$$P_F = \frac{1}{2\pi} \int_0^\pi V_F(\varphi) \times I_F(\varphi) \times (1 - DT) \times d\varphi$$

$$= \frac{1}{2} \alpha \left(\frac{1}{2} - \frac{4}{3\pi} M \times \cos \theta \right) I_M^2 + \frac{\sqrt{2}}{\pi} \beta \left(\frac{1}{2} - \frac{\pi}{8} M \times \cos \theta \right) I_M \quad (7)$$

ここで、

V_F : フリーホイールダイオードの順電圧 (V)

I_F : フリーホイールダイオードの順電流 (A)

DT : オンデューティ

$$DT = \frac{1 + M \times \sin(\varphi + \theta)}{2}$$

M : 変調率 (0~1)

$\cos \theta$: モータ力率 (0~1)

I_M : モータ電流実効値 (A)

α : $V_F - I_F$ 特性の 1 次近似式の傾き

β : $V_F - I_F$ 特性の 1 次近似式の切片

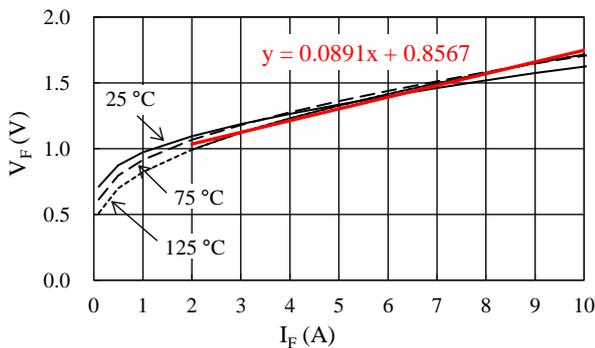


図 14-2 $V_F - I_F$ 特性の 1 次近似式

14.5 フリーホイールダイオードのジャンクション温度の推定

全素子動作時のフリーホイールダイオードのジャンクション温度 T_J は次式で推定できます。

$$T_J = R_{(J-C)F} \times (P_F \times 6) + T_C \quad (8)$$

ここで、

$R_{(J-C)F}$: 全素子動作時のフリーホイールダイオードのジャンクション-ケース間熱抵抗 ($^{\circ}\text{C}/\text{W}$)

T_C : ケース温度 ($^{\circ}\text{C}$) (測定位置は図 3-1 参照)

15. 代表特性グラフ

15.1 制御部代表特性グラフ

図 15-1～図 15-25 に制御部の各種依存性および温度特性を示します。T_Jは制御部のジャンクション温度です。

表 15-1 制御部代表特性一覧

図番号	表題
図 15-1	制御電源電流 (3 相) I _{CC} 温度特性
図 15-2	VCC 端子電圧 V _{CC} – 制御電源電流(3 相)I _{CC} 特性
図 15-3	制御電源電流 (1 相) I _{BS} 温度特性 (HIN _x = 0 V)
図 15-4	制御電源電流 (1 相) I _{BS} 温度特性 (HIN _x = 5 V)
図 15-5	VB _x 端子電圧 V _B – 制御電源電流 (1 相) I _{BS} 特性 (HIN _x = 0 V)
図 15-6	制御動作開始電圧 V _{BS(ON)} 温度特性
図 15-7	制御動作停止電圧 V _{BS(OFF)} 温度特性
図 15-8	制御動作開始電圧 V _{CC(ON)} 温度特性
図 15-9	制御動作停止電圧 V _{CC(OFF)} 温度特性
図 15-10	UVLO_VB フィルタ時間温度特性
図 15-11	UVLO_VCC フィルタ時間温度特性
図 15-12	HIN _x 端子、LIN _x 端子入力電流 I _{IN} 温度特性
図 15-13	ハイレベル入力しきい電圧 V _{IH} 温度特性
図 15-14	ローレベル入力しきい電圧 V _{IL} 温度特性
図 15-15	ハイサイド オン信号伝達時間温度特性 (HIN _x から HO _x まで)
図 15-16	ローサイド オン信号伝達時間温度特性 (LIN _x から LO _x まで)
図 15-17	ハイサイド最小応答パルス幅 t _{HIN(MIN)} 温度特性
図 15-18	ローサイド最小応答パルス幅 t _{LIN(MIN)} 温度特性
図 15-19	定常動作時 FO 端子電圧 V _{FOH} 温度特性
図 15-20	ハイサイド過電流保護動作電圧 V _{TRIP} 温度特性
図 15-21	ハイサイド過電流保護ブランキング時間 t _{BK(OCP)} + 内部遅延時間 t _{D(OCP)} 温度特性
図 15-22	ハイサイド過電流保護保持時間 t _p 温度特性
図 15-23	ローサイド過電流保護動作電圧 V _{TRIP} 温度特性
図 15-24	ローサイド過電流保護ブランキング時間 t _{BK(OCP)} + 内部遅延時間 t _{D(OCP)} 温度特性
図 15-25	ローサイド過電流保護保持時間 t _p 温度特性

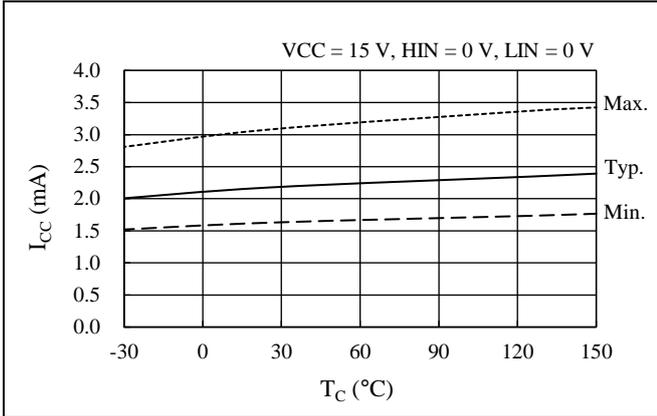


図 15-1 制御電源電流 (3 相) I_{CC} 温度特性

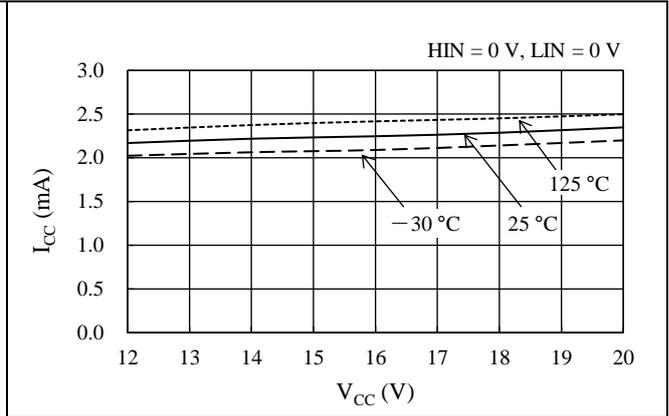


図 15-2 V_{CC} 端子電圧 V_{CC} - 制御電源電流 (3 相) I_{CC} 特性

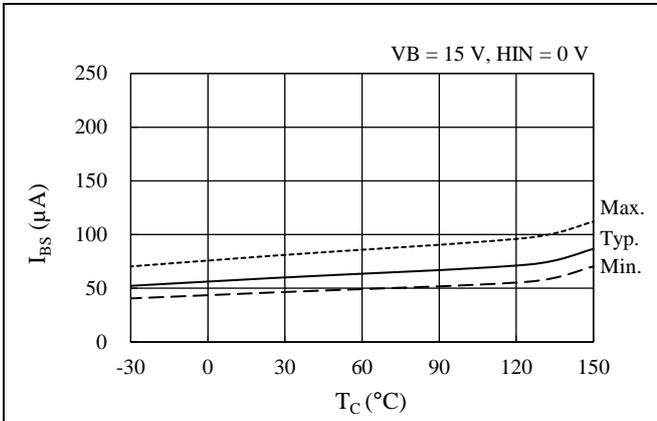


図 15-3 制御電源電流 (1 相) I_{BS} 温度特性
($HIN_x = 0 V$)

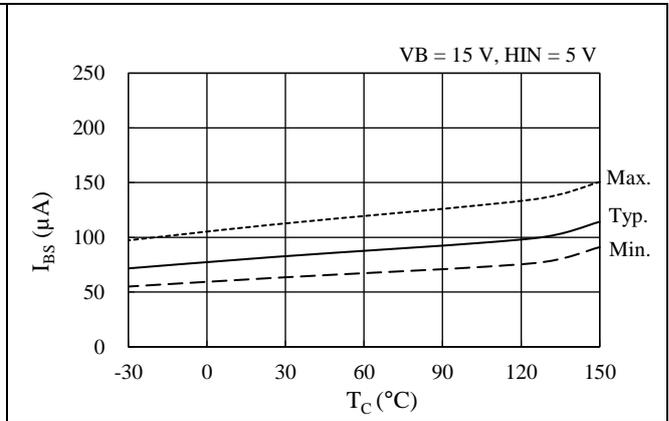


図 15-4 制御電源電流 (1 相) I_{BS} 温度特性
($HIN_x = 5 V$)

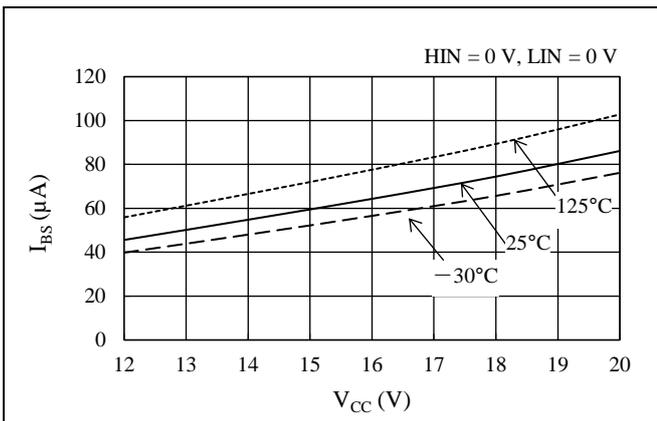


図 15-5 V_{Bx} 端子電圧 V_B - 制御電源電流
(1 相) I_{BS} 特性 ($HIN_x = 0 V$)

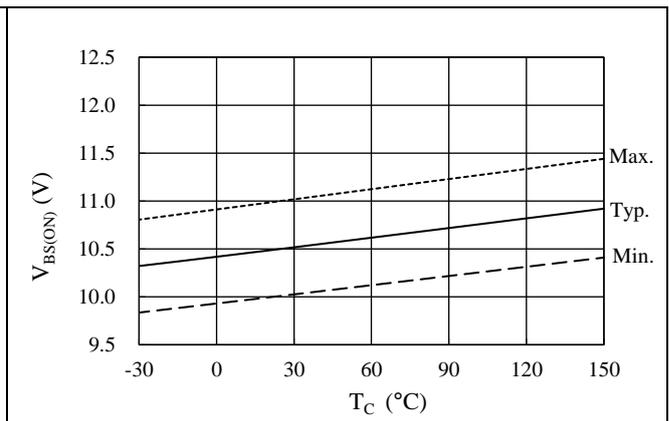


図 15-6 制御動作開始電圧 $V_{BS(ON)}$ 温度特性

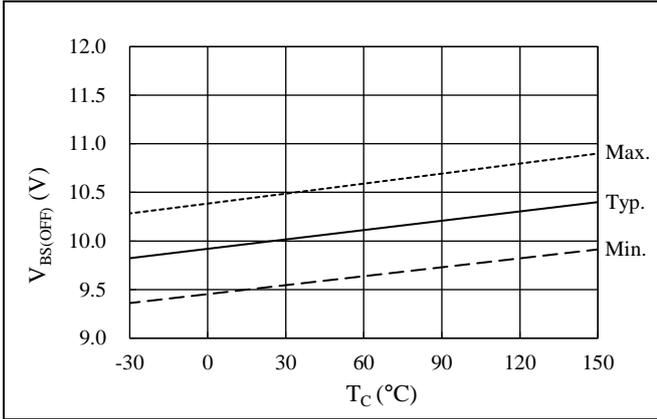


図 15-7 制御動作停止電圧 $V_{BS(OFF)}$ 温度特性

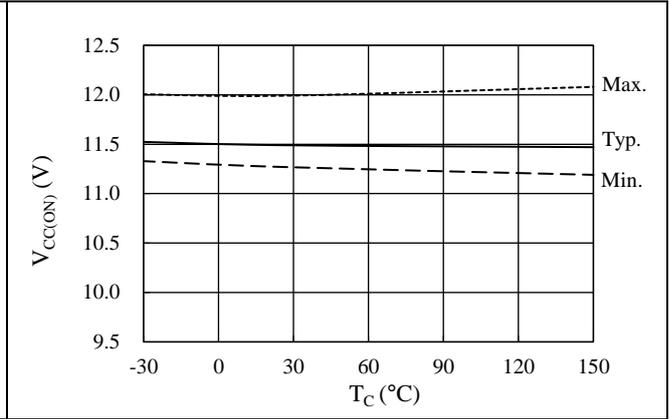


図 15-8 制御動作開始電圧 $V_{CC(ON)}$ 温度特性

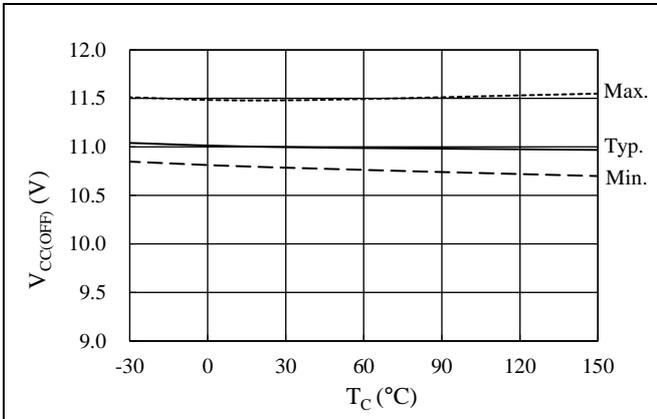


図 15-9 制御動作停止電圧 $V_{CC(OFF)}$ 温度特性

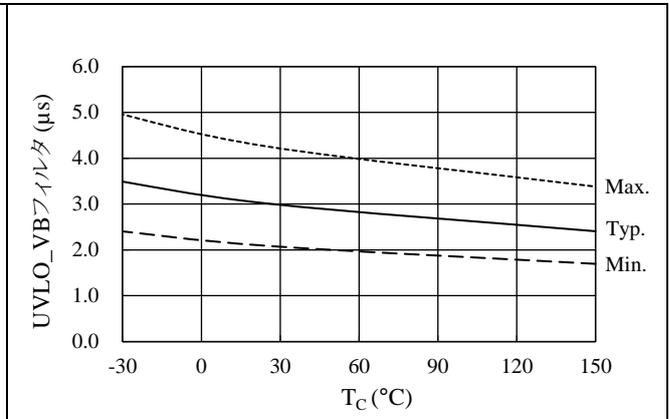


図 15-10 UVLO_VB フィルタ時間温度特性

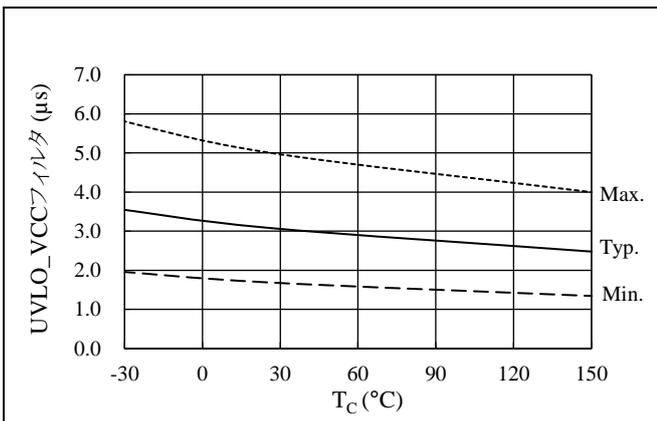


図 15-11 UVLO_VCC フィルタ時間温度特性

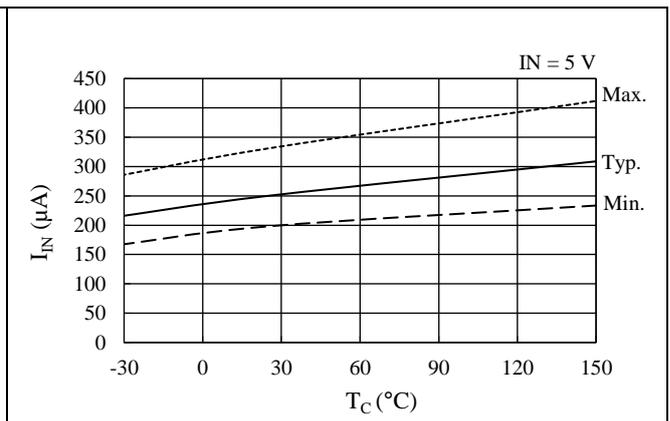


図 15-12 HINx 端子、LINx 端子入力電流 I_{IN} 温度特性

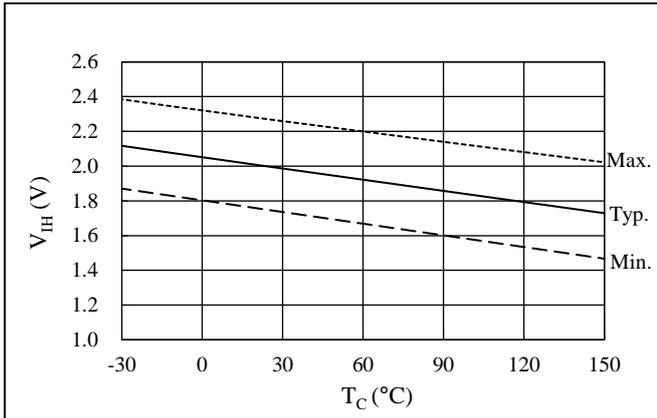


図 15-13 ハイレベル入力しきい電圧 V_{IH} 温度特性

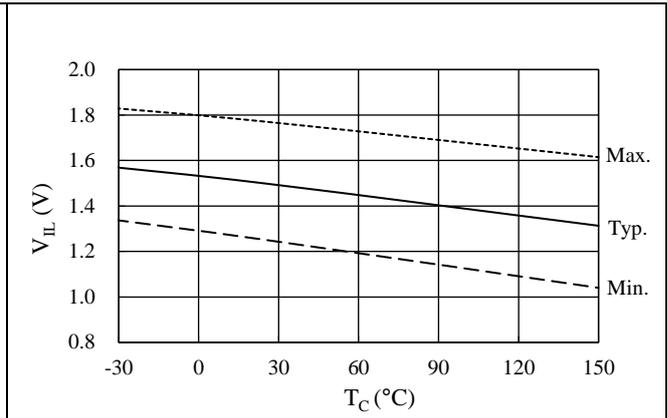


図 15-14 ローレベル入力しきい電圧 V_{IL} 温度特性

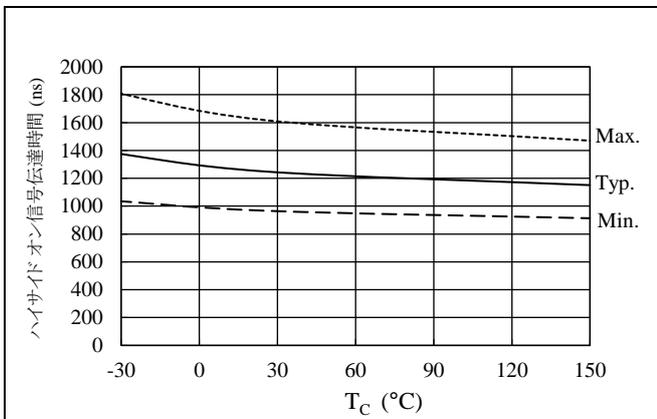


図 15-15 ハイサイド オン信号伝達時間温度特性 (HINx から HOx まで)

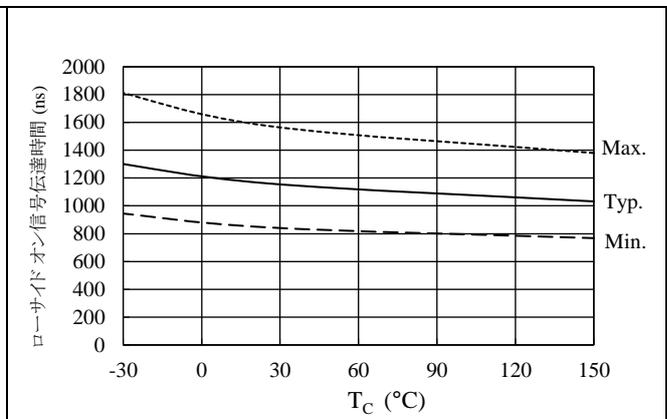


図 15-16 ローサイド オン信号伝達時間温度特性 (LINx から LOx まで)

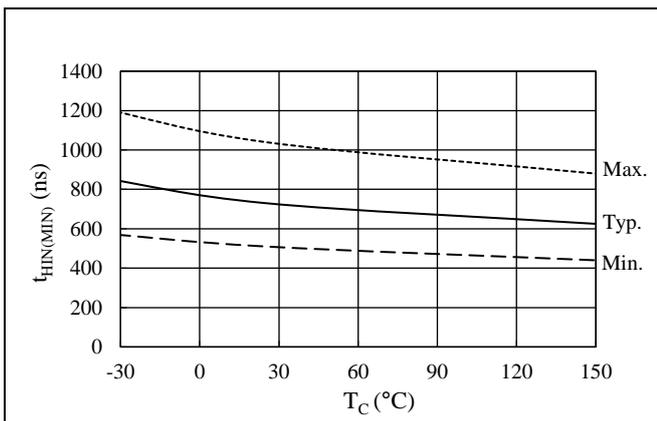


図 15-17 ハイサイド最小応答パルス幅 t_{HIN(MIN)} 温度特性

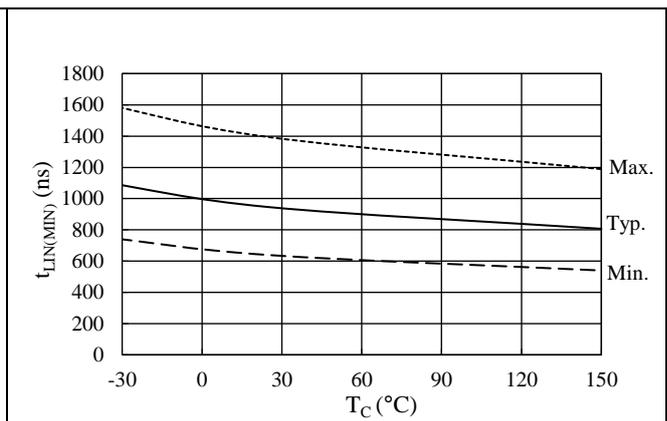


図 15-18 ローサイド最小応答パルス幅 t_{LIN(MIN)} 温度特性

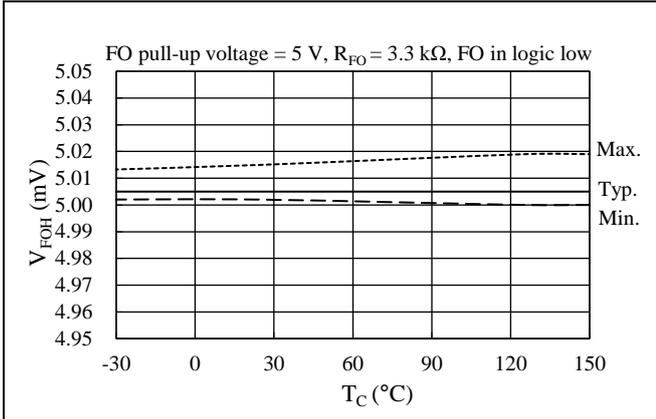


図 15-19 定常動作時 FO 端子電圧 V_{FOH} 温度特性

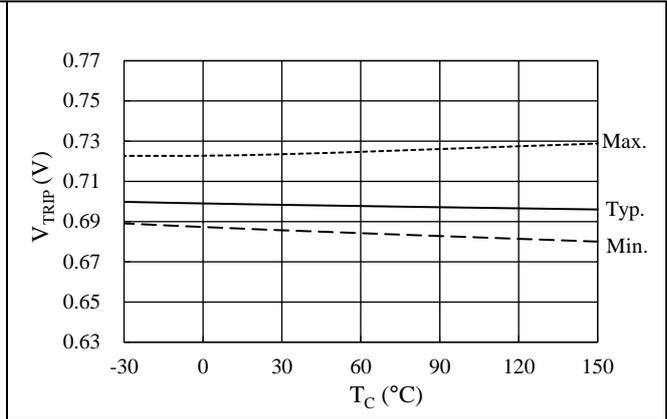


図 15-20 ハイサイド過電流保護動作電圧 V_{TRIP} 温度特性

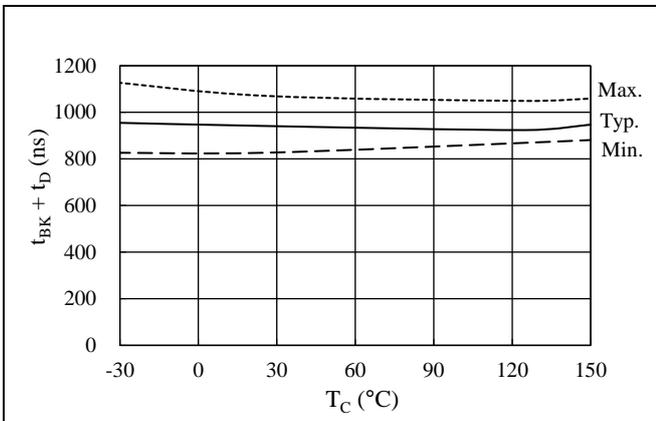


図 15-21 ハイサイド過電流保護ブランキング時間 $t_{BK(OCP)} +$ 内部遅延時間 $t_{D(OCP)}$ 温度特性

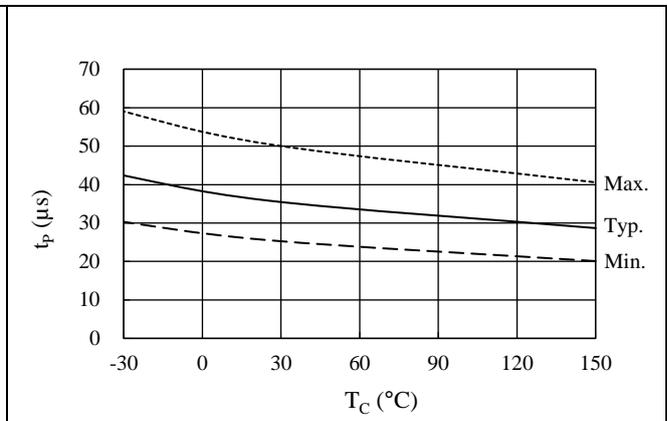


図 15-22 ハイサイド過電流保護保持時間 t_P 温度特性

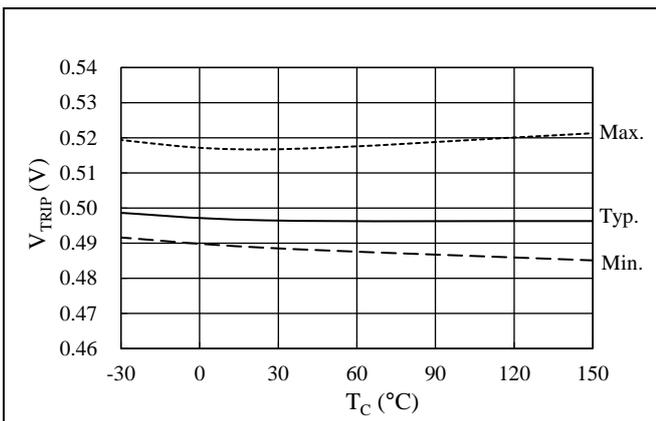


図 15-23 ローサイド過電流保護動作電圧 V_{TRIP} 温度特性

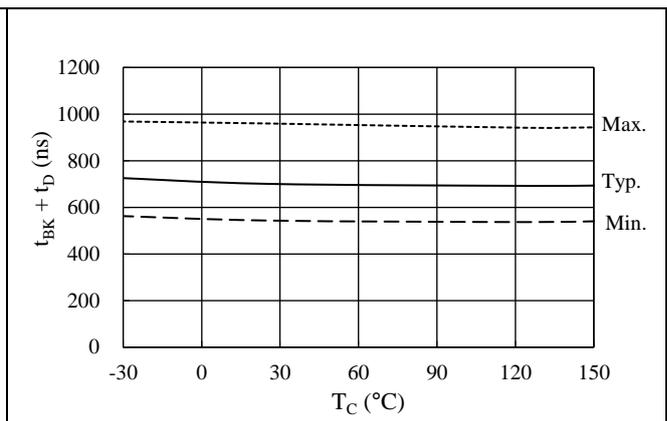


図 15-24 ローサイド過電流保護ブランキング時間 $t_{BK(OCP)} +$ 内部遅延時間 $t_{D(OCP)}$ 温度特性

SIM1-10F1M

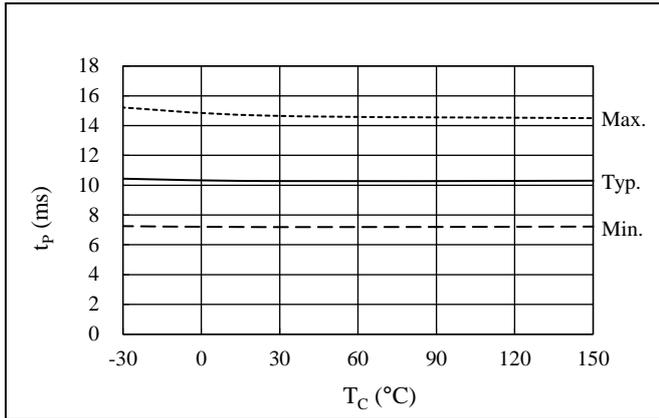
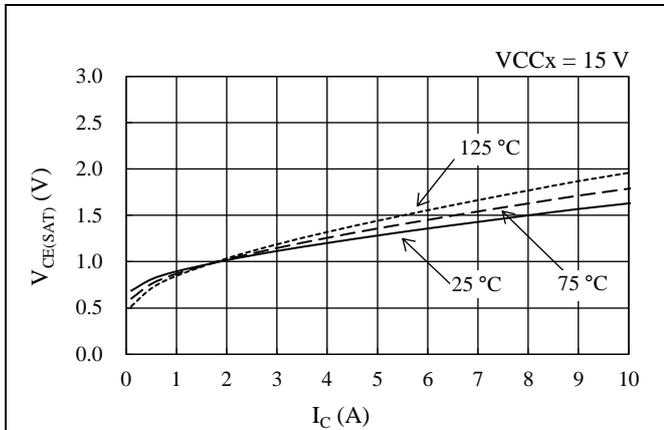
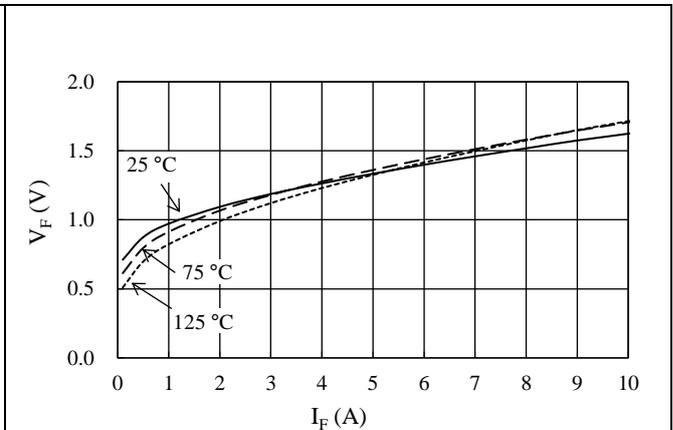


図 15-25 ローサイド過電流保護保持時間 t_p 温度特性

15.2 出力特性グラフ

15.2.1 出力素子特性グラフ

図 15-26 IGBT $V_{CE(SAT)}$ - I_C 特性図 15-27 FRD V_F - I_F 特性

15.2.2 スイッチング損失特性グラフ

V_{BB} 端子電圧 = 300 V、L 負荷におけるハーフブリッジ動作時のスイッチング損失です。
スイッチング損失 E は、ターンオン損失とターンオフ損失の合計です。

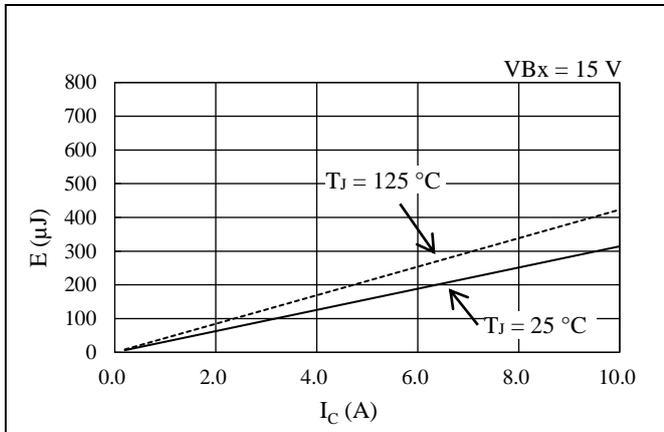


図 15-28 ハイサイドスイッチング損失特性

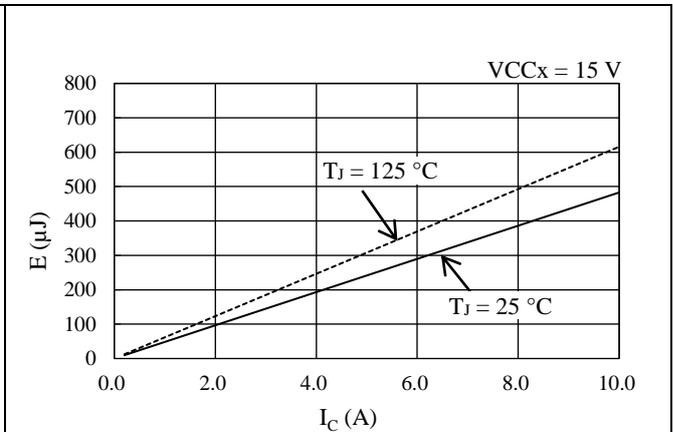


図 15-29 ローサイドスイッチング損失特性

15.3 許容実効電流特性グラフ

以下に示す許容実効電流特性は、正弦波駆動の 3 相変調方式、出力素子の $R_{DS(ON)}$ または $V_{CE(SAT)}$ 、およびスイッチング損失は Typ.品を想定しています。

<動作条件>

VBB 端子入力電圧 $V_{DC} = 300 \text{ V}$ 、VCC 端子入力電圧 $V_{CC} = 15 \text{ V}$ 、変調率 $M = 0.9$ 、モータ力率 $\cos\theta = 0.8$ 、ジャンクション温度 $T_J = 150 \text{ }^\circ\text{C}$

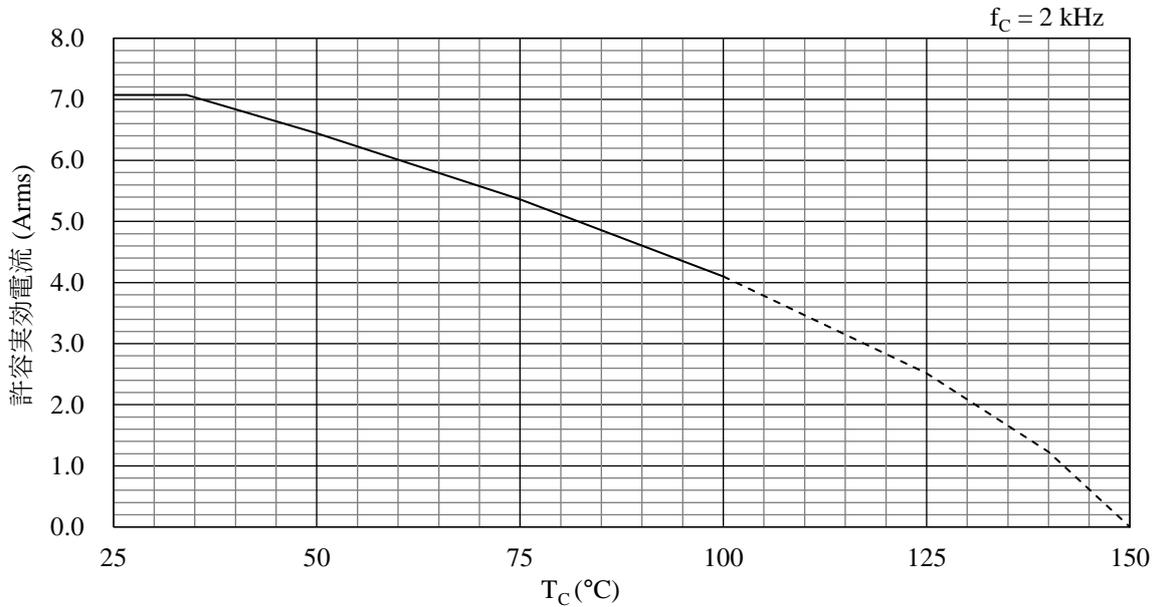


図 15-30 許容電流特性 ($f_C = 2 \text{ kHz}$)

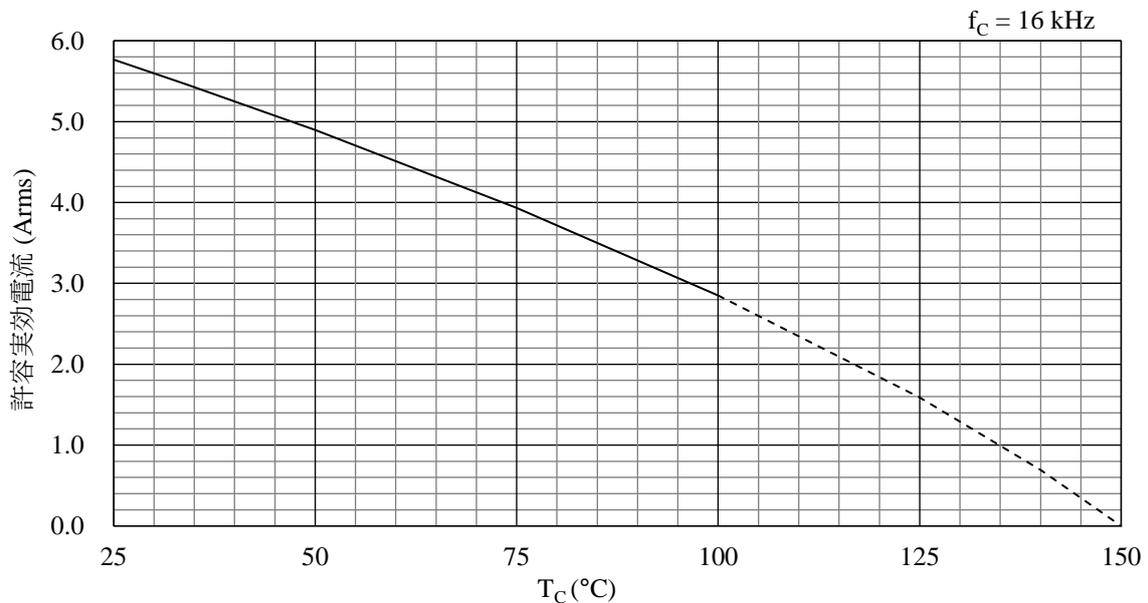


図 15-31 許容電流特性 ($f_C = 16 \text{ kHz}$)

15.4 過渡熱抵抗特性グラフ

以下に、ジャンクション-ケース間の定常熱抵抗を 1 とした場合の過渡熱抵抗（過渡熱抵抗比率）を示します。過渡熱抵抗は、IGBT のみの特性で FRD の特性は含まれていません。

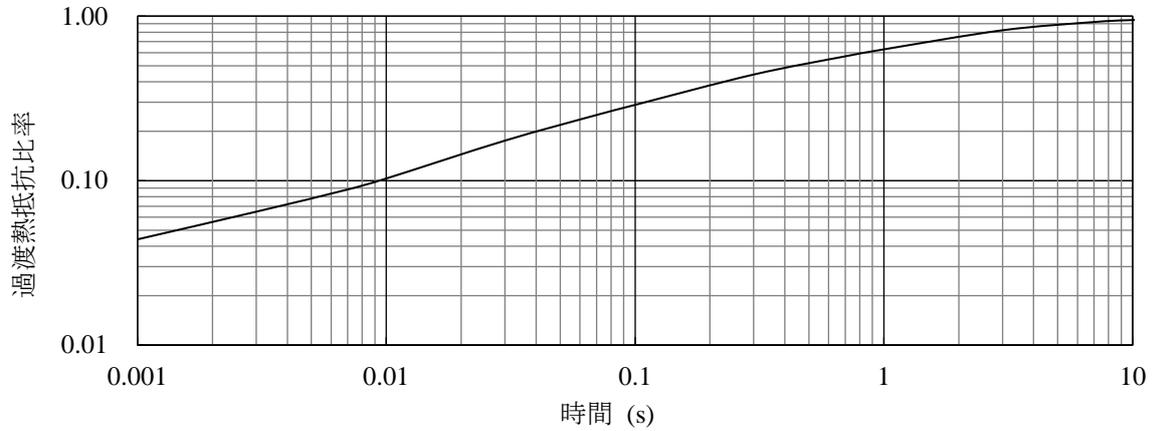


図 15-32 過渡熱抵抗比率

15.5 短絡 SOA

条件) $V_{DC} \leq 400$ V、 13.5 V $\leq V_{CC} \leq 16.5$ V、 $T_J = 125$ °C、1 パルス

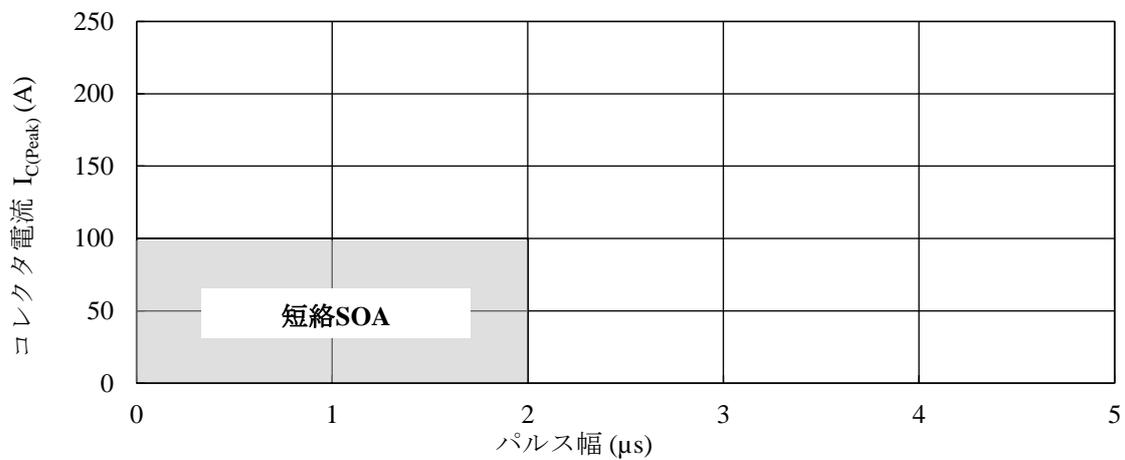


図 15-33 短絡 SOA

注意書き

- 本書に記載している製品（以下、「本製品」という）のデータ、図、表、およびその他の情報（以下、「本情報」という）は、本書発行時点のものであります。本情報は、改良などで予告なく変更することがあります。本製品を使用する際は、本情報が最新であることを弊社販売窓口を確認してください。
- 本製品は、一般電子機器（家電製品、事務機器、通信端末機器、計測機器など）の部品に使用されることを意図しております。本製品を使用する際は、納入仕様書に署名または記名押印のうえ、返却をお願いします。高い信頼性が要求される装置（輸送機器とその制御装置、交通信号制御装置、防災装置、防犯装置、各種安全装置など）に本製品を使用することを検討する際は、必ず事前にその使用の適否について弊社販売窓口へ相談いただき、納入仕様書に署名または記名押印のうえ、返却をお願いします。本製品は、極めて高い信頼性が要求される機器または装置（航空宇宙機器、原子力制御、その故障や誤動作が生命や人体に危害を及ぼす恐れのある医療機器（日本における法令でクラスⅢ以上）など）（以下「特定用途」という）に使用されることは意図されておられません。特定用途に本製品を使用したことでお客様または第三者に生じた損害などに関して、弊社は一切その責任を負いません。
- 本製品を使用するにあたり、本製品に他の製品や部材を組み合わせる際、あるいはこれらの製品に物理的、化学的、その他の何らかの加工や処理を施す際は、使用者の責任においてそのリスクを必ず検討したうえで行ってください。
- 弊社は、品質や信頼性の向上に努めていますが、半導体製品は、ある確率で欠陥や故障が発生することは避けられません。本製品が故障し、その結果として人身事故、火災事故、社会的な損害などが発生しないように、故障発生率やディレーティングなどを考慮したうえで、使用者の責任において、本製品が使用される装置やシステム上で、十分な安全設計および確認を含む予防措置を必ず行ってください。ディレーティングについては、納入仕様書および弊社ホームページを参照してください。
- 本製品は、耐放射線設計をしておりません。
- 本書に記載している回路定数、動作例、回路例、パターンレイアウト例、設計例、推奨例、本書に記載しているすべての情報、およびこれらに基づく評価結果などは、使用上の参考として示したものです。
- 本情報に起因する使用者または第三者のいかなる損害、および使用者または第三者の知的財産権を含む財産権とその他一切の権利の侵害問題について、弊社は一切その責任を負いません。
- 本情報を、文書による弊社の承諾なしに転記や複製することを禁じます。
- 本情報について、弊社の所有する知的財産権およびその他の権利の実施、使用または利用を許諾するものではありません。
- 使用者と弊社との間で別途文書による合意がない限り、弊社は、本製品の品質（商品性、および特定目的または特別環境に対する適合性を含む）ならびに本情報（正確性、有用性、および信頼性を含む）について、明示的か黙示的かを問わず、いかなる保証もしておりません。
- 本製品を使用する際は、特定の物質の含有や使用を規制する RoHS 指令など、適用される可能性がある環境関連法令を十分に調査したうえで、当該法令に適合するように使用してください。
- 本製品および本情報を、大量破壊兵器の開発を含む軍事用途やその他軍事利用の目的で使用しないでください。また、本製品および本情報を輸出または非居住者などに提供する際は、「米国輸出管理規則」や「外国為替及び外国貿易法」など、各国で適用される輸出管理法令などを遵守してください。
- 弊社物流網以外における本製品の落下などの輸送中のトラブルについて、弊社は一切その責任を負いません。
- 本書は、正確を期すために慎重に製作したのですが、本書に誤りがないことを保証するものではありません。万一、本情報の誤りや欠落に起因して、使用者に損害が生じた場合においても、弊社は一切その責任を負いません。
- 本製品を使用する際の一般的な使用上の注意は弊社ホームページを、特に注意する内容は納入仕様書を参照してください。
- 本書で使用されている個々の商標、商号に関する権利は、弊社を含むその他の原権利者に帰属します。